



МИПАНДР
ГРУППА КОМПАНИЙ

НОВЫЕ ГРАНИ РАЗВИТИЯ



**25 ЛЕТ НА РЫНКЕ
МИКРОЭЛЕКТРОНИКИ**

Интегральные микросхемы

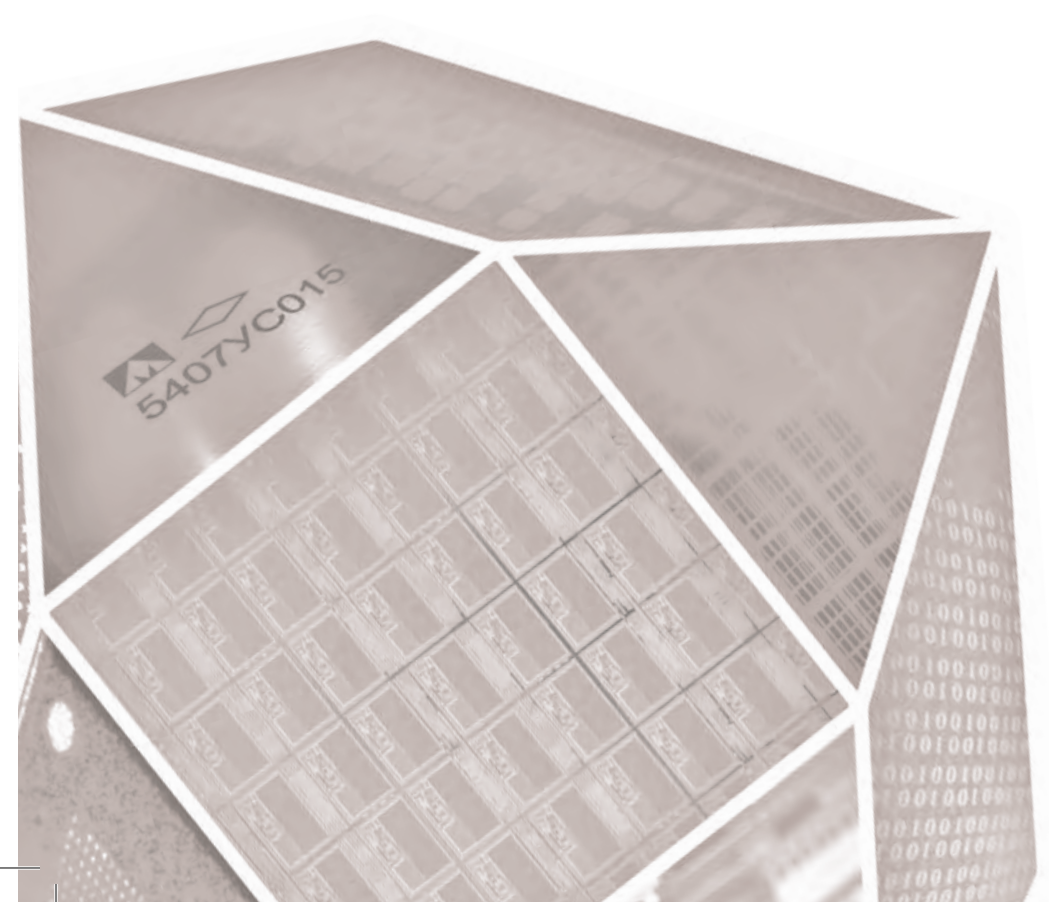
Электронные модули

Приборы и системы

Каталог продукции

группы компаний «Миландр»

2018



СОДЕРЖАНИЕ

О компании	4
Номенклатура	9
Микроконтроллеры и микропроцессоры	15
Микросхемы памяти	49
Интерфейсные микросхемы	65
Радиочастотные микросхемы	81
Микросхемы управления питанием	91
Микросхемы преобразователей	95
Перспективные разработки	101
Радиоэлектронная аппаратура	109
Образование	119
Контакты	122



0 компании

Дорогие друзья, уважаемые коллеги!

В 2018 году наша компания «Миландр» отмечает двадцатипятилетие с момента своего образования. Великие говорили, что все течет, все меняется... Но то, с какой скоростью меняются все аспекты в современной микроэлектронике, и с какой скоростью она трансформирует нашу с вами жизнь: быт и средства производства, а также коммуникации — затруднительно лаконично описать. Очевидно, что такой темп развития нашей отрасли задает фактор, при котором микроэлектроника не знает границ, все продукты создаются в условиях глобальной экономики, глобальной конкуренции и в тесном межотраслевом сотрудничестве.

В мировом пространстве постоянно возникают новые компании, поглощаются старые, в короткое время исчезают целые направления, превращая нашу отрасль в бурлящий океан как возможностей, так и опасностей. И самое приятное, что нам удалось за эти 25 лет из небольшой дистрибьюторской компании превратиться в современное предприятие, выпускающее под собственным брендом микросхемы, приборы и целые системы, которое способно уверенно держать курс на развитие в этом бурлящем океане.

Понятно, что мы гордимся тем, что наши инженеры сегодня разрабатывают широкую номенклатуру самых современных изделий от АЦП до процессоров, от микроконтроллеров до схем памяти, но самое главное, что все разработанные изделия мы производим в необходимом для наших потребителей количестве и качестве, благодаря постоянным инвестициям в новые средства производства, в обучение сотрудников, в совершенствование системы качества и управления предприятием.

Но жизнь сотрудников не замыкается только на работе, для нашей компании очень важны семейные ценности. Крепкие семьи, счастливые дети — это то, ради чего мы живем. За эти 25 лет нам удалось сформировать и развить коллектив, для которого семья всегда стоит на первом месте, для которых корпоративная культура, кодекс предприятия — не пустые слова, а основа духовного развития человека по-настоящему любящего свою семью, свой город и свою страну.

Благодаря усердной работе мы сумели за эти годы сформировать вокруг себя огромное количество предприятий, сотрудничеством с которыми мы очень дорожим, ибо они, по сути, — продолжение нас, а мы — часть их! Мы уверены, что с каждым годом этот круг будет расти, мы придем со своими продуктами в каждое российское предприятие и, соответственно, в каждую российскую семью.

Генеральный директор АО «ПКК Миландр»



Михаил Ильич Павлюк



Разработка и производство аппаратно-программных систем самых высоких уровней технологической сложности и масштабов исполнения для индустриального, гражданского и специального применения — стратегическая цель развития компании «Миландр».

Павлюк Михаил Ильич

Генеральный директор АО «ПКК Миландр»



Шумилин Сергей Сергеевич

Директор центра проектирования интегральных микросхем



Мякочин Юрий Олегович

Директор центра проектирования радиоэлектронной аппаратуры



Поротов Александр Николаевич

Генеральный директор ООО «Миландр ЭК»



Хафизов Рашит Закирович

Заместитель генерального директора по стратегическому планированию и маркетингу



Новосёлов Алексей Юрьевич

Директор по маркетингу



Дадонов Михаил Юрьевич

Коммерческий директор



Николаева Евгения Михайловна

Директор по качеству



Комков Николай Евгеньевич

Заместитель генерального директора по производству



Бормусов Анатолий Александрович

Главный инженер

Москва, Зеленоград

Центральный офис и производство

 Павлюк Михаил Ильич
Генеральный директор

 490



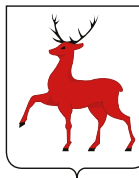
124498, г. Москва, Зеленоград,
Георгиевский пр-т, д. 5
Тел.: +7 (495) 981-54-33
Факс: +7 (495) 981-54-36
info@milandr.ru

Нижний Новгород

Разработка электронных модулей

 Сахно Юрий Евгеньевич

 26



603005, г. Нижний Новгород,
ул. Ульянова, д. 10^А
Тел.: +7 (831) 469-02-42
Факс: +7 (831) 469-02-32
nn@milandr.ru

Воронеж

Разработка аналоговых микросхем

 Зинченко Ольга Алексеевна

 15



394004, г. Воронеж,
ул. Ленинский пр-т, д. 43^А, пом. 17
Тел.: +7 (495) 981-54-33
Факс: +7 (495) 981-54-36
zinchenko.o@milandr.ru

Екатеринбург

Производство и реализация
смартметров МИЛУР и систем на их основе

 Левков Дмитрий Александрович

 22



620014, г. Екатеринбург,
ул. Радищева, дом 6^А, оф. 604
Тел.: +7 (343) 287-35-34
Факс: +7 (495) 981-54-36;
info@milandr.ru

Казань

Реализация систем автоматического учета
потребления ресурсов на основе ПУ МИЛУР

 Якушкин Иван Павлович

 6



420111, Респ. Татарстан, г. Казань,
ул. Право-Булачная, 35/2,
ОДЦ «Булак», оф. 414
Тел.: +7 (917) 868-49-58
murtazina.a@milandr.ru

Новосибирск

Реализация систем автоматического учета
потребления ресурсов на основе ПУ МИЛУР

 Пахомова Елена Юрьевна

 2



630105, г. Новосибирск,
ул. Линейная, 120, оф. 201
Тел.: +7 (983) 319-10-27

Томск

Центр системного проектирования

 Зыков Дмитрий Дмитриевич

 3



634034, Томск,
ул. Красноармейская,
146, УЛК, 702
Тел.: +7 (3822) 70-15-29



600 сотрудников

в том числе 23 кандидата наук



>1000 предприятий

потребителей продукции



>300 000 единиц

выпускаемых микросхем в год



220 выполненных

научно-исследовательских
и опытно-конструкторских работ



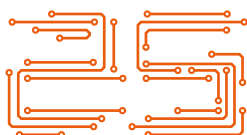
40 нм

освоенные проектные нормы
выпускаемых микросхем



>1000 м²

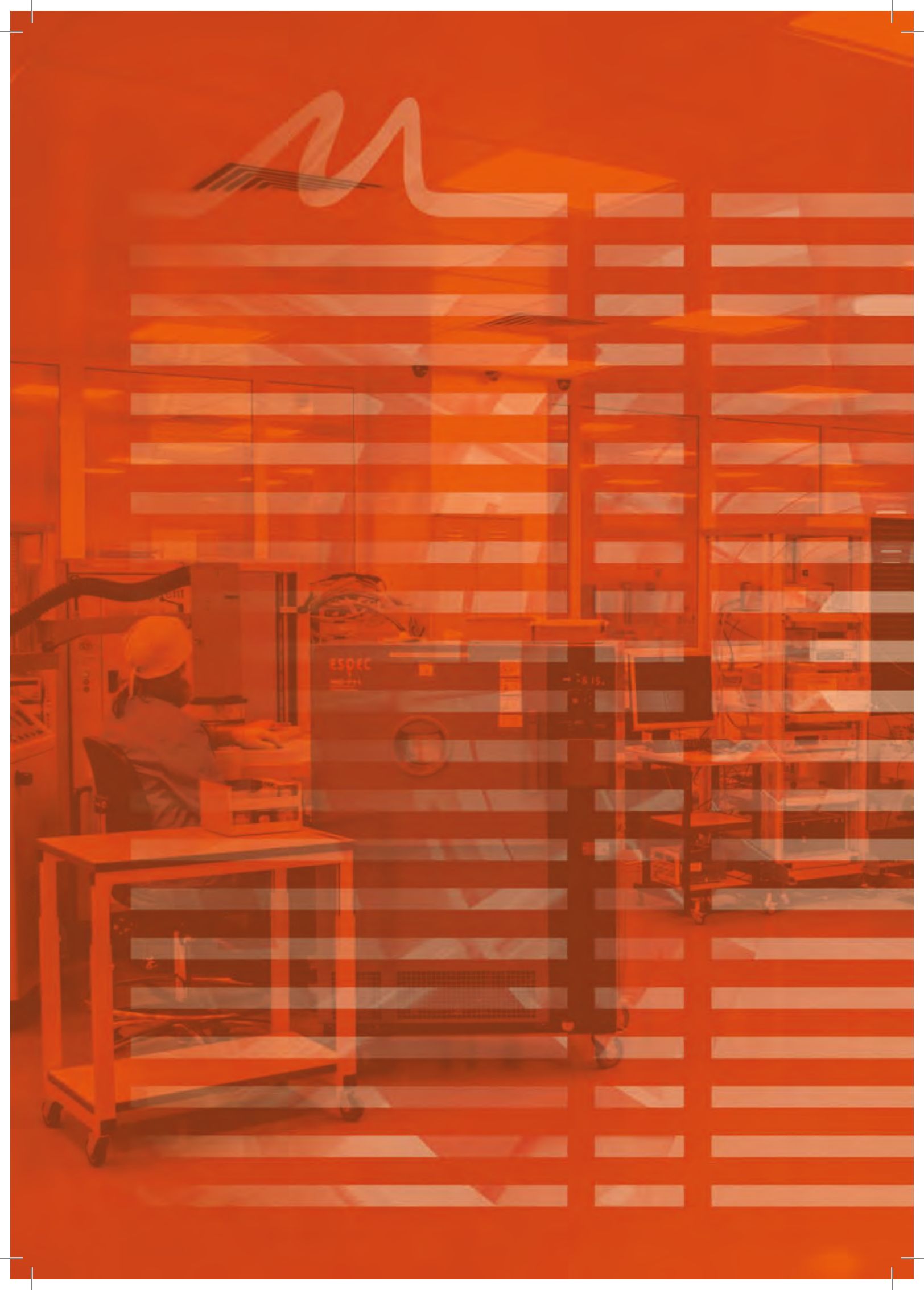
«чистых» помещений



25 лет

на рынке микроэлектроники





Номенклатура



Обозначение	Функциональное назначение	Ближайший функц.-й аналог	Корпус	Документация	Поставка	В перечне ЭКБ	Приемка	Стр.
1. Микроконтроллеры и микропроцессоры								
8-разрядные микроконтроллеры								
1886BE1Y	8-разрядный микроконтроллер с ПЗУ масочного типа	PIC17C756-331/L	H18.64-1B	АЕЯР.431200.459ТУ АЕЯР.431200.459-01ТУ	да	да	ВП ОTK	16
1886BE2(21)Y	8-разрядный микроконтроллер с ЭСППЗУ Flash-типа	PIC17C756A	H18.64-1B	АЕЯР.431200.459ТУ АЕЯР.431200.459-02ТУ	да	да	ВП ОTK	16
1886BE3(31)Y	8-разрядный микроконтроллер с ЭСППЗУ Flash-типа, интерфейсом USB и криптозащитой	ST7FSR1E4, AT89C5131A-M	H16.48-1B	АЕЯР.431200.459ТУ АЕЯР.431200.459-03ТУ	да	да	ВП ОTK	18
1886BE4Y	8-разрядный микроконтроллер с ЭСППЗУ Flash-типа и интерфейсом USB	ST72F651, AT89C5131A-M	H16.48-1B	АЕЯР.431200.459ТУ АЕЯР.431200.459-04ТУ	да	да	ВП ОTK	20
1886BE5BY	8-разрядный микроконтроллер с ЭСППЗУ EEPROM-типа, интерфейсами CAN и LIN	-	H14.42-1B	АЕЯР.431200.459ТУ АЕЯР.431200.459-05ТУ	да	да	ВП ОTK	22
1886BE61Y 1886BE61Y1	8-разрядный микроконтроллер с ЭСППЗУ EEPROM-типа, 12-разрядным АЦП и 12-разрядным ЦАП	-	H16.48-1B 5142.48-A	АЕЯР.431200.459ТУ АЕЯР.431200.459-06ТУ	да	да	ВП ОTK	24
1886BE71Y	8-разрядный малопотребляющий микроконтроллер с ЭСППЗУ EEPROM-типа и линейным регулятором напряжения	-	H09.28-1B	АЕЯР.431200.459ТУ АЕЯР.431200.459-07ТУ	да	да	ВП ОTK	26
1886BE8Y	8-разрядный радиационно стойкий микроконтроллер с ПЗУ масочного типа с CAN и LIN интерфейсами	-	H14.42-1B	АЕНВ.431290.262 ТУ	да	-	ВП -	28
32-разрядные микроконтроллеры								
1986BE91T	32-разрядный микроконтроллер на базе процессорного ядра ARM Cortex-M3	STM32F103x	4229.132-3	АЕЯР.431290.711ТУ	да	да	ВП ОTK	30
1986BE92Y	32-разрядный микроконтроллер на базе процессорного ядра ARM Cortex-M3	STM32F103x	H18.64-1B	АЕЯР.431290.711ТУ	да	да	ВП ОTK	30
1986BE93Y	32-разрядный микроконтроллер на базе процессорного ядра ARM Cortex-M3	STM32F103x	H16.48-1B	АЕЯР.431290.711ТУ	да	да	ВП ОTK	30
1986BE94T	32-разрядный микроконтроллер на базе ядра ARM Cortex-M3 с расширенными возможностями внешней шины	STM32F103x	4229.132-3	АЕЯР.431290.711ТУ	да	да	ВП ОTK	30
1986BE1T	32-разрядный микроконтроллер для авиационных применений	-	4229.132-3	АЕЯР.431280.860ТУ	да	да	ВП ОTK	34
1986BE3T	32-разрядный микроконтроллер для авиационных применений с расширенным функционалом	-	4245.240-5	АЕЯР.431290.877ТУ	да	да	ВП ОTK	36
1986BE4Y (Y1)	32-разрядный микроконтроллер на базе процессорного ядра ARM Cortex-M0 с 8-канальным 24-разрядным $\Sigma\Delta$ АЦП	-	H18.64-1B 5153.64-1	АЕЯР.431280.912ТУ	да	да	ВП ОTK	38
1986BE8T	32-разрядный радиационно стойкий микроконтроллер на базе процессорного ядра ARM Cortex-M4F для аэрокосмических систем измерения, контроля, управления и диагностики	-	4244.256-3	АЕНВ.431290.107ТУ	да	да	ВП -	40
2-ядерные микроконтроллеры								
1901BC1T	Двухъядерный микроконтроллер с 32-разрядным RISC-ядром и 16-разрядным DSP-ядром	-	4229.132-3	АЕЯР.431280.744ТУ	да	да	ВП ОTK	42
32-разрядные процессоры ЦОС								
1967BH028	32-разрядный высокопроизводительный процессор цифровой обработки сигналов	ADSP-TS201	МК8303. 576-1	АЕНВ.431280.088ТУ	да	да	ВП ОTK	46

Обозначение	Функциональное назначение	Ближайший функц-й аналог	Корпус	Документация	Поставка	В перечне ЭКБ	Приемка	Стр.	
2. Микросхемы памяти									
Оперативные запоминающие устройства									
1645PY1AY (БУ,ВУ)	СОЗУ 1 Мбит (128Кх8)	MT5C1009, CY7C1019	H18.64-3В	АЕЯР.431220.553ТУ	да	да	ВП	ОТК	50
1645PY2T	Радиационно стойкое СОЗУ 64Кбит (8Кх8)	537PY23, IDT7164S45	4119.28-6	АЕЯР.431220.576ТУ	да	да	ВП	ОТК	50
1645PY3AY (БУ) (AY1)	СОЗУ 4 Мбит (256Кх16)	CY7C1041 CV33	H18.64-3В 5153.64-2	АЕЯР.431220.642ТУ	да	да	ВП	ОТК	51
1645PY4AY (БУ)	СОЗУ 16 Мбит (1Мх16)	CY7C1061 BV33	5134.64-6	АЕЯР.431220.643ТУ	да	да	ВП	ОТК	51
1645PY5У	Радиационно стойкое СОЗУ емкостью 4 М (512Кх8)	CY7C1049D	5134.64-6	АЕЯР.431220.859ТУ	да	да	ВП	-	52
1645PY6У(У1)	СОЗУ емкостью 16 М (1М х 16 бит)	-	H18.64-3В 5153.64-2	АЕНВ.431220.179ТУ	да	да	ВП	ОТК	52
1645PG1T	Двухпортовое СОЗУ типа FIFO 144 Кбит (16Кх9)	IDT7206	4119.28-8	АЕЯР.431220.792ТУ	да	да	ВП	ОТК	53
1645PK1У	Двухпортовое СОЗУ 256 Кбит (32Кх8)	IDT7007	5134.64-6	АЕЯР.431220.791ТУ	да	да	ВП	ОТК	53
1645PK2T 1645PK21T	Двухпортовое СОЗУ емкостью 16 Кбит (2Кх8)	537PY29	4134.48-2	АЕНВ.431220.053ТУ	да	да	ВП	ОТК	55
Постоянные запоминающие устройства									
1636PP1AY (БУ)	ПЗУ с электрическим перепрограмми- рованием Flash-типа 4 Мбит (512Кх8)	AM29LV040B	H14.42-1В	АЕЯР.431210.647ТУ	да	да	ВП	ОТК	55
1636PP2AY (БУ)	ПЗУ с электрическим перепрограмми- рованием Flash-типа 16 Мбит (2Мх8)	AM29LV017B	H16.48-1В	АЕЯР.431210.647ТУ	да	да	ВП	ОТК	56
1636PP3У	ПЗУ с электрическим перепрограмми- рованием Flash-типа 4 Мбит (512Кх8) с интерфейсом SPI	-	H14.42-1В	АЕНВ.431210.157ТУ	да	да	ВП	ОТК	57
1636PP4У	ПЗУ с электрическим перепрограмми- рованием Flash-типа 16 Мбит (2Мх8) с интерфейсом SPI	-	H16.48-1В	АЕНВ.431210.157ТУ	да	да	ВП	ОТК	58
1636PP51У 1636PP52У	ПЗУ с электрическим перепрограмми- рованием Flash-типа 1 Мбит (128Кх8)	-	H14.42-1В 5119.16-А	АЕНВ.431210.158ТУ	да	да*	ВП	ОТК	59
1645PT2У	Радиационно стойкое однократно программируемое ПЗУ емкостью 256 Кбит	-	5134.64-6	АЕЯР.431210.883ТУ	да	да	ВП	ОТК	61
1645PT3У	Радиационно стойкое однократно программируемое ПЗУ емкостью 2 Мбит	-	5134.64-6	АЕНВ.431210.090ТУ	да	да	ВП	ОТК	62
5576PC1У	ПЗУ с электрическим перепрограмми- рованием Flash-типа емкостью 4 Мбит для конфигурирования ПЛИС	EPC4QC100N	H09.28-1В	АЕЯР.431210.710ТУ	да	да	ВП	ОТК	63
5576PT1У	Радиационно стойкое однократно программируемое ПЗУ емкостью 1 Мбит для конфигурирования ПЛИС	EPC1	5134.64-6	АЕЯР.431210.878ТУ	да	да	ВП	ОТК	64
3. Интерфейсные микросхемы									
5559ИН4У	Приемопередатчик интерфейса RS-232	MAX3237EAI	H09.28-1В	АЕЯР.431230.460ТУ	да	да	ВП	ОТК	66
5559ИН10АУ 5559ИН10БУ	Приемопередатчик интерфейса RS-485/422	MAX13085	H02.8-1В	АЕЯР.431230.645ТУ	да	да	ВП	ОТК	66
5559ИН14АУ (БУ,ВУ)	Приемопередатчик интерфейса CAN	ATA6660	H02.8-1В	АЕЯР.431230.652ТУ	да	да	ВП	ОТК	67
5559ИН15У	Приемопередатчик интерфейса LIN	TJA1020	H02.8-1В	АЕЯР.431230.653ТУ	да	да	ВП	ОТК	68

Обозначение	Функциональное назначение	Ближайший функц-й аналог	Корпус	Документация	Поставка	В перечне ЭКБ	Приемка	Стр.
3. Интерфейсные микросхемы (продолжение)								
5559ИН19У	Двухканальный LVDS-приемопередатчик	DS90LV049H	H02.16-1B	АЕЯР.431230.740ТУ	да	да	ВП ОТК	68
5559ИН25У 5559ИН26У 5559ИН27У	Комплект радиационно стойких микросхем приемопередатчика интерфейса RS-485	-	H02.8-1B	АЕЯР.431230.869ТУ АЕЯР.431230.870ТУ АЕЯР.431230.871ТУ	да	да	ВП ОТК	69
5559ИН28У	Приемопередатчик интерфейса RS-485	ADM1485	H02.16-1B	АЕЯР.431230.882ТУ	да	да	ВП ОТК	69
5559ИН32Т 5559ИН33Т 5559ИН34Т	Комплект микросхем приемопередатчиков для устройств с высоковольтной гальванической развязкой	-	4119.28-11	АЕЯР.431280.023ТУ АЕЯР.431280.024ТУ АЕЯР.431280.025ТУ	да	да	ВП** ОТК	70 70 71
5572ИН1АУ (БУ) 5572ИН1АУ1 (БУ1)	16-разрядный двунаправленный формирователь выходных уровней	SN74LVCH16T245	H16.48-1B 5142.48-A	АЕЯР.431230.913ТУ	да	да	ВП ОТК	73
5572ИН2АУ (БУ)	8-разрядный двунаправленный формирователь выходных уровней	74AC245	H06.24-1B	АЕЯР.431230.913ТУ	да	да	ВП ОТК	73
5600ВВ2У	Четырехпортовый концентратор сетей по протоколу IEEE 802.3/Ethernet	DE-816TP, DE-824TP	H18.64-1B	АЕЯР.431290.731ТУ	да	да	ВП ОТК	74
5600ВВ3Т	Четырехпортовый коммутатор сетей по протоколу IEEE 802.3 10/100Мбит	KS8995MA, IP175A LF	4229.132-3	АЕНВ.431290.084ТУ	да	да	ВП ОТК	75
5600ВГ1У	Контроллер уровня звена данных по протоколу IEEE 802.3/Ethernet	-	H18.64-1B	АЕЯР.431290.732ТУ	да	да	ВП ОТК	76
2011ВВ014	Микросборка приемопередатчика сигналов цифрового логического интерфейса с гальванической развязкой	IL5xxx, ADuM1100, ADuM1200 /1201	4140.20-1	АЕЯР.431230.880ТУ	да	да	ВП ОТК	77
2011ВВ024	Микросборка приемопередатчика сигналов интерфейса RS-485 с гальванической развязкой	IL3185, ADM2483	4140.20-1	АЕЯР.431230.880ТУ	да	да	ВП ОТК	78
2011ВВ034	Микросборка приемопередатчика сигналов интерфейса CAN с гальванической развязкой	IL41050	4140.20-1	АЕЯР.431230.880ТУ	да	да	ВП ОТК	79
4. Радиочастотные микросхемы								
1321ХД1У	Микросхема узкополосного приемника	AD9874	5142.48-A	АЕЯР.431300.745ТУ	да	да	ВП ОТК	83
1321ХД2У	Микросхема формирователя модулирующего сигнала	CMX981	5142.48-A	АЕЯР.431300.746ТУ	да	-	- -	84
1508АС015	Синтезатор частоты с диапазоном частот до 12ГГц	MAX2870	5102.32-2К	АЕНВ.431230.245ТУ	да	да*	ВП ОТК	85
1508ПЛ7АУ	Цифровая часть синтезатора частоты, построенного на принципе ФАПЧ	-	H09.28-1B	АЕЯР.431320.521ТУ	да	да	ВП ОТК	86
1508ПЛ10АТ1 (БТ1)	Цифровая часть синтезатора частоты, построенного на принципе ФАПЧ	1508ПЛ1, 1508ПЛ11, LC72121	4105.14-16	АЕЯР.431220.624ТУ	да	да	ВП ОТК	87
1508ПП1Т1	Высоочастотный делитель частоты	MC12080	4105.14-16	АЕЯР.431220.625ТУ	да	да	ВП ОТК	88
1508ПП2У	Низкочастотный делитель частоты	1508ИЕ1, 1508ИЕ1А	H06.24-1B	АЕЯР.431220.626ТУ	да	да	ВП ОТК	89
1316ГН1Н4	Активная часть термокомпенсированного кварцевого генератора	-	6/к	АЕЯР.431110.884ТУ	да	да	ВП ОТК	90
1316ГН2(21)Н4	Активная часть кварцевого генератора	-	6/к	АЕЯР.431110.885ТУ	да	да	ВП ОТК	90

Обозначение	Функциональное назначение	Ближайший функц-й аналог	Корпус	Документация	Поставка	В перечне ЭКБ	Приемка	Стр.
5. Микросхемы управления питанием								
1310ПН1У	Понижающий преобразователь напряжения	1299ПН1У, MAX1644EAE	Н06.24-1В	АЕЯР.431320.670ТУ	да	да	ВП ОТК	92
1309ЕСxx	Прецизионный источник опорного напряжения	-	Н02.8-1В	АЕНВ.431420.301 ТУ	да	да*	ВП ОТК	93
1309ЕР1Т 1309ЕНxx	Линейный регулятор напряжения с малым падением напряжения	SC4215A	4116.8-3	АЕЯР.431420.668ТУ	да	да	ВП ОТК	94
6. Микросхемы преобразователей								
1310НМ025	Микросхема двухканального 10-16 разрядного преобразователя для СКВТ, ЛДТ и сельсинов	AD2S1210 AD598 AD698	5153.64-1	АЕНВ.431320.302ТУ	да	да*	ВП ОТК	96
1316ПП1АУ (БУ)	Интегрирующий 18-разрядный аналого-цифровой преобразователь напряжения в частоту и параллельный двоичный код	AD650xx, AD537xx, MCP3001	Н16.48-1В	АЕЯР.431320.712ТУ	да	да	ВП ОТК	97
5101НВ015	12/14-разрядный конвеерный АЦП	AD9255	5152.52-1	АЕНВ.431320.152ТУ	да	да	ВП ОТК	98
5101НА015	16-разрядный ЦАП	AD5060	Н04.16-2В	АЕЯР.431320.990ТУ	да	да	ВП ОТК	99
7. Перспективные разработки								
1508МТ015	Синтезатор частоты с дробным коэффициентом деления и встроенным генератором, управляемым напряжением	-	5156.40-1НЗК	АЕНВ.431230.245ТУ	Образцы	да*	ВП** ОТК	102
1923КХ014	64-канальный цифровой коммутатор	-	4229.132-3	-	Образцы	да*	ВП** ОТК	103
1923НВ015	Преобразователь аналог. сигнала	-	5142.48-А	-	Образцы	да*	ВП** ОТК	103
1923КН014 1923КН015	64- и 32-канальный аналоговый коммутатор	-	4247.100-1 Н16.48-2В	-	Образцы	да*	ВП** ОТК	104
1923ВК014	Специализированный контроллер внешней памяти и набора периферии на базе ядра ARM Cortex-M0	-	4245.240-6.01	-	Образцы	да*	ВП** ОТК	104
1923КХ028	16-портовый коммутатор сетей протокола IEEE 802.3/Ethernet 10/100/1000 Мбит/с	-	8303.576-1	АЕНВ.431240.329ТУ	Образцы	да*	ВП** ОТК	105
1967ВН044	32-разрядный высокопроизводительный процессор цифровой обработки сигналов с набором периферийных блоков	ADSP-TS201	4244.256-3	АЕНВ.431280.089ТУ	Образцы	да*	ВП** ОТК	106
ОКР «ЭЛЕКТРОСИЛА»	Двухъядерный микроконтроллер на базе процессорного ядра ARM Cortex-M4F	-	4229.132-3	-	Образцы	да*	ВП** ОТК	108
Микросхемы в пластике								
К1316ГМ1У	Генератор шумового сигнала в диапазоне 80-12000 Гц	-	QFN48L	АДКБ.431110.238ТУ	да	-	- ОТК	82
К1886ВЕ3(31)QI	8-разрядный микроконтроллер с ЭСППЗУ Flash-типа, интерфейсом USB и криптозащитой	ST7FSR1E4, AT89C5131A-M	LQFP64	ТСКЯ.431295.003СП	да	-	- ОТК	18
К1986ВЕ1QI	32-разрядный микроконтроллер для авиационных применений	-	LQFP144	ТСКЯ.431296.008СП	да	-	- ОТК	34
К1986ВЕ92QI	32-разрядный микроконтроллер на базе процессорного ядра ARM Cortex-M3	STM32F103x	LQFP64	ТСКЯ.431296.001СП	да	-	- ОТК	30
К1986ВК214	32-разрядный микроконтроллер для измерений параметров однофазных электрических сетей	-	LQFP64	ТСКЯ.431296.013СП	да	-	- ОТК	44
К1986ВК234	32-разрядный микроконтроллер для измерений параметров трехфазных электрических сетей	-	LQFP64	ТСКЯ.431296.010СП	да	-	- ОТК	45
К5559ИН10БSI	Приемопередатчик интерфейса RS-485/422	MAX13085	SO-8	ТСКЯ.431323.002СП	да	-	- ОТК	66
К5559ИН14ASI	Приемопередатчик интерфейса CAN	ATA6660	SO-8	ТСКЯ.431323.003СП	да	-	- ОТК	67

Обозначение	Функциональное назначение	Документация	Поставка	Приемка	Стр.	
8. Радиоэлектронная аппаратура						
Микросборки						
Микросборка «Осведомленность»	Платформа для построения систем захвата аналоговых сигналов и последующей их обработки	ТСКЯ.431281.008 АЕНВ.431290.536	да	ВП**	ОТК	110
Микросборка «Флип-Чип»	Кластер их четырех процессоров ЦОС для построения систем высокоскоростной обработки сигналов	ТСКЯ.431281.007 ТСКЯ.431281.011	да	ВП	ОТК	111
Микропроцессорные и микроконтроллерные модули						
Микропроцессорный вычислительный модуль MBM-01	Универсальный модуль для систем сбора, обработки и отображения различной информации на экране ЖКИ	ТСКЯ.469575.011	да	ВП**	ОТК	112
Микропроцессорный модуль расширения MBM-02	Модуль для построения систем сбора, обработки информации с внешних датчиков, а также управления высоковольтными внешними устройствами	ТСКЯ.469575.012	да	ВП**	ОТК	112
Интегрированный модуль	Многокластерный масштабируемый модуль цифровой обработки сигналов	ТСКЯ.431281.008	да	-	ОТК	113
Устройства сбора и передачи информации						
Гетерогенный PLC/RF модем	Модуль для организации передачи информации по силовым линиям или беспроводному каналу	ТСКЯ.465635.002 ТСКЯ.465635.005 ТСКЯ.468998.034	да	-	ОТК	114
УСПД MILAN RF XX	Модуль для автономного и автоматизированного сбора данных от устройств учета энергоресурсов и различных сенсоров промышленного или бытового назначения (от 4 до 16 каналов)	ТСКЯ.411169.001	да	-	ОТК	115
СВЧ модули						
СВЧ приемопередатчик «Обзор 24»	24ГГц высокочувствительный приемопередающий сенсордля построения различных систем определения дистанции, скорости, обнаружения движения и т.д.	-	да	-	ОТК	116
Измерительные приборы						
Акустический тензометр «ТМА-01»	Предназначен для измерения двусосных механиче-ских напряжений в элементах металлоконструкции и определения степени накопления усталостных повреждений	-	да	-	ОТК	117
Специализированные модули						
Криптофлеш	Криптографический USB накопитель-считыватель FLASH-карт для хранения и передачи информации в зашифрованном виде	-	да	-	ОТК	118

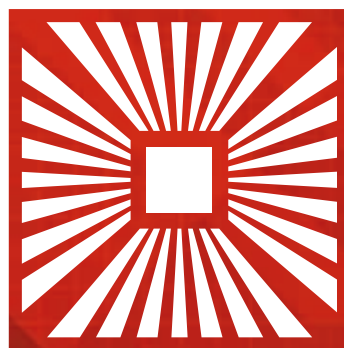
Заинтересованным предприятиям бесплатные образцы микросхем предоставляются при наличии на складе

* После завершения ОКР направляются предложения по включению микросхемы в ближайшие издания Переченя ЭКБ.

** До завершения ОКР поставка изделий качества ВП может производиться с момента начала квалификационных испытаний по дополнительным решениям.

/01

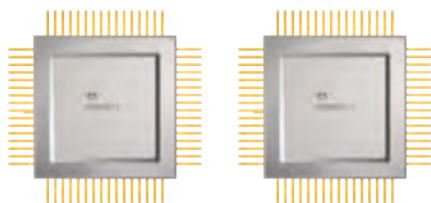
Микроконтроллеры и микропроцессоры



Высокопроизводительные малопотребляющие
микросхемы для решения различных
коммутационных задач

1886BE1Y / 1886BE2(21)Y

8-разрядный микроконтроллер с ПЗУ масочного типа / ЭСППЗУ Flash-типа



M 1:1



Микросхема предназначена для реализации многофункциональных систем управления, устройств, использующих большое количество линий ввода/вывода на различных интерфейсах, а также блоков и модулей ввода, обработки и формирования аналоговых и цифровых сигналов, в том числе управляющих.

Развитая архитектура ядра процессора, широкий набор команд, мощный контроллер прерываний. Внутренняя память программ представлена в двух видах: программируемой типа Flash — 1886BE2(21)Y и масочного типа (MaskROM) — 1886BE1Y.

Микроконтроллер 1886BE1Y предназначен для замены 1886BE2(21)Y в серийных изделиях с целью увеличения времени сохраняемости данных в памяти программ (для 1886BE1Y время хранения информации не ограничено), увеличения стойкости к специфическим факторам и снижения себестоимости за счет применения памяти программ масочного типа.

ТУ ИЗДЕЛИЯ:

- АЕЯР.431200.459ТУ
- АЕЯР.431200.459-01ТУ
- АЕЯР.431200.459-02ТУ

ЯДРО:

- минимальная длительность цикла 121 нс;
- 58 однословных (16-разрядных) инструкций;
- 8 x 8-битный аппаратный умножитель;
- прямой, косвенный и относительный режимы адресации;
- поддержка 4-векторного контроллера прерываний;
- 16-уровневый аппаратно-реализованный стек.

ПАМЯТЬ:

- внутренняя память программ 64 Кбайта (32K x 16 бит);
- возможность работы только с внутренней, с внутренней и внешней и только с внешней памятью программ;
- внутренняя память данных 902 байта.

ПЕРИФЕРИЯ:

- 50 универсальных линий ввода/вывода с индивидуальной настройкой направления и высокой нагрузочной способностью, в том числе две высоковольтные (до 12 вольт) высокотокковые (до 60 мА) линии с открытым стоком;
- 16-разрядный таймер/счетчик с 8-разрядным программируемым делителем;
- 16-разрядный таймер/счетчик;
- два 8-разрядных таймер/счетчика;
- четыре входа захвата (16-разрядные с разрешением до 121 нс);
- три выхода ШИМ с разрешением до 10 бит;
- универсальный последовательный синхронно-асинхронный;
- приемопередатчик USART (в синхронном режиме скорость до 8 Мбит/с, в асинхронном — до 512 Кбит/с);
- последовательный синхронный порт SSP с режимами последовательного периферийного интерфейса SPI и двухпроводного интерфейса связи I2C (с поддержкой режима ведущего).

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В;
- типовое значение времени задержки таймера включения питания для 1886BE2Y — 96 мс (диапазон: 63...146), для 1886BE21Y — 14 мс (диапазон: 9...21);
- сторожевой таймер с собственным генератором;
- режим энергосбережения (SLEEP);
- защищенный режим (защита памяти программ);
- возможность внутрисхемной отладки;
- динамический ток потребления не более 50 мА;
- рабочий температурный диапазон от минус 60 до +85 °С;
- 64-выводной металлокерамический корпус Н18.64-1В.

АНАЛОГОВЫЕ МОДУЛИ

- 12-ти канальный 10-ти разрядный АЦП последовательного приближения

Отладочный комплект для микроконтроллера 1886BE2(21)У

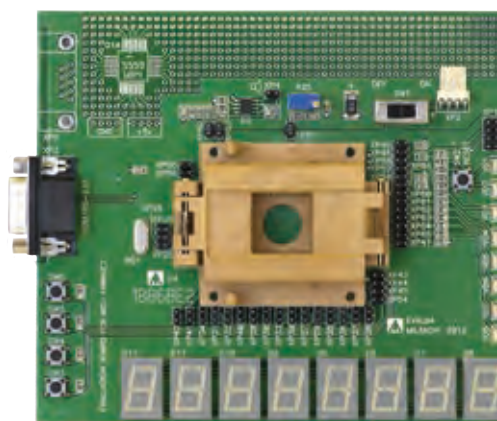
Комплект предназначен для демонстрации функциональных возможностей микроконтроллера 1886BE2(21)У и приемопередатчика интерфейса RS-232 (5559ИН4У). Демонстрационно-отладочная плата комплекта содержит колодку для установки микроконтроллера, микросхему приемопередатчика, монтажное поле для распайки и отладки собственного проекта, а также набор периферийных блоков, которые могут использоваться не только в демонстрационных программах, но и в разрабатываемых проектах.

СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата;
- блок питания для отладочной платы;
- внутрисхемный USB программатор (V3.x);
- кабель нуль-модемный RS-232/RS-232;
- два образца микроконтроллера 1886BE2(21)У(К) (приемка «1»);
- диск с технической документацией и программным обеспечением;
- упаковка.

ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ:

- программное обеспечение, необходимое для работы с отладочными комплектами, бесплатно доступно для загрузки по адресу www.milandr.ru;
- IDE1886 — интегрированная среда разработки, внутрисхемной отладки программ на языках Си или ассемблер и программирования внутренней памяти микроконтроллеров серии 1886BEх;
- СС7А — компилятор на языке Си, рекомендован к использованию при программировании на языке Си для микроконтроллеров серии 1886BEх.



Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.

1886BE3(31)У, К1886BE3(31)QI

8-разрядный микроконтроллер с ЭСППЗУ Flash-типа, интерфейсом USB и криптозащитой



М 1:1



Микросхема предназначена для реализации устройств и систем сбора, хранения и передачи данных с USB интерфейсом и криптографической защитой информации, а также устройств разрешения доступа и блоков шифрации в составе аппаратуры.

ТУ ИЗДЕЛИЯ:

- АЕЯР.431200.459ТУ
- АЕЯР.431200.459-03ТУ

ЯДРО:

- тактовая частота до 33 МГц;
- минимальная длительность цикла 121 нс;
- 58 однословных (16-разрядных) инструкций;
- 8х8-битный аппаратный умножитель;
- прямой, косвенный и относительный режимы адресации;
- поддержка 4-векторного контроллера прерываний;
- 16-уровневый аппаратно-реализованный стек.

ПАМЯТЬ:

- внутренняя память программ 64 Кбайт (32К x 16 бит);
- возможность работы только с внутренней, с внутренней и внешней и только с внешней памятью программ;
- внутренняя память данных 902 байта;
- внутренняя память данных EEPROM размером 256 байт с возможностью установки защиты от стирания и записи.

ПЕРИФЕРИЯ:

- До 28 универсальных линий ввода/вывода с индивидуальной настройкой направления и высокой нагрузочной способностью;
- 16-разрядный таймер/счетчик с 8-разрядным программируемым делителем;
- блок аппаратной поддержки алгоритма криптографической защиты информации в соответствии с ГОСТ 28147-89;
- контроллер интерфейса USB 1.1;
- универсальный последовательный синхронно-асинхронный передатчик USART (в синхронном режиме скорость до 8 Мбит/с, в асинхронном — до 1 Мбит/с);
- универсальный контроллер внешней памяти типа NAND FLASH;
- программная реализация интерфейса к картам памяти SD и MMC;
- встроенный регулятор напряжения (3,3 В, 40 мА).

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В, порты могут работать как с 3,3 В, так и с 5,0 В логикой;
- сторожевой таймер с собственным генератором;
- режим энергосбережения (SLEEP);
- защищенный режим (защита памяти программ);
- возможность внутрисхемной отладки;
- динамический ток потребления не более 100 мА;
- рабочий температурный диапазон от минус 60 до +85 °С;
- 48-выводной металлокерамический корпус Н16.48-1В или 64-выводной LQFP64.

Отладочный комплект для микроконтроллера 1886ВЕЗУ

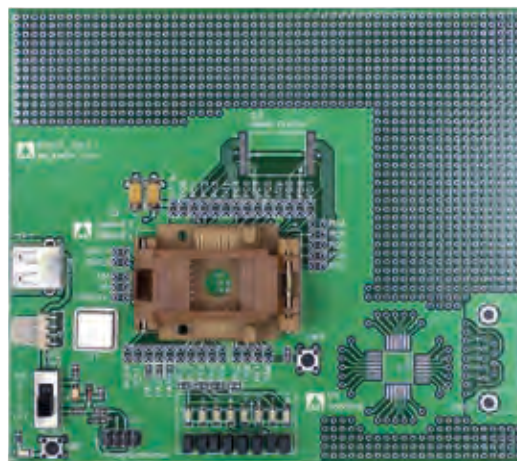
Комплект предназначен для демонстрации функциональных возможностей микроконтроллеров 1886ВЕЗУ, 1886ВЕ4У и приемопередатчика интерфейса RS-232 5559ИН4У. Демонстрационно-отладочная плата комплекта содержит колодку для установки микроконтроллера, микросхему приемопередатчика, монтажное поле для распайки и отладки собственного проекта, а также набор периферийных блоков, которые могут использоваться не только в демонстрационных программах, но и в разрабатываемых проектах.

СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата;
- блок питания для отладочной платы;
- внутрисхемный USB программатор (V3.x);
- кабель USB/USB;
- два образца микроконтроллера 1886ВЕЗ(31)У(К) (приемка «1»);
- диск с технической документацией и программным обеспечением;
- упаковка.

ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ:

- программное обеспечение, необходимое для работы с отладочными комплектами, бесплатно доступно для загрузки по адресу www.milandr.ru;
- IDE1886 — интегрированная среда разработки внутрисхемной отладки программ на языках Си или ассемблер и программирования внутренней памяти микроконтроллеров серии 1886BEX;
- CC7A — компилятор на языке Си, рекомендован к использованию при программировании на языке Си для микроконтроллеров серии 1886BEX.



Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.

1886BE4U

8-разрядный микроконтроллер с ЭСППЗУ Flash-типа и интерфейсом USB



M 1:1



Микросхема предназначена для реализации широкого спектра устройств и систем с USB интерфейсом, обеспечивающих измерение, обработку, хранение и передачу информации.

ТУ ИЗДЕЛИЯ:

- АЕЯР.431200.459ТУ
- АЕЯР.431200.459-04ТУ

ЯДРО:

- тактовая частота до 33 МГц;
- минимальная длительность цикла 121 нс;
- 58 однословных (16-разрядных) инструкций;
- 8 x 8-битный аппаратный умножитель;
- прямой, косвенный и относительный режимы адресации;
- поддержка 4-векторного контроллера прерываний;
- 16-уровневый аппаратно-реализованный стек.

ПАМЯТЬ:

- внутренняя память программ 64 КБайт (32К x 16 бит);
- возможность работы только с внутренней, с внутренней и внешней и только с внешней памятью программ;
- внутренняя память данных 902 байта;
- внутренняя память данных EEPROM размером 256 байт.

ПЕРИФЕРИЯ:

- До 28 универсальных линий ввода/вывода с индивидуальной настройкой направления и высокой нагрузочной способностью;
- 16-разрядный таймер/счетчик с 8-разрядным программируемым делителем;
- контроллер интерфейса USB 1.1;
- универсальный последовательный синхронно-асинхронный приемопередатчик USART (в синхронном режиме скорость до 8 Мбит/с, в асинхронном — до 1 Мбит/с);
- универсальный последовательный периферийный интерфейс SPI;
- универсальный контроллер внешней памяти типа NAND FLASH;
- программная реализация интерфейса к картам памяти SD и MMC;
- встроенный регулятор напряжения (3,3 В, 40 мА).

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В, порты могут работать как с 3,3 В, так и с 5,0 В логикой;
- сторожевой таймер с собственным генератором;
- режим энергосбережения (SLEEP);
- защищенный режим (защита памяти программ);
- возможность внутрисхемной отладки;
- динамический ток потребления не более 100 мА;
- рабочий температурный диапазон от минус 60 до +85 °С;
- 48-выводной металлокерамический корпус H16.48-1В.

Отладочный комплект для микроконтроллера 1886BE4У

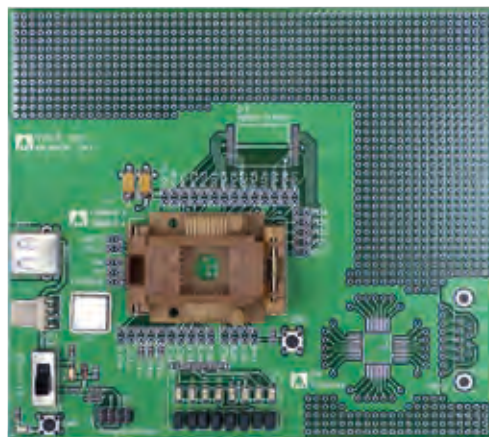
Комплект предназначен для демонстрации функциональных возможностей микроконтроллеров 1886BE3У, 1886BE4У и приемопередатчика интерфейса RS-232 5559ИН4. Демонстрационно-отладочная плата комплекта содержит колодку для установки микроконтроллера, микросхему приемопередатчика, монтажное поле для распайки и отладки собственного проекта, а также набор периферийных блоков, которые могут использоваться не только в демонстрационных программах, но и в разрабатываемых проектах.

СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата;
- блок питания для отладочной платы;
- внутрисхемный USB программатор (V3.x);
- кабель USB/USB;
- два образца микроконтроллера 1886BE4У(К) (приемка «1»);
- диск с технической документацией и программным обеспечением;
- упаковка.

ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ:

- программное обеспечение, необходимое для работы с отладочными комплектами, бесплатно доступно для загрузки по адресу www.milandr.ru
- IDE1886 — интегрированная среда разработки, внутрисхемной отладки программ на языках Си или ассемблер и программирования внутренней памяти микроконтроллеров серии 1886BEх;
- СС7А — компилятор на языке Си, рекомендован к использованию при программировании на языке Си для микроконтроллеров серии 1886BEх.



Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.

1886BE5БУ

8-разрядный микроконтроллер с ЭСППЗУ EEPROM-типа, интерфейсами CAN и LIN



M 1:1



Микросхема предназначена для широкого применения в аппаратуре общего назначения, автомобильной технике, железнодорожном, водном и воздушном транспорте в качестве периферийного контроллера, организующего сбор и первичную обработку и передачу информации и сигналов управления по интерфейсам CAN и LIN. Может использоваться для организации малопроизводительных вычислительных систем и в качестве устройства совмещения различных типов интерфейсов, также предназначена для обработки информации от группы датчиков.

ТУ ИЗДЕЛИЯ:

- АЕЯР.431200.459ТУ
- АЕЯР.431200.459-05ТУ

ЯДРО:

- тактовая частота до 35 МГц;
- минимальная длительность цикла 115 нс;
- 58 однословных (16-разрядных) инструкций;
- 8 x 8-битный аппаратный умножитель;
- прямой, косвенный и относительный режимы адресации;
- поддержка 4-векторного контроллера прерываний;
- 16-уровневый аппаратно-реализованный стек.

ПАМЯТЬ:

- внутренняя типа EEPROM память программ размером 8 Кбайт (4K x 16 бит);
- возможность работы только с внутренней, с внутренней и внешней и только с внешней памятью программ;
- внутренняя память данных 902 байта;
- внутренняя память данных EEPROM размером 256 байт.

ПЕРИФЕРИЯ:

- 26 пользовательских линий ввода/вывода;
- 16-битный таймер/счетчик с 8-битным предварительным делителем;
- 2 таймера (ШИМ/Захват/Таймеры);
- универсальный синхронно-асинхронный приемопередатчик USART (в синхронном режиме скорость до 8 Мбит/с, в асинхронном — до 1 Мбит/с) с программируемой скоростью передачи и поддержкой режима LIN;
- универсальный контроллер CAN 2.0B интерфейса, 6 буферов сообщений, скорость передачи до 1 Мбит/с.

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В;
- сторожевой таймер с собственным генератором;
- режим энергосбережения (SLEEP);
- защищенный режим (защита памяти программ);
- возможность внутрисхемной отладки;
- динамический ток потребления не более 50 мА;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 42-выводной металлокерамический корпус H14.42-1В.

АНАЛОГОВЫЕ МОДУЛИ

- 8-канальный 10-разрядный АЦП последовательного приближения;

Отладочный комплект для микроконтроллера 1886BE5БУ

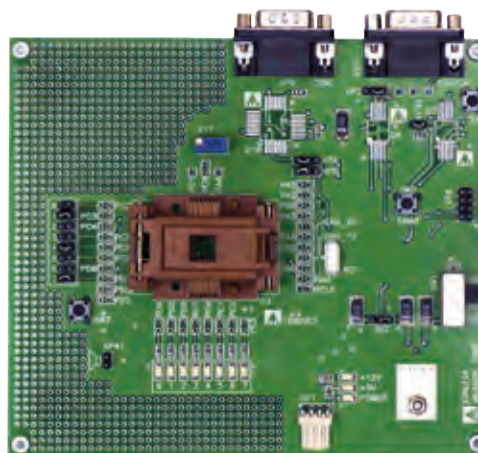
Комплект предназначен для демонстрации функциональных возможностей микроконтроллера 1886BE5БУ и приемопередатчиков интерфейса CAN (5559ИН14У) и LIN (5559ИН15У). Демонстрационно-отладочная плата комплекта содержит колодку для установки микроконтроллера, микросхему приемопередатчика, монтажное поле для распайки и отладки собственного проекта, а также набор периферийных блоков, которые могут использоваться не только в демонстрационных программах, но и в разрабатываемых проектах.

СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата;
- блок питания для отладочной платы;
- внутрисхемный USB программатор (V3.x);
- кабель нуль-модемный RS-232/RS-232;
- кабель CAN/LIN;
- два образца микроконтроллера 1886BE5БУ(К) (приемка «1»);
- диск с технической документацией и программным обеспечением;
- упаковка.

ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ:

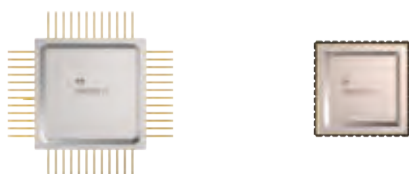
- программное обеспечение, необходимое для работы с отладочными комплектами, бесплатно доступно для загрузки по адресу www.milandr.ru;
- IDE1886 — интегрированная среда разработки, внутрисхемной отладки программ на языках Си или ассемблер и программирования внутренней памяти микроконтроллеров серии 1886BEх;
- СС7А — компилятор на языке Си, рекомендован к использованию при программировании на языке Си для микроконтроллеров серии 1886BEх.



Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.

1886BE61Y(U1)

8-разрядный микроконтроллер с ЭСППЗУ EEPROM-типа, 12-разрядным АЦП и 12-разрядным ЦАП



M 1:1



Микросхема предназначена для широкого применения в аппаратуре общего назначения, автомобильной технике, железнодорожном, водном и воздушном транспорте в качестве периферийного контроллера, организующего сбор и первичную обработку информации и формирующего управляющие аналоговые сигналы.

ТУ ИЗДЕЛИЯ:

- АЕЯР.431200.459ТУ
- АЕЯР.431200.459-06ТУ

ЯДРО:

- тактовая частота до 24 МГц;
- минимальная длительность цикла 167 нс;
- 58 однословных (16-разрядных) инструкций;
- 8 x 8-битный аппаратный умножитель;
- прямой, косвенный и относительный режимы адресации;
- поддержка 4-векторного контроллера прерываний;
- 16-уровневый аппаратно-реализованный стек.

ПАМЯТЬ:

- внутренняя типа EEPROM память программ размером 8 Кбайт (4K x 16 бит);
- возможность работы только с внутренней, с внутренней и внешней и только внешней памятью программ;
- внутренняя память данных 902 байта;
- внутренняя память данных EEPROM размером 256 байт.

ПЕРИФЕРИЯ:

- 24 пользовательские линии ввода/вывода;
- 16-битный таймер/счетчик с 8-битным предварительным делителем;
- 2 таймера (ШИМ/Захват/Таймеры), разрядность ШИМ на базе Таймера 1 — до 18 бит;
- два универсальных синхронно-асинхронных приемопередатчика USART (в синхронном режиме скорость до 8 Мбит/с, в асинхронном — до 1 Мбит/с) с программируемой скоростью передачи и поддержкой режима LIN;
- универсальный контроллер внутренней памяти типа EEPROM размером 256 x 8 бит;
- 8-канальный 12-разрядный АЦП последовательного приближения;
- компаратор.

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- типовое значение времени задержки таймера включения питания для 1886BE61Y — 14 мс (диапазон: 9...21);
- напряжения питания от 4,5 до 5,5 В;
- сторожевой таймер с собственным генератором;
- режим энергосбережения (SLEEP);
- защищенный режим (защита памяти программ);
- возможность внутрисхемной отладки;
- динамический ток потребления не более 50 мА;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 48-выводные металлокерамические корпуса H16.48-1B, 5142.48-A (CLCC-48, тип 4).

АНАЛОГОВЫЕ МОДУЛИ:

- 8-канальный 12-разрядный АЦП последовательного приближения;
- 2 блока 12-разрядных ЦАП.

Отладочный комплект для микроконтроллера 1886BE61Y

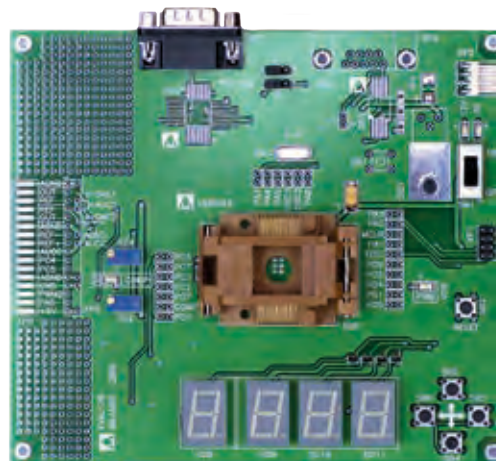
Комплект предназначен для демонстрации функциональных возможностей микроконтроллера 1886BE61Y и его основных периферийных модулей, начальному обучению программирования микроконтроллера 1886BE61Y с помощью прилагаемой демонстрационной программы, отладки собственных проектов с применением установленных на плате блоков и возможностью макетирования дополнительной схемы на монтажном поле платы. Выводы микроконтроллера, используемые в собственных проектах, отсоединяются с помощью легко удаляемых перемычек.

СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата;
- блок питания для отладочной платы;
- внутрисхемный USB программатор (V3.x);
- кабель нуль-модемный RS-232/RS-232;
- два образца микроконтроллера 1886BE61Y (приемка «1»);
- диск с технической документацией и программным обеспечением;
- упаковка.

ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ:

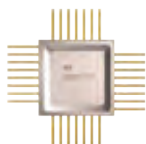
- программное обеспечение, необходимое для работы с отладочными комплектами, бесплатно доступно для загрузки по адресу www.milandr.ru;
- IDE1886 — интегрированная среда разработки, внутрисхемной отладки программ на языках Си или ассемблер и программирования внутренней памяти микроконтроллеров серии 1886BEx;
- CC7A — компилятор на языке Си, рекомендован к использованию при программировании на языке Си для микроконтроллеров серии 1886BEx.



Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.

1886BE71Y

8-разрядный малопотребляющий микроконтроллер с ЭСППЗУ EEPROM-типа и линейным регулятором напряжения



М 1:1



Микросхема предназначена для широкого применения в аппаратуре общего назначения, автомобильной технике, железнодорожном, водном и воздушном транспорте в качестве малопотребляющего контроллера электронных блоков с возможностью питания от штатных источников электроэнергии до 16 В.

ТУ ИЗДЕЛИЯ:

- АЕЯР.431200.459ТУ
- АЕЯР.431200.459-07ТУ

ЯДРО:

- тактовая частота до 10 МГц;
- минимальная длительность цикла 400 нс;
- 58 однословных (16-разрядных) инструкций;
- 8 x 8-битный аппаратный умножитель;
- прямой, косвенный и относительный режимы адресации;
- поддержка 4-векторного контроллера прерываний;
- 16-уровневый аппаратно-реализованный стек.

ПАМЯТЬ:

- внутренняя типа EEPROM память программ размером 4 Кбайт (2K x 16 бит);
- возможность работы только с внутренней, с внутренней и внешней и только с внешней памятью программ;
- внутренняя память данных 902 байта;
- внутренняя память данных EEPROM размером 256 байт.

ПЕРИФЕРИЯ:

- 8 пользовательских линий ввода/вывода;
- 16-битный таймер/счетчик с 8-битным предварительным делителем;
- универсальный синхронно-асинхронный приемопередатчик USART (в синхронном режиме скорость до 8 Мбит/с в асинхронном — до 1 Мбит/с) с программируемой скоростью передачи и поддержкой режима LIN;
- универсальный контроллер внутренней памяти данных типа EEPROM размером 256 x 8 бит;
- встроенный линейный регулятор с диапазоном входных напряжений до 16 В и током нагрузки до 50 мА.

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В;
- типовое значение времени задержки таймера включения для 1886BE71Y — 14 мс (диапазон: 9...21);
- возможность внутрисхемной отладки;
- сторожевой таймер с собственным генератором;
- режим энергосбережения (SLEEP);
- защищенный режим (защита памяти программ);
- динамический ток потребления не более 5 мА;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 28-выводной металлокерамический корпус Н09.28-1В.

Отладочный комплект для микроконтроллера 1886BE71У

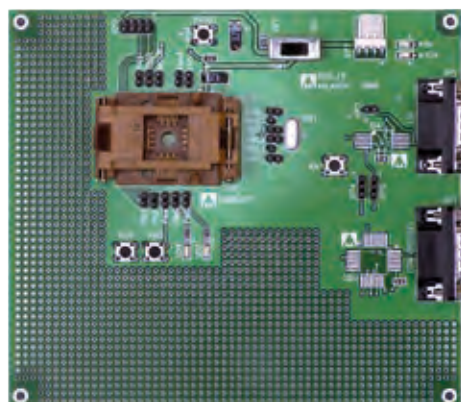
Комплект предназначен для демонстрации функциональных возможностей микроконтроллера 1886BE71У и его основных периферийных модулей, микросхем LIN (5559ИН15У) и RS-232 (5559ИН4У) интерфейсов, начальному обучению программирования микроконтроллера 1886BE71У с помощью прилагаемой демонстрационной программы, отладки собственных проектов с применением установленных на плате блоков и возможностью макетирования дополнительной схемы на монтажном поле платы.

СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата;
- блок питания для отладочной платы;
- внутрисхемный USB программатор (V3.x);
- кабель нуль-модемный RS-232/RS-232;
- кабель LIN/CAN для соединения по LIN интерфейсу;
- два образца микроконтроллера 1886BE71У (приемка «1»);
- диск с технической документацией и программным обеспечением;
- упаковка.

ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ:

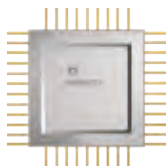
- программное обеспечение, необходимое для работы с отладочными комплектами, бесплатно доступно для загрузки по адресу www.milandr.ru;
- IDE1886 — интегрированная среда разработки, внутрисхемной отладки программ на языках Си или ассемблер и программирования внутренней памяти микроконтроллеров серии 1886BEх;
- СС7А — компилятор на языке Си, рекомендован к использованию при программировании на языке Си для микроконтроллеров серии 1886BEх.



Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.

1886BE8Y

8-разрядный радиационно стойкий микроконтроллер с ПЗУ масочного типа с CAN и LIN интерфейсами



M 1:1



Радиационно стойкий специализированный микроконтроллер с масочной памятью программ. Предназначен для использования в качестве периферийного контроллера, организующего сбор, первичную обработку и передачу информации и сигналов управления по интерфейсам CAN и LIN от группы датчиков в блоках и устройствах бортовой аппаратуры космических аппаратов.

Для макетирования устройства на 1886BE8Y и отладки программы микроконтроллера рекомендуется использовать аналог 1886BE5BY с памятью программ FLASH-типа и его отладочный комплект.

ТУ ИЗДЕЛИЯ:

АЕНВ.431290.262ТУ

ЯДРО:

- тактовая частота до 35 МГц;
- минимальная длительность цикла 115 нс;
- 58 однословных инструкций;
- 8 × 8 битный аппаратный умножитель;
- аппаратная поддержка прерываний;
- 16-уровневый аппаратный стек;
- прямая, косвенная и относительная модель адресации.

ПАМЯТЬ:

- внутренняя память программ масочного ПЗУ размером 4К×16 бит с дополнительными битами контроля и исправления ошибок;
- внутренняя память данных 902 байта.

ПЕРИФЕРИЯ:

- до 26 программируемых портов общего назначения (GPIO);
- 16-битный асинхронный таймер/счетчик с 8-ми битным предварительным делителем;
- 8-разрядный таймер/счетчик с программируемым периодом и функцией ШИМ;
- 16-разрядный таймер/счетчик с программируемым периодом и функцией захвата событий;
- универсальный синхронный/асинхронный приемопередатчик (USART) с программируемой скоростью передачи данных и с поддержкой режима LIN;
- универсальный контроллер интерфейса CAN2.0b с шестью буферами сообщений со скоростью передачи до 1 Мбит/с, соответствующий ISO 11898-1;
- 8-канальное 10-разрядное АЦП последовательного приближения.

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В;
- сброс по снижению питания;
- отложенный запуск при подаче питания и тактовой частоты;
- сторожевой таймер;
- режим энергосбережения (SLEEP);
- стойкость к спецвоздействиям;
- динамический ток потребления не более 80 мА;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 42-выводной металлокерамический корпус Н14.42-1В.

АНАЛОГОВЫЕ МОДУЛИ:

- 8-канальный 10-разрядный АЦП последовательного приближения.

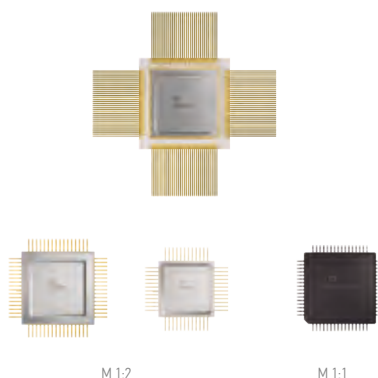
Сравнительные характеристики микроконтроллеров серии 1886BEх

Параметры (характеристики)	1886BE1У	1886BE2 (21)У	1886BE3 (31)У	1886BE4У	1886BE5БУ	1886BE61У (У1)	1886BE71У	1886BE8У
Тактовая частота, МГц / Производительность MIPS	33 / 8,25	33 / 8,25	33 / 8,25	33 / 8,25	35 / 8,75	24 / 6	10 / 2,5	35 / 8,75
Память данных, байт	902	902	902 +EEPROM 256	902 +EEPROM 256	902 +EEPROM	902 +EEPROM 256	902 +EEPROM 256	902
Диапазон рабочих температур, °С	-60 ... +85	-60 ... +85	-60 ... +85 (корпус LQFP64: -40 ... +85)	-60 ... +85	-60 ... +125	-60 ... +125	-60 ... +85	-60 ... +125
Напряжение питания, В	4,5 ... 5,5	4,5 ... 5,5	ядро 4,5 ... 5,5 порты 3,0 ... 5,5	ядро 4,5 ... 5,5 порты 3,0 ... 5,5	4,5 ... 5,5	4,5 ... 5,5	4,5 ... 5,5 (рег. от 6 до 16)	4,5 ... 5,5
Ток потребления*, мА	50	50	100	100	50	50	5	80
Память программ, Кбайт	MaskROM 64	FLASH 64	FLASH 64	FLASH 64	EEPROM 8	EEPROM 8	EEPROM 4	MaskROM 64
Число таймеров	4	4	1	1	3	3	1	3
Число каналов АЦП	12	12	-	-	8	8	-	8
Число разрядов АЦП	10	10	-	-	10	12	-	10
Число последовательных портов (USART)	2	2	1 (+ 1 USB)	1 (+ 1 USB)	1 (+1 CAN + 1 LIN)	2 (+ 2 LIN)	1 (+ 1 LIN)	1 (+1 CAN + 1 LIN)
Интерфейс SPI	1	1	-	1	-	-	-	-
Интерфейс I2C	1	1	-	-	-	-	-	-
Интерфейс USB 1.1 с встроенным аналоговым передатчиком	-	-	1 (2 точки)	1 (4 точки)	-	-	-	-
Интерфейс CAN	-	-	-	-	1	-	-	1
Блок взаимодействия с внешней NAND FLASH памятью	-	-	1	1	-	-	-	-
Специальные возможности	10-разрядный АЦП	-	Аппаратная поддержка криптозащиты, регулятор напряжения для портов	Регулятор напряжения для портов	10-разрядный АЦП	12-разрядные ЦАП и АЦП, компаратор	Регулятор U _{вх} (от 6 до 16) в 5 В	Радиационно стойкое исполнение, 10-разрядный АЦП
Корпус	H18.64-1B	H18.64-1B	H16.48-1B LQFP64	H16.48-1B	H14.42-1B	H16.48-1B 5142.48-A	H09.28-1B	H14.42-1B

* Включены все блоки, весь диапазон температур и питающих напряжений на максимальной рабочей частоте

1986BE91T / 1986BE92Y / K1986BE92QI / 1986BE93Y / 1986BE94T

32-разрядный микроконтроллер на базе процессорного ядра ARM Cortex™-M3



Компания «Миландр» заключила лицензионное соглашение с компанией ARM Ltd. о приобретении синтезируемых исходных кодов 32-разрядного микро-процессорного ядра ARM Cortex™-M3. На основе этого ядра разработана серия 32-разрядных высокопроизводительных микроконтроллеров семейства 1986BE9х.

ТУ ИЗДЕЛИЯ:

АЕЯР.431290.711ТУ

ЯДРО:

- 32-битное RISC-ядро ARM Cortex-M3 ревизии 2.0, тактовая частота до 80 МГц;
- производительность 1,25 DMIPS/MHz (Dhrystone 2.1) при нулевой задержке памяти;
- умножение за один цикл, аппаратная реализация деления;
- прямой, косвенный и относительный режимы адресации;
- поддержка 4-векторного контроллера прерываний;
- 16-уровневый аппаратно-реализованный стек.

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- рабочий температурный диапазон от минус 60 до +125 °С (для металлокерамических корпусов);
- металлокерамические корпуса: 132-выводной корпус 4229.132-3, 64-выводной корпус H18.64-1B, 48-выводной корпус H16.48-1B;
- 64-выводной пластиковый корпус LQFP64.

ПАМЯТЬ:

- 128K x 8 бит ПЗУ (Flash-типа);
- 32K x 8 бит ОЗУ;
- контроллер внешней шины с поддержкой микросхем памяти CO3У, ПЗУ, NAND Flash.

ПИТАНИЕ И ТАКТОВАЯ ЧАСТОТА:

- внешнее питание от 2,2 до 3,6 В;
- толерантность выводов к уровню сигналов 5 В;
- встроенный умножитель тактовой частоты PLL для ядра;
- встроенный регулятор напряжения на 1,8 В для питания ядра;
- встроенные схемы контроля питания;
- встроенный домен с батарейным питанием;
- встроенные подстраиваемые RC генераторы 8 МГц и 40 кГц;
- внешние кварцевые резонаторы на 2 ÷ 16 МГц и 32 кГц;
- режим Sleep, Deep Sleep и Standby;
- батарейный домен с часами реального времени и регистрами аварийного сохранения;
- встроенный умножитель тактовой частоты PLL для контроллера USB.

РЕЖИМ ПОНИЖЕННОГО ЭНЕРГОПОТРЕБЛЕНИЯ:

- режим Sleep, Deep Sleep и Standby;
- батарейный домен с часами реального времени и регистрами аварийного сохранения.

АНАЛОГОВЫЕ МОДУЛИ:

- два 12-разрядных АЦП (до 16 каналов);
- измеряемый диапазон от 0 до 3,6 В;
- температурный сенсор;
- двухканальный 12-разрядный ЦАП;
- встроенный компаратор.

ПЕРИФЕРИЯ:

- контроллер DMA с функциями передачи Периферия-Память, Память-Память;
- два контроллера CAN интерфейса;
- контроллер USB интерфейса с функциями работы Device и Host;
- контроллеры интерфейсов UART, SPI, I2C;
- три 16-разрядных таймер-счетчика с функциями ШИМ и регистрации событий;
- до 96 пользовательских линий ввода-вывода;
- последовательные отладочные интерфейсы SWD и JTAG.

Микросхема 1986BE94T представляет собой микроконтроллер с гибкой системной шиной, позволяющей работать одновременно с несколькими внешними устройствами, существенно отличающимися по быстродействию. Разработка проводилась путем внесения изменений в логическую схему СБИС микроконтроллера 1986BE91T дополнительной функциональности системной шины.

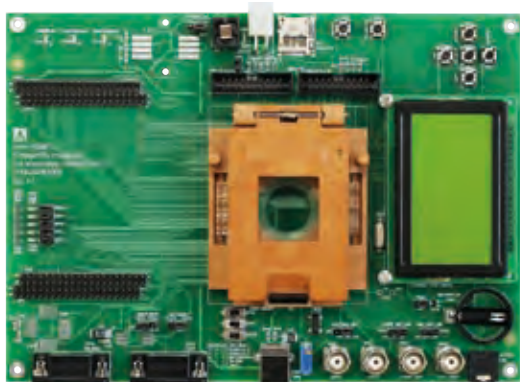
Особенности микросхемы 1986BE94T:

- полная совместимость по выводам с 1986BE91T;
- 32-разрядная внешняя шина с выделенными 4-х адресными диапазонами;
- возможность производить индивидуальные настройки параметров обмена по внешней шине;
- собственный регистр конфигурации скорости работы;
- функция работы с сигналом готовности READY;
- возможность отключения нового функционала системной шины для полной программной совместимости с 1986BE91T;
- предельно допустимые значения параметров и электрических режимов эксплуатации соответствуют системе предельно допустимых параметров микроконтроллера 1986BE91T.

ПАРАМЕТРЫ (ХАРАКТЕРИСТИКИ)	1986BE91T 1986BE94T	1986BE92Y K1986BE92QI	1986BE93Y
Ядро	ARM Cortex-M3		
ПЗУ	128 Кбайт Flash		
ОЗУ	32 Кбайт		
Напряжение питания	2,2 ... 3,6 В		
Тактовая частота	80 МГц		
Диапазон рабочих температур	От минус 60 до +125 °С (для металлокерамических корпусов) от минус 40 до +85 °С (для пластиковых корпусов)		
Пользовательских вводов /выводов	96	43	30
Интерфейс USB	Device и Host FS (до 12 Мбит/с) встроенный PHY		
Интерфейс UART	2		
Интерфейс CAN	2		
Интерфейс SPI	2	2	1
Интерфейс I2C	1	1	-
Два АЦП, 12 разрядов (1 Мвыб/с)	16 каналов	8 каналов	4 канала
ЦАП, 12 разрядов	2 канала	1 канал	1 канал
Компаратор	3 входа	2 входа	2 входа
Внешняя шина	32 разряда	8 разрядов	нет
Корпус	4229.132-3	H18.64-1B LQFP64	H16.48-1B

Отладочный комплект для микроконтроллера 1986BE91T (1986BE94T)

Комплект предназначен для демонстрации функционала микроконтроллера 1986BE91T (1986BE94T) и его основных периферийных модулей, начальному обучению программирования микроконтроллера с помощью прилагаемой демонстрационной программы, отладки собственных проектов с применением установленных на плате блоков и возможностью макетирования дополнительной схемы на монтажном поле платы.

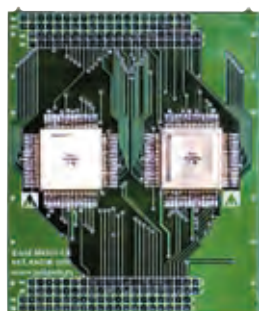


СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата;
- образец микроконтроллера K1986BE91T (K1986BE94T) (приемка «1»);
- блок питания для отладочной платы;
- кабель нуль-модемный RS-232/RS-232;
- кабель USB/USB;
- диск с технической документацией и программным обеспечением;
- упаковка.

ДОПОЛНИТЕЛЬНЫЕ МОДУЛИ:

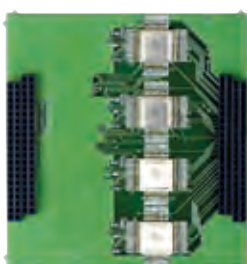
- модуль Ethernet;
- модуль внешней памяти ОЗУ;
- модуль внешней памяти Flash.



ОТЛАДочные СРЕДы:

- CodeMaster-ARM («Фитон») (кроме 1986BE94T);
- Keil uVision (Keil);
- IAR Embedded Workbench (IAR Systems).

Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.



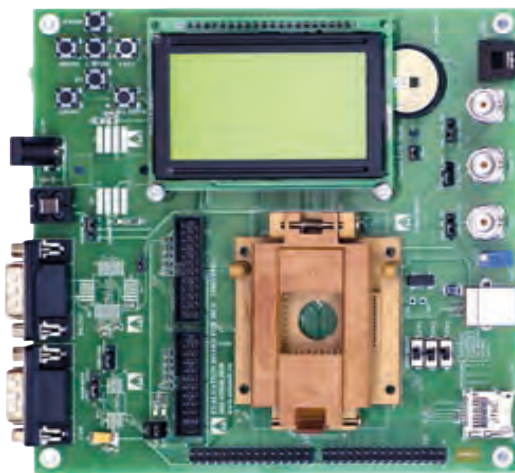
Phyton

KEIL
Tools by ARM

IAR
SYSTEMS

* Отладочные комплекты поставляются для всей серии 1986BE9x.

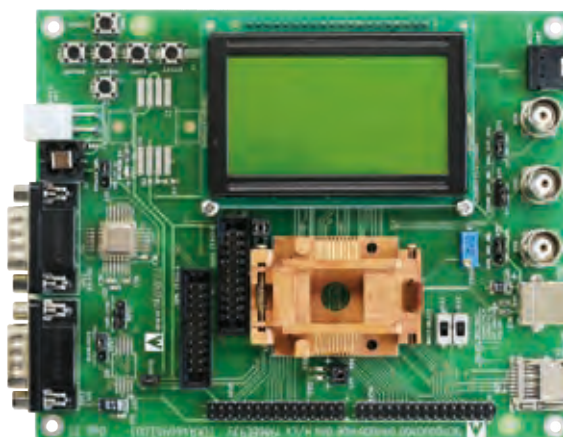
Плата отладочного комплекта
для микроконтроллера K1986BE92У



Плата отладочного комплекта
для микроконтроллера K1986BE92QI

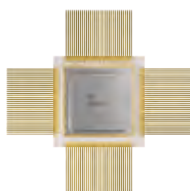


Плата отладочного комплекта
для микроконтроллера K1986BE93У



1986BE1T / K1986BE1QI

32-разрядный микроконтроллер для авиационных применений



M 1:2



M 1:1



Специализированный 32-разрядный микроконтроллер пульта управления комплексом связи с широким набором периферии, включающим контроллер USB интерфейса со встроенным аналоговым передатчиком и со скоростью передачи до 12 Мбит/с, авиационные интерфейсы по ГОСТ 18977-79 (ARINC-429) и ГОСТ Р52070-2003 (МКМО, МКПД, MIL-STD-1553), цифровой интерфейс Ethernet со скоростью передачи до 100 Мбит/с.

ТУ ИЗДЕЛИЯ:

АЕЯР.431280.860ТУ

ЯДРО:

- 32-битное RISC-ядро с тактовой частотой до 144 МГц (начиная с ревизии 3);
- умножение 32 x 32 за три цикла;
- производительность 0.8 DMIPS/MHz при нулевой задержке памяти;

ПАМЯТЬ:

- 128K x 8 бит ПЗУ (Flash-типа);
- 48K x 8 бит ОЗУ;
- контроллер внешней системной шины с поддержкой микросхем памяти CO3U, ПЗУ, NAND FLASH.

ПИТАНИЕ И ТАКОВАЯ ЧАСТОТА:

- внешнее питание от 3,0 до 3,6 В;
- встроенный регулятор напряжения на 1,8 В для питания ядра;
- встроенные схемы контроля питания;
- встроенный домен с батарейным питанием;
- универсальный контроллер внутренней памяти данных типа EEPROM размером 256 x 8 бит;
- встроенный линейный регулятор с диапазоном входных напряжений до 16 В и током нагрузки до 50 мА;
- встроенные подстраиваемые RC генераторы 8 МГц и 40 кГц;
- внешний осциллятор 2 ÷ 16 МГц;
- внешний осциллятор 20 ÷ 30 МГц (для ревизии 2 и более);
- внешний осциллятор 32 кГц;
- встроенный умножитель тактовой частоты PLL для ядра;
- встроенный умножитель тактовой частоты PLL для контроллера USB.

АНАЛОГОВЫЕ МОДУЛИ:

- 12-разрядный АЦП (до 8 каналов) с амплитудой измеряемых сигналов от 0 до 3,6 В;
- температурный сенсор;
- двухканальный 12-разрядный ЦАП;
- 32-разрядный ШИМ (до 16 каналов).

ПЕРИФЕРИЯ:

- до 96 пользовательских линий ввода-вывода;
- контроллеры интерфейсов UART, SPI;
- два контроллера CAN интерфейса;
- контроллер ARINC-429 (8 приемников, 4 передатчика);
- два контроллера МКМО (МКПД) в режимах КШ, ОУ, Монитор;
- цифровой контроллер интерфейса Ethernet 10/100 и PHY Transceiver;
- контроллер USB интерфейса с функциями работы Device и Host;
- контроллер прямого доступа в память с функциями передачи Периферия-Память, Память-Память.

ОТЛАДКА:

последовательные отладочные интерфейсы SWD и JTAG.

ТЕМПЕРАТУРА:

рабочий температурный диапазон от минус 60 до +125 °C для металлокерамических корпусов.

КОРПУС:

- 132-выводной металлокерамический корпус 4229.132-3;
- 144-выводной пластиковый корпус LQFP144.

РЕЖИМ ПОНИЖЕННОГО ЭНЕРГОПОТРЕБЛЕНИЯ:

- Режим пониженного энергопотребления: батарейный домен с часами реального времени и регистрами аварийного сохранения.

Отладочный комплект для микроконтроллера 1986BE1T

Комплект предназначен для демонстрации функциональных возможностей микроконтроллера 1986BE1T и его основных периферийных модулей, начальному обучению программированию микроконтроллера с помощью прилагаемой демонстрационной программы, отладки собственных проектов с применением установленных на плате блоков.

СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата;
- образец микроконтроллера 1986BE1T (приемка «1»);
- блок питания для отладочной платы;
- кабель нуль-модемный RS-232/RS-232;
- кабель USB/USB;
- кабель «патч-корд»;
- диск с технической документацией и программным обеспечением;
- упаковка.

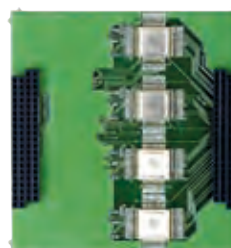
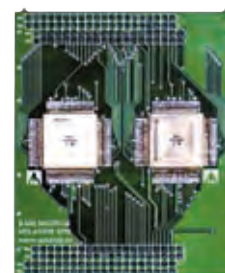
ОТЛАДОЧНЫЕ СРЕДЫ:

- CodeMaster-ARM («Фитон») — поддерживается как основная среда разработки;
- Keil uVision (Keil);
- IAR Embedded Workbench (IAR Systems).

ДОПОЛНИТЕЛЬНЫЕ МОДУЛИ:

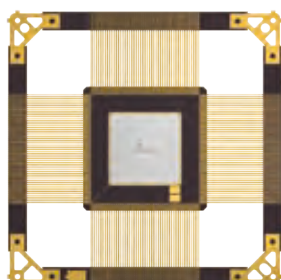
- модуль Ethernet;
- модуль внешней памяти ОЗУ;
- модуль внешней памяти Flash.

Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.

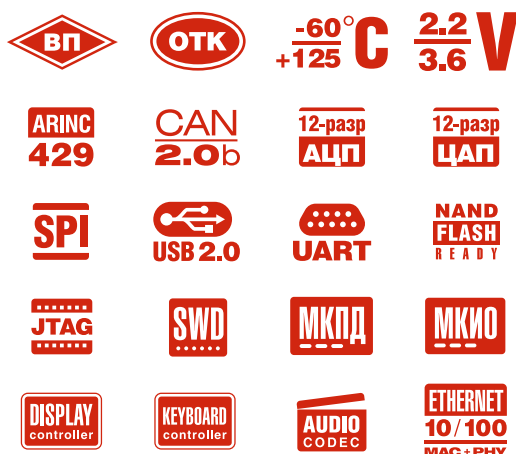


1986BE3T

**32-разрядный микроконтроллер
для авиационных применений
с расширенным функционалом**



M 1:2



Специализированный 32-разрядный микроконтроллер пульта управления комплексом связи с широким набором периферии, включающим контроллер USB интерфейса со встроенным аналоговым приемопередатчиком и со скоростью передачи до 12 Мбит/с, авиационные интерфейсы по ГОСТ 18977-79 (ARINC-429) и ГОСТ Р52070-2003 (МКИО, МКПД, MIL-STD-1553), цифровой интерфейс Ethernet со скоростью передачи до 100 Мбит/с.

ТУ ИЗДЕЛИЯ:

АЕЯР431290.877ТУ

ЯДРО:

- 32-битное RISC-ядро с тактовой частотой до 80 МГц;
- 32 x 32-битный аппаратный умножитель за три цикла;
- поддержка прямого, косвенного и относительного режимов адресации;
- производительность 0.8 DMIPS/MHz при нулевой задержке памяти.

ПАМЯТЬ:

- 128K x 8 бит ПЗУ (Flash-типа);
- 48K x 8 бит ОЗУ;
- контроллер внешней системной шины с поддержкой микросхем памяти C03У, ПЗУ, NAND FLASH.

ПИТАНИЕ И ТАКТОВАЯ ЧАСТОТА:

- внешнее питание от 3,0 до 3,6 В;
- встроенный регулятор напряжения на 1,8 В для питания ядра;
- встроенные схемы контроля питания;
- встроенный домен управления батарейным питанием;
- встроенные подстраиваемые RC генераторы 8 МГц и 40 кГц;
- внешний осциллятор 2 ÷ 16 МГц;
- внешний осциллятор 20 ÷ 30 МГц (для ревизии 2 и более);
- внешний осциллятор 32 кГц;
- встроенный умножитель тактовой частоты PLL для ядра и контроллера USB.

АНАЛОГОВЫЕ МОДУЛИ:

- 12-разрядный АЦП (до 8 каналов) с амплитудой измеряемых сигналов от 0 до 3,6 В;
- двухканальный 12-разрядный ЦАП;
- одноканальный 16-разрядный $\Sigma\Delta$ АЦП;
- одноканальный 16-разрядный $\Sigma\Delta$ ЦАП;
- температурный датчик;
- 32-разрядный ШИМ (до 8 каналов).

ПЕРИФЕРИЯ:

- до 144 пользовательских линий ввода-вывода;
- контроллеры интерфейсов 4xUART, 4xSPI;
- два контроллера CAN интерфейса;
- контроллер ARINC-429 (14 приемников, 4 передатчика);
- два контроллера МКИО (МКПД) в режимах КШ, ОУ, Монитор;
- два цифровых контроллера интерфейса Ethernet 10/100 и PHY Transceiver;
- контроллер USB интерфейса с функциями работы Device и Host;
- контроллер AudioCodec;
- контроллер дисплея;
- контроллер клавиатуры;
- контроллер прямого доступа в память с функциями передачи Периферия-Память, Память-Память.

ОТЛАДКА:

последовательные отладочные интерфейсы SWD и JTAG.

ТЕМПЕРАТУРА:

рабочий температурный диапазон от минус 60 до +125 °C.

КОРПУС:

240-выводной металлокерамический корпус 4245.240-5.

РЕЖИМ ПОНИЖЕННОГО ЭНЕРГОПОТРЕБЛЕНИЯ:

- батарейный домен с часами реального времени и регистрами аварийного сохранения.

Отладочный комплект для микроконтроллера 1986BE3T

Комплект предназначен для демонстрации функциональных возможностей микроконтроллера 1986BE3T и его основных периферийных модулей, начальному обучению программирования микроконтроллера с помощью прилагаемой демонстрационной программы, отладки собственных проектов с применением установленных на плате блоков.

СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата;
- образец микроконтроллера 1986BE3T;
- блок питания для отладочной платы;
- кабель нуль-модемный RS-232/RS-232;
- кабель USB/USB;
- кабель «патч-корд»;
- диск с технической документацией и программным обеспечением;
- упаковка.

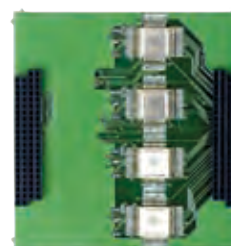
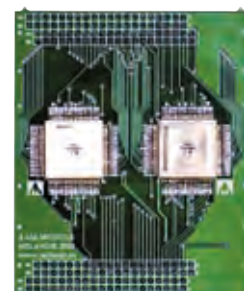
ОТЛАДОЧНЫЕ СРЕДЫ:

- Keil uVision (Keil);
- IAR Embedded Workbench (IAR Systems).

ДОПОЛНИТЕЛЬНЫЕ МОДУЛИ:

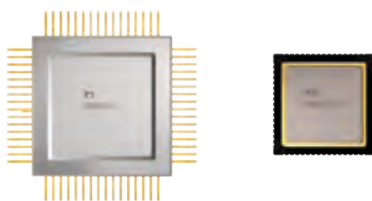
- модуль Ethernet;
- модуль внешней памяти ОЗУ;
- модуль внешней памяти Flash.

Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.



1986BE4Y(U1)

32-разрядный микроконтроллер на базе процессорного ядра ARM Cortex-M0 с 8-канальным 24-разрядным $\Sigma\Delta$ АЦП



M 1:1



Микросхема микроконтроллера, построенного на базе низкопотребляющего процессорного ядра ARM Cortex-M0, предназначена для широкого применения в аппаратуре общего назначения, автомобильной технике, железнодорожном, водном и воздушном транспорте в качестве периферийного контроллера, организующего сбор и первичную обработку информации и формирующего управляющие аналоговые сигналы.

ТУ ИЗДЕЛИЯ:

АЕЯР.431280.912ТУ

ЯДРО:

- 32-битное RISC-ядро ARM Cortex-M0;
- тактовая частота до 36 МГц.

ПАМЯТЬ:

- 128 Кбайт память программ Flash-типа;
- 16 Кбайт ОЗУ;
- контроллер внешней системной шины с поддержкой микросхем памяти CO3У, ПЗУ, NAND FLASH.

ПИТАНИЕ И ТАКТОВАЯ ЧАСТОТА:

- внешнее питание от 2,2 до 3,6 В;
- встроенный регулятор напряжения на 1,8 В для питания ядра;
- встроенный домен управления батарейным питанием и RTC;
- встроенные схемы контроля питания;
- встроенные подстраиваемые RC генераторы 8 МГц и 40 кГц;
- внешний осциллятор $2 \div 16$ МГц;
- внешний осциллятор 32 кГц;
- встроенный умножитель тактовой частоты PLL для ядра.

АНАЛОГОВЫЕ МОДУЛИ:

- 24-разрядный $\Sigma\Delta$ АЦП (8 каналов);
- 12-разрядный АЦП последовательного приближения (8 каналов) с измеряемым диапазоном входного напряжения от 0 до 3,6 В;
- 12-разрядный ЦАП;
- температурный датчик.

ПЕРИФЕРИЯ:

- до 36 пользовательских линий ввода-вывода;
- контроллеры интерфейсов UART, SSP;
- компаратор;
- два блока 16-разрядных таймеров с 4 каналами захвата событий и ШИМ;
- 2 сторожевых таймера;
- блок CRC;
- контроллер прямого доступа в память DMA с функциями передачи Периферия-Память, Память-Память;
- два блока 16-ти разрядных таймеров с 4 каналами захвата событий и ШИМ;
- контроллер системной частоты.

РЕЖИМ ПОНИЖЕННОГО ЭНЕРГОПОТРЕБЛЕНИЯ:

- режим Sleep, SLEEPDEEP и Standby;
- батарейный домен с часами реального времени и регистрами аварийного сохранения.

ОТЛАДКА:

- последовательный отладочный интерфейс SWD.

ТЕМПЕРАТУРА:

- рабочий температурный диапазон от минус 60 до +125 °С.

КОРПУС:

- 64-выводной металлокерамический корпус H18.64-1В;
- 64-выводной металлокерамический корпус 5153.64-1.

Отладочный комплект для микроконтроллера 1986BE4У

Комплект предназначен для демонстрации функциональных возможностей микроконтроллера 1986BE4У и его основных периферийных модулей, начальному обучению программированию микроконтроллера с помощью прилагаемой демонстрационной программы, отладки собственных проектов с применением установленных на плате блоков.

СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата;
- образец микроконтроллера 1986BE4У;
- блок питания для отладочной платы;
- кабель нуль-модемный RS-232/RS-232;
- диск с технической документацией и программным обеспечением;
- упаковка.

ОТЛАДОЧНЫЕ СРЕДЫ:

- CodeMaster-ARM («Фитон») — поддерживается как основная среда разработки;
- Keil uVision (Keil);
- IAR Embedded Workbench (IAR Systems).



Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.

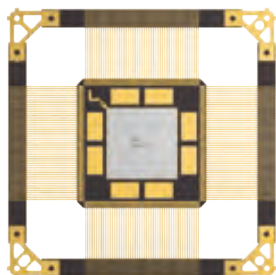
Phyton™

KEIL™
Tools by ARM

IAR
SYSTEMS

1986BE8T

32-разрядный радиационно стойкий микроконтроллер на базе процессорного ядра ARM Cortex-M4F для аэрокосмических систем измерения, контроля, управления и диагностики



M 1:2



Радиационно стойкий специализированный микроконтроллер с измерительно-информационными каналами для чувствительных элементов (датчиков). Предназначен для использования в системах специального назначения и двойного применения для измерения, контроля, управления и диагностики в блоках и устройствах бортовой аппаратуры космических аппаратов.

ТУ ИЗДЕЛИЯ:

АЕНВ.431290.107ТУ

ЯДРО:

- ядро ARM Cortex-M4F;
- максимальная тактовая частота до 100 МГц; производительность до 2,1 CoreMark/МГц;
- поддержка на уровне ядра операций ЦОС;
- аппаратное выполнение операций с плавающей точкой;
- блок аппаратной защиты регионов памяти;
- блок отладки с поддержкой трассы инструкций ETM и интерфейсами JTAG и SWD.

ПАМЯТЬ:

- 32 Кбайт ОЗУ памяти данных с ECC (SEC-DED);
- 128 Кбайт ОТР (или 128 Кбайт ОЗУ) памяти программ с ECC (SEC-DED);
- контроллер внешней системной шины с последовательной и параллельной организацией с ECC (SEC-DED).

ПИТАНИЕ:

- основное питание от 3,0 до 5,5 В;
- встроенные регуляторы для питания ядра;
- батарейный домен с автоматическим переключением на питание от батарейки;
- аппаратный детектор снижения и превышения допустимого уровня питания;
- изолированные от помех питания для АЦП и ЦАП.

АНАЛОГОВЫЕ МОДУЛИ:

- два АЦП с 16 внешними каналами с разрешающей способностью 12 бит;
- два ЦАП с разрешающей способностью 12 бит.

СТОЙКОСТЬ:

- технология 0,18 мкм кремний на изоляторе (КНИ);
- методы аппаратной защиты от одиночных сбоев;
- различные механизмы самодиагностики и защиты от сбоев и отказов.

ПЕРИФЕРИЯ:

- контроллер EthernetMAC 10/100 Мбит/с;
- встроенный приемопередатчик EthernetPHY 10 Мбит/с;
- контроллер SpaceWire;
- встроенный приемопередатчик SpaceWirePHY до 100 Мбит/с;
- контроллер ARINC-429 (8 приемников, 4 передатчика);
- два контроллера МКМО (МКПД) в режимах КШ, ОУ, Монитор;
- стандартная периферия: 1xCAN, 1xSSP, 2xUART, 1xDMA, 4xTimer;
- часы реального времени RTC;
- сторожевой таймер WDG;
- до 160 выводов портов общего назначения.

КОРПУС:

- 256 - выводной металлокерамический корпус 4244.256-3.

Отладочный комплект для микроконтроллера 1986BE8T

Комплект предназначен для ознакомления с работой микроконтроллера, а также для получения практических навыков его программирования. Программирование и отладка может осуществляться штатными средствами от KEIL для микроконтроллеров на базе ядер ARM Cortex, в дальнейшем будет осуществлена поддержка работы с микроконтроллером в других средах. Возможно использование библиотеки стандартной периферии для микроконтроллеров серии 1986.

СОСТАВ КОМПЛЕКТА:

- отладочная плата;
- плата-адаптер с контактирующим устройством для м/к 1986BE8T;
- образец микроконтроллера 1986BE8T;
- блок питания для отладочной платы +5 В, 2 А;
- диск с технической документацией и программным обеспечением;
- упаковка.

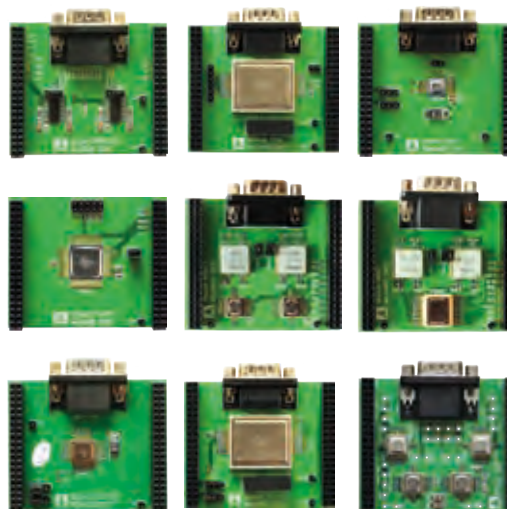
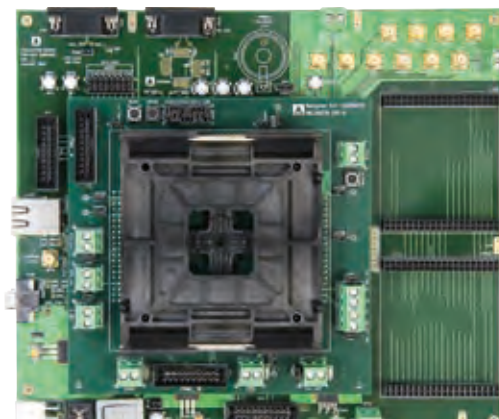
ОТЛАДОЧНЫЕ СРЕДЫ:

Keil uVision (Keil).

ДОПОЛНИТЕЛЬНЫЕ МОДУЛИ:

- RS-232;
- RS-422 на основе 2011BB024;
- CAN на основе 5559ИН14У;
- CAN на основе 2011BB034;
- ARINC429 на основе HI-8596PSI;
- ARINC429 на основе 1586ИНх;
- МКИО на основе 5559ИН13У2;
- МКИО на основе 5559ИН67Т;
- Flash на основе 1636PP3У.

Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.



1901ВЦ1Т

Двухъядерный микроконтроллер
с 32-разрядным RISC-ядром
и 16-разрядным DSP-ядром



M 1:2



Высокая производительность обеспечена наличием 32-разрядного управляющего микроконтроллерного RISC-ядра совместно с 16-разрядным процессорным ЦОС-ядром (аналог TMS320C54). Особенностью микроконтроллера 1901ВЦ1Т является усовершенствованный модуль ускорителя доступа к ПЗУ программ/данных со стороны ядра RISC, которые позволили значительно увеличить быстродействие RISC-подсистемы.

ТУ ИЗДЕЛИЯ:

АЕЯР.431280.744ТУ

ОСОБЕННОСТИ ЯДРА И ПАМЯТИ RISC:

- 32-битное RISC-ядро с тактовой частотой до 100 МГц;
- блок аппаратной защиты памяти MPU;
- умножение за один цикл, аппаратная реализация деления;
- 128 Кбайт память программ Flash-типа;
- 32 Кбайт ОЗУ;
- контроллер внешней системной шины с поддержкой микросхем памяти СОЗУ, ПЗУ, NAND FLASH.

ОСОБЕННОСТИ ЯДРА И ПАМЯТИ DSP:

- 16-битное ЦОС-ядро (аналог TMS320C54), тактовая частота до 100 МГц;
- 128 Кбайт ОЗУ памяти программ;
- 128 Кбайт ОЗУ памяти данных;
- отображение в адресное пространство RISC.

ОСОБЕННОСТИ АНАЛОГОВЫХ МОДУЛЕЙ:

- два 12-разрядных АЦП (до 16 каналов);
- измеряемый диапазон от 0 до 3,6 В;
- температурный сенсор;
- двухканальный 12-разрядный ЦАП;
- встроенный компаратор;
- аудиокодек.

ОСОБЕННОСТИ ПИТАНИЯ И ТАКТОВОЙ ЧАСТОТЫ:

- внешнее питание от 3,0 до 3,6 В;
- встроенный умножитель тактовой частоты PLL для RISC-ядра;
- встроенный умножитель тактовой частоты PLL для DSP-ядра;
- встроенный умножитель тактовой частоты PLL для контр-а USB;
- встроенный регулятор напряжения на 1,8 В для питания ядра;
- встроенные схемы контроля питания;
- встроенный домен с батарейным питанием;
- встроенный подстраиваемый RC генератор 8 МГц;
- встроенный подстраиваемый RC генератор 40 кГц;
- встроенный умножитель тактовой частоты PLL для аудио кодека;
- внешний генератор 2...16 МГц;
- внешний генератор 32 кГц.

СПЕЦИАЛИЗИРОВАННЫЕ ОСОБЕННОСТИ:

- режим SLEEP, DEEPSLEEP и STANDBY;
- батарейный домен с часами реального времени и регистрами аварийного сохранения;
- рабочий температурный диапазон от минус 60 до +125 °С.

ОСОБЕННОСТИ ПЕРИФЕРИИ И РЕЖИМА ОТЛАДКИ:

- контроллер DMA;
- контроллер USB интерфейса с функциями работы Device и Host;
- контроллеры интерфейсов UART, SPI, I2C;
- до 96 пользовательских линий ввода-вывода;
- блок аппаратной поддержки шифрования по ГОСТ 28147-89;
- контроллер SDIO интерфейса;
- последовательные отладочные интерфейсы SWD и JTAG.

КОРПУС:

- 132-выводной металлокерамический корпус 4229.132-3.

Отладочный комплект для микроконтроллера 1901ВЦ1Т

Комплект предназначен для демонстрации функциональных возможностей микроконтроллера 1901ВЦ1Т и его основных периферийных модулей, начальному обучению программированию микроконтроллера с помощью прилагаемой демонстрационной программы, отладки собственных проектов с применением установленных на плате блоков.

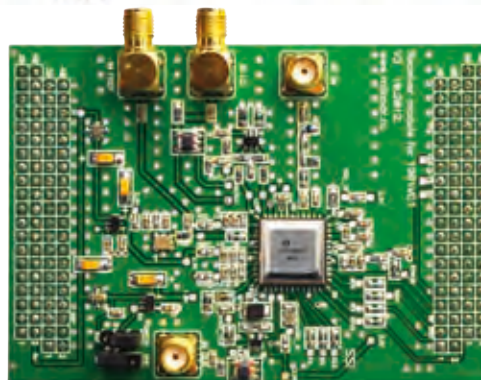
СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата;
- образец микроконтроллера 1901ВЦ1Т (приемка «1»);
- блок питания для отладочной платы;
- кабель нуль-модемный RS-232/RS-232;
- кабель USB/USB;
- диск с технической документацией и программным обеспечением;
- упаковка.



ОТЛАДочНЫЕ СРЕДЫ для RISC-ЧАСТИ:

- CodeMaster-ARM («Фитон») — поддерживается как основная среда разработки;
- Keil uVision (Keil);
- IAR Embedded Workbench (IAR Systems).

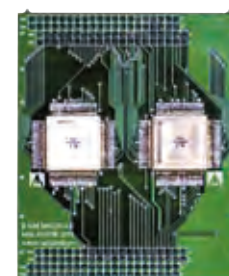


ОТЛАДочНЫЕ СРЕДЫ для DSP-ЧАСТИ:

- Code Composer Studio v2, v3.3 (более новые версии не поддерживаются);
- среды для RISC и DSP частей работают параллельно.

ДОПОЛНИТЕЛЬНЫЕ МОДУЛИ:

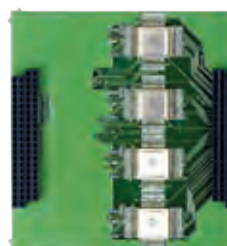
- модуль приемника для микросхемы 1321ХД1У;
- модуль Ethernet;
- модуль внешней памяти ОЗУ;
- модуль внешней памяти Flash.



ПОСТАВЛЯЕТСЯ ОПЦИОНАЛЬНО:

- USB JTAG адаптер JEM-MultiChip («Фитон»).

Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.



К1986ВК214

32-разрядный микроконтроллер для измерения параметров электрических сетей

Специализированный 32-разрядный микроконтроллер на основе низкопотребляющего процессорного RISC-ядра, включающий в себя развитую периферию для построения счетчиков расхода электроэнергии, применяющихся в однофазных электрических сетях. Микроконтроллер К1986ВК214 предназначен для построения на его основе однофазного счетчика расхода электроэнергии.



М 1:1

-40°
+85 °C2.2
3.6 V12-разр
АЦП24-разр
АЦП

UART

SPI

SWD

NAND
FLASH
READY

СПЕЦИФИКАЦИЯ ИЗДЕЛИЯ:

ТСКЯ.431296.019СП

ЯДРО:

- ARM 32-битное RISC ядро Cortex™-M0;
- тактовая частота до 36 МГц;
- умножение за один цикл.

ПИТАНИЕ И ТАКТОВАЯ ЧАСТОТА:

- внешнее питание от 2,2 до 3,6 В;
- встроенный регулятор напряжения на 1,8 В для питания ядра (для минимизации потребления энергии);
- встроенный домен с батарейным питанием и RTC. 64 Кбайт память программ Flash-типа;
- 16 Кбайт ОЗУ;
- контроллер внешней системной шины с поддержкой микросхем памяти CO3U, ПЗУ, NAND FLASH;
- встроенные схемы контроля питания;
- встроенные подстраиваемые RC генераторы 8 МГц и 40 кГц;
- внешний осциллятор 2 ÷ 16 МГц;
- внешний осциллятор 32 кГц;
- встроенный умножитель тактовой частоты PLL для ядра.

РЕЖИМ ПОНИЖЕННОГО ЭНЕРГОПОТРЕБЛЕНИЯ:

- Режим SLEEP, DEEPSLEEP и Standby;
- Батарейный домен с часами реального времени и регистрами аварийного сохранения.

АНАЛОГОВЫЕ МОДУЛИ:

- 24-разрядный $\Sigma\Delta$ АЦП (3 каналов) (у К1986ВК234);
- 12-разрядный АЦП последовательного приближения (8 каналов);
- температурный датчик.

ПЕРИФЕРИЯ:

- до 47 пользовательских линий ввода-вывода;
- контроллеры интерфейсов UART, SPI, I2C;
- 24-разрядный $\Sigma\Delta$ АЦП (3 каналов) (у К1986ВК234);
- 12-разрядный АЦП последовательного приближения (8 каналов);
- компаратор;
- блок CRC;
- встроенный контроллер для расчета учетных параметров электроэнергии;
- Контроллер LCD дисплея;
- Два блока 16-ти разрядных таймеров;
- Два сторожевых таймера.

ОТЛАДКА:

отладочные интерфейсы SWD.

ТЕМПЕРАТУРА:

рабочий температурный диапазон от минус 40 до +85 °C.

КОРПУС:

пластиковый корпус LQFP64.

K1986BK234

32-разрядный микроконтроллер для измерения параметров электрических сетей

Специализированный 32-разрядный микроконтроллер на основе низкопотребляющего процессорного RISC-ядра, включающий в себя развитую периферию для построения счетчиков расхода электроэнергии, применяющихся в трехфазных электрических сетях. Микроконтроллер K1986BK234 предназначен для построения на его основе трехфазного счетчика расхода электроэнергии.

СПЕЦИФИКАЦИЯ ИЗДЕЛИЯ:

ТСКЯ.431296.019-01СП

ЯДРО:

- ARM 32-битное RISC ядро Cortex™-M0;
- тактовая частота до 36 МГц;
- Умножение за один цикл.

ПАМЯТЬ:

- 128 Кбайт память программ Flash-типа;
- 16 Кбайт ОЗУ;
- контроллер внешней системной шины с поддержкой микросхем памяти CO3U, ПЗУ, NAND FLASH.

ПИТАНИЕ И ТАКТОВАЯ ЧАСТОТА:

- внешнее питание от 3 до 3,6 В;
- встроенный регулятор напряжения на 1,8 В для питания ядра (для минимизации потребления энергии);
- встроенный домен с батарейным питанием и RTC;
- встроенные подстраиваемые RC генераторы 8 МГц и 40 кГц
- внешний осциллятор $2 \div 16$ МГц
- внешний осциллятор 32 кГц
- встроенный умножитель тактовой частоты PLL для ядра;

АНАЛОГОВЫЕ МОДУЛИ:

- 24-разрядный $\Sigma\Delta$ АЦП (до 7 каналов);
- 12-разрядный АЦП (до 8 каналов);
- измеряемый диапазон от 0 до 3,6 В;
- температурный сенсор.

ПЕРИФЕРИЯ:

- до 39 пользовательских линий ввода-вывода;
- контроллеры интерфейсов UART, SPI;
- блок CRC;
- контроллер ЖК-дисплея;
- встроенный контроллер для расчета учетных параметров электроэнергии;
- контроллер прямого доступа в память с функциями передачи Периферия-Память, Память-Память
- два блока 16-разрядных таймеров с 4-мя каналами захвата событий и ШИМ
- сторожевой таймер.



М 1:1



РЕЖИМ ПОНИЖЕННОГО ЭНЕРГОПОТРЕБЛЕНИЯ:

- режим SLEEP, DEEPSLEEP и Standby;
- батарейный домен с часами реального времени и регистрами аварийного сохранения.

ОТЛАДКА:

отладочные интерфейсы SWD, JTAG.

ТЕМПЕРАТУРА:

рабочий температурный диапазон от минус 40 до +85 °C.

КОРПУС:

пластиковый корпус LQFP64.

1967BH028

Высокопроизводительный 32-разрядный сигнальный процессор с плавающей точкой со статической суперскалярной архитектурой



М 1:1



Процессор обеспечивает высокопроизводительную суперскалярную цифровую обработку сигнала, оптимизированную для применения в телекоммуникациях, радиолокации или других областях, требующих мультипроцессорной системы цифровой обработки данных. Имеется возможность объединения до 8 процессоров в вычислительный кластер.

ТУ ИЗДЕЛИЯ:

АЕНВ.431280.088ТУ

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ХАРАКТЕРИСТИКИ:

- обратная совместимость с ADSP-TS201;
- рабочая частота ядра до 450 МГц;
- производительность до 5,4 GFLOPS (до 12 FP инструкций за один такт);
- возможность объединения в вычислительный кластер до 8 процессоров с общей шиной;
- встроенная ОЗУ 24 Мбит (SRAM);
- частота внешней шины — 100 МГц;
- пропускная способность внутренней памяти — 25.2 Гбайт/с;
- пропускная способность внешней шины — 800 Мбайт/с;
- два вычислительных блока, каждый содержит: АЛУ, умножитель, сдвигатель и коммуникационный блок (CLU);
- два целочисленных АЛУ обеспечивают адресацию данных, содержат буферы выравнивания данных (DAB);
- формат данных:
 - числа с плавающей точкой одинарной (32 бита) и двойной (64 бита) точности;
 - числа с фиксированной точкой: 8, 16, 32 и 64 бит;
- интегрированная система ввода-вывода включает:
 - 14-канальный контроллер DMA;
 - 64/32-разрядная внешняя системная шина;
 - контроллер SDRAM;
 - 4 высокоскоростных двунаправленных LVDS порта передачи данных с пропускной способностью до 900 Мбайт/с каждый;
 - 4 GPIO;
- тестовый порт с интерфейсом JTAG (1149.1 IEEE);
- JTAG-совместимый отладочный интерфейс;
- напряжение питания ввода/вывода от 2,25 до 2,75 В с толерантностью к входным уровням до 3,5 В;
- рабочий температурный диапазон от минус 60 до +105 °C;
- 576-выводной металлокерамический корпус типа BGA МК8303.576-1 (25 x 25 мм).

Отладочный комплект для 32-разрядного процессора цифровой обработки сигналов 1967BH028

Комплект предназначен для ознакомления с функциональными возможностями процессора, обучению программирования с помощью примеров программ и отладки собственных проектов.

СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата с кластером из двух микросхем 1967BH028;
- кабель DVI-D Dual Link;
- блок питания 5 В;
- диск с документацией, схематехническими файлами и исходными кодами программ;
- техническая поддержка в процессе использования.

ОСОБЕННОСТИ ВЫБОРА СРЕДЫ РАЗРАБОТКИ И ОТЛАДЧИКА:

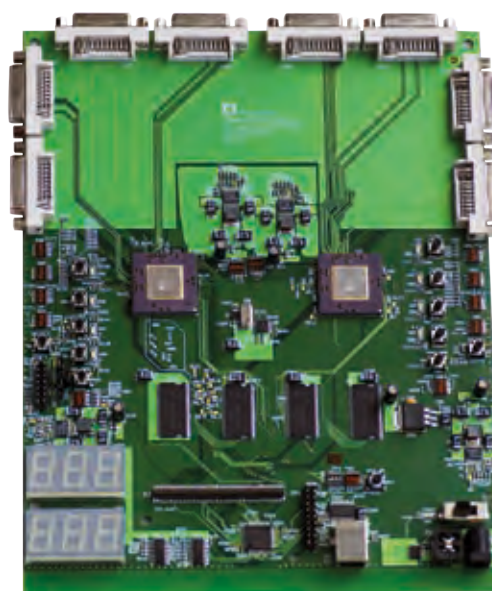
Отдельно от отладочного комплекта поставляется комплекс разработки и отладки для процессоров 1967BH028 и 1967BH034, включающий среду разработки и эмулятор производства АО «ПКК Миландр»:

- кроссплатформенная среда CM-Lynx — поддержка ОС Windows, Linux;
- ассемблер и компилятор C/C++;
- собственный программный комплекс для компиляции и генерации исполняемого машинного кода (tool chain);
- платформа Eclipse;
- программный симулятор;
- аппаратный отладчик;
- поддержка отладки многопроцессорной системы;
- связь с Matlab для PIL (Process-In-Loop) симуляции и отладки алгоритмов;
- утилиты для формирования загрузочного образа и прошивки ПЗУ;
- набор программных библиотек;
- встроенная RTOS.

Процессор 1967BH028 обратно совместим с ADSP-TS201 как по исполняемому коду, так и по работе со средой разработки VisualDSP++:

- отлаженный на ADSP-TS201 проект полностью переносим на 1967BH028;
- возможность работы со средой разработки VisualDSP++ (Analog Devices, Inc.) и эмуляторами ADZS-USB-ICE и ADZS-HPUSB-ICE.

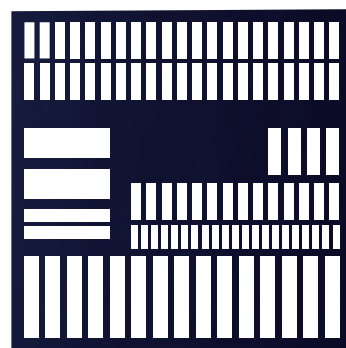
Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.





/02

Микросхемы памяти

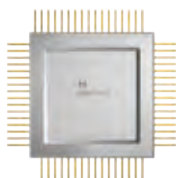


СОЗУ и ПЗУ различной
информационной емкости
для широкого спектра применений



1645РУ1АУ (БУ,ВУ)

Оперативное запоминающее устройство статического типа емкостью 1 Мбит (128К x 8)



M 1:1



$\frac{-60}{+125}^{\circ}\text{C}$ $\frac{3.0}{5.5}\text{V}$

25нс
 $t_{A(A)}$

ТУ ИЗДЕЛИЯ:

АЕЯР.431220.553ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость СОЗУ 1 Мбит (128К x 8);
- напряжение питания от 3,0 до 5,5 В;
- время выборки по адресу:
 - 1645РУ1АУ не более 25 нс,
 - 1645РУ1БУ не более 30 нс,
 - 1645РУ1ВУ не более 35 нс;
- режим пониженного энергопотребления;
- микросхема совместима с микросхемами ТТЛ и КМОП типа;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 64-выводной металлокерамический корпус Н18.64-3В.

1645РУ2Т

Оперативное запоминающее устройство статического типа емкостью 64 Кбит (8К x 8), радиационно стойкое



M 1:1



$\frac{-60}{+125}^{\circ}\text{C}$

$\frac{4.5}{5.5}\text{V}$

55нс
 $t_{A(A)}$

ТУ ИЗДЕЛИЯ:

АЕЯР.431220.576ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 64 Кбит (8К x 8);
- напряжение питания от 4,5 до 5,5 В;
- время выборки по адресу не более 55 нс;
- микросхема совместима с микросхемами ТТЛ и КМОП типа;
- повышенная устойчивость к воздействию специальных факторов;
- КМОП технология кремний на изоляторе;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 28-выводной металлокерамический корпус 4119.28-6.

1645РУ3АУ(У1) (БУ)

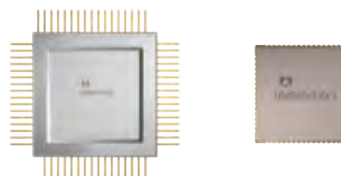
Оперативное запоминающее устройство статического типа емкостью 4 Мбит (256К x 16)

ТУ ИЗДЕЛИЯ:

АЕЯР.431220.642ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 4 Мбит (256К x 16);
- напряжение питания от 3,0 до 3,6 В;
- время выборки по адресу:
 - 1645РУ3АУ(У1) не более 20 нс,
 - 1645РУ3БУ не более 25 нс;
- режим пониженного энергопотребления;
- микросхема совместима с микросхемами ТТЛ и КМОП типа;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 64-выводной металлокерамический корпус Н18.64-3В;
- 64-выводной металлокерамический корпус 5153.64-2.



М 1:1



$\frac{-60^{\circ}}{+125}$ °С $\frac{3.0}{3.6}$ V

20 нс
 $t_{A(A)}$

1645РУ4АУ(БУ)

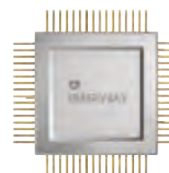
Оперативное запоминающее устройство статического типа емкостью 16 Мбит (1М x 16)

ТУ ИЗДЕЛИЯ:

АЕЯР.431220.643ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 16 Мбит (1М x 16);
- напряжение питания от 3,0 до 3,6 В;
- напряжение питания ядра от 1,62 до 1,98 В;
- время выборки по адресу:
 - 1645РУ4АУ не более 30 нс,
 - 1645РУ4БУ не более 35 нс;
- микросхема совместима с микросхемами ТТЛ и КМОП типа;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 64-выводной металлокерамический корпус 5134.64-6.



М 1:1



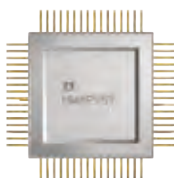
$\frac{-60^{\circ}}{+125}$ °С $\frac{3.0}{3.6}$ V

30 нс
 $t_{A(A)}$

1645PY5Y

Радиационно стойкое асинхронное оперативное запоминающее устройство статического типа емкостью 4 Мбит (512K x 8)

Микросхема предназначена для применения в блоках и устройствах памяти общих и специальных вычислительных систем с большими потоками обработки информации, работающих в условиях повышенного уровня радиационных факторов.



M 1:1



**-60°
+125 °C**

**3.0
5.5 V**

**20нс
t_{A(A)}**

ТУ ИЗДЕЛИЯ:

АЕЯР.431220.859ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 4 Мбит (512K x 8);
- напряжение питания от 3,0 до 5,5 В;
- время выборки по адресу не более 20 нс;
- ток потребления в режиме хранения не более 5 мА;
- динамический ток потребления не более 120 мА;
- микросхема совместима с микросхемами ТТЛ и КМОП типа;
- рабочий диапазон температур от минус 60 до +125 °С;
- 64-выводной металлокерамический корпус 5134.64–6.

1645PY6Y(У1)

Оперативное запоминающее устройство статического типа емкостью 16 Мбит (1М x 16)

Микросхема быстродействующего статического оперативного запоминающего устройства (СОЗУ) с произвольной выборкой памяти для общих и специальных вычислительных систем высокой производительности с большими потоками обработки информации.



M 1:1



**-60°
+100 °C**

**3.0
3.6 V**

**10 нс
t_{A(A)}**

ТУ ИЗДЕЛИЯ:

АЕНВ.431220.179ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 16 Мбит (1м x 16 бит);
- напряжение питания от 3,0 до 3,6 В;
- время выборки по адресу не более 10 нс;
- ток потребления в режиме хранения не более 30 мА;
- динамический ток потребления не более 200 мА;
- рабочий диапазон температур от минус 60 до +100 °С;
- 64-выводной металлокерамический корпус Н18.64–2В (1645PY6Y);
- 64-выводной металлокерамический корпус 5134.64–2 (1645PY6Y1).

1645PG1T

Двухпортовое запоминающее устройство статического типа FIFO емкостью 144 Кбит (16К x 9)

Область применения: высокоскоростные системы хранения и обработки информации. Микросхема предназначена для реализации: преобразования скорости передачи данных в процессе взаимодействия двух асинхронных устройств с разной пропускной способностью, в устройствах с последовательными потоками параллельных данных (например, цифровая видеокамера, сетевой концентратор и др.) в качестве буфера для приёма, накопления и передачи данных; преобразования скорости передачи данных в процессе взаимодействия двух асинхронных устройств с разной пропускной способностью.

ТУ ИЗДЕЛИЯ:

АЕЯР.431220.792ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 144 Кбит (16К x 9);
- напряжение питания от 4,5 до 5,5 В;
- время выборки по адресу не более 40 нс;
- микросхема совместима с микросхемами ТТЛ и КМОП типа;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 28-выводной металлокерамический корпус 4119.28-8.



М 1:1



-60°
 $+125^{\circ}$ C $\frac{4.5}{5.5}$ V

40 нс
 $t_{A(A)}$

1645PK1Y

Оперативное запоминающее устройство статического типа емкостью 256 Кбит (32К x 8)

Область применения: высокоскоростные системы хранения и обработки информации. Микросхема предназначена для хранения информации с произвольным доступом для записи/чтения по двум асинхронным каналам.

ТУ ИЗДЕЛИЯ:

АЕЯР.431220.791ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 256 Кбит (32К x 8);
- напряжение питания от 4,5 до 5,5 В;
- время выборки по адресу не более 50 нс;
- микросхема совместима с микросхемами ТТЛ и КМОП типа;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 64-выводной металлокерамический корпус 5134.64-6.



М 1:1



-60°
 $+125^{\circ}$ C $\frac{4.5}{5.5}$ V

50 нс
 $t_{A(A)}$

1645PK2T

Двухпортовое статическое ОЗУ емкостью 16 Кбит (2К x 8)

Микросхема предназначена для применения в высокоскоростных системах хранения и обработки информации с произвольным доступом для записи/чтения по двум асинхронным каналам.



M 1:1



-60° C +125 4.5 V 5.5



ТУ ИЗДЕЛИЯ:

АЕНВ.431220.053ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 16 Кбит (2К x 8);
- напряжение питания от 4,5 до 5,5 В;
- ток потребления в режиме хранения (оба порта неактивны — КМОП уровни на входах), I_{ccs4}, не более 1 мА;
- динамический ток потребления (оба порта активны — ТТЛ уровни на входах), I_{oss1}, не более 150 мА;
- время выборки по адресу не более 50 нс;
- микросхема совместима с микросхемами ТТЛ и КМОП типа;
- рабочий диапазон температур от минус 60 до +125 °С;
- 48-выводной металлокерамический корпус 4134.48-2.

Сравнительные характеристики микросхем памяти серии 1645РУх

Параметры (характеристики)	1645РУ1У			1645РУ2Т	1645РУ3У		1645РУ4У		1645РУ5У	1645РУ6У (У1)
	1645РУ1АУ	1645РУ1БУ	1645РУ1ВУ		1645РУ3АУ	1645РУ3БУ	1645РУ4АУ	1645РУ4БУ		
Емкость (организация)	1 Мбит (128К x 8)			64 Кбит (8К x 8)	4 Мбит (256К x 16)		16 Мбит (1М x 16)		4 Мбит (512К x 8)	16 Мбит (1М x 16)
Время выборки адреса tA(A), нс	25	30	35	55	20	25	30	35	20	10
Время выборки адреса по сигналу CE tA(CE), нс	25	30	35	55	20	25	30	35	20	10
Время выборки адреса по сигналу OE tA(OE), нс	10	15	15	25	7	10	10	15	10	7
Динамический ток потребления, мА	120			100	120		150		120	200
Ток потребления в режиме хранения, мА	<1			<3	<1		<5		<5	<30
Напряжение питания, В	3,0 ... 5,5			4,5 ... 5,5	3,0 ... 3,6		3,0 ... 3,6 ядро 1,62 ... 1,98		3,0 ... 5,5	3,0 ... 3,6
Диапазон рабочих температур, °С	-60 ... +125			-60 ... +125	-60 ... +125		-60 ... +125		-60 ... +125	-60 ... +100
Корпус	H18.64-3В			4119.28-6	H18.64-3В		5134.64-6		5134.64-6	H18.64-2В (5153.64-2)

1636PP1AU(БУ)

ПЗУ с электрическим перепрограммированием Flash-типа емкостью 4 Мбит (512К x 8)

ТУ ИЗДЕЛИЯ:

АЕЯР.431210.647ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 4 Мбит (512К x 8);
- напряжение питания от 3,0 до 3,6 В;
- толерантность по уровню сигнала 5,0 В;
- время выборки по адресу $t_{A(A)}$: не более 50;
- время выборки по сигналу CE $t_{A(CE)}$:
— 1636PP1AU не более 60 нс,
— 1636PP1БУ не более 65 нс;
- режим пониженного энергопотребления;
- микросхема совместима с микросхемами НВТТЛ и НВКМОП типа;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 42-выводной металлокерамический корпус Н14.42-1В.

Комплект для программирования микросхем серии 1636

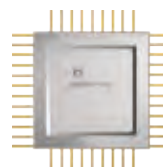
Предназначен для программирования, стирания, чтения и верификации микросхем FLASH-памяти 1636PP1 – 1636PP4 и 1636PP52. Программатор имеет разъемы для подключения к USB-порту компьютера и к печатной плате с микросхемой FLASH-памяти (питание осуществляется от USB-порта компьютера).

Для управления программатором используется программа ProgFLASH.

СОСТАВ КОМПЛЕКТА:

- внутрисхемный USB-программатор;
- диск с технической документацией и программным обеспечением.

Дополнительно к комплекту поставляется адаптер для программирования микросхем FLASH-памяти 1636PP1-1636PP4. Микросхемы устанавливаются в адаптер в «спутниках-держателях» (включены в комплектность адаптера).



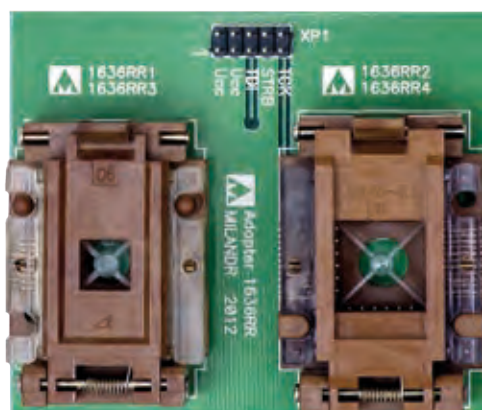
M 1:1



-60°C $\frac{3.0}{3.6}\text{V}$
 $+125^{\circ}\text{C}$

60нс
 $t_{A(A)}$

FLASH



Внутрисхемный USB-программатор

1636PP2AY(БУ)

ПЗУ с электрическим перепрограммированием Flash-типа емкостью 16 Мбит (2М x 8)



М 1:1



-60°C
 $+125^{\circ}\text{C}$

3.0V
 3.6V

65нс
 $t_{A(A)}$

FLASH

ТУ ИЗДЕЛИЯ:

АЕЯР.431210.647ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 16 Мбит (2М x 8);
- напряжение питания от 3,0 до 3,6 В;
- толерантность по уровню сигнала 5,0 В;
- режим пониженного энергопотребления;
- микросхема совместима с микросхемами НВТТЛ и НВКМОП типа;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 48-выводной металлокерамический корпус Н16.48-1В.

Комплект для программирования микросхем серии 1636

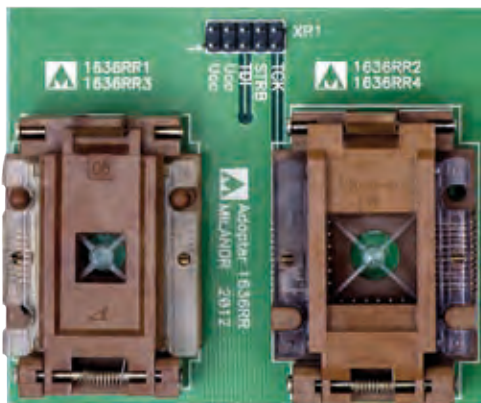
Предназначен для программирования, стирания, чтения и верификации микросхем FLASH-памяти 1636PP1 – 1636PP4 и 1636PP52. Программатор имеет разъемы для подключения к USB-порту компьютера и к печатной плате с микросхемой FLASH-памяти (питание осуществляется от USB-порта компьютера).

Для управления программатором используется программа ProgFLASH.

СОСТАВ КОМПЛЕКТА:

- внутрисхемный USB-программатор;
- диск с технической документацией и программным обеспечением.

Дополнительно к комплекту поставляется адаптер для программирования микросхем FLASH-памяти 1636PP1-1636PP4. Микросхемы устанавливаются в адаптер в «спутниках-держателях» (включены в комплектность адаптера).



Внутрисхемный USB-программатор

1636PP3У

ПЗУ с электрическим перепрограммированием Flash-типа емкостью 4 Мбит (512К x 8)
с интерфейсом SPI

ТУ ИЗДЕЛИЯ:

АЕНВ.431210.157ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 4 Мбит (512К x 8);
- два сектора по 2 Мбит (256 страниц по 16 Кбит);
- наличие двух последовательных и параллельного интерфейсов;
- наличие последовательного интерфейса SPI;
- напряжение питания от 3,0 до 3,6 В;
- толерантность по уровню сигнала 5,0 В;
- время выборки по адресу не более 60 нс;
- ток потребления в режиме хранения не более 1 мА;
- динамический ток потребления не более 40 мА;
- режим пониженного энергопотребления;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 42-выводной металлокерамический корпус Н14.42-1В.

Комплект для программирования микросхем серии 1636

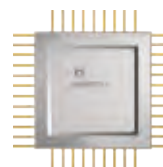
Предназначен для программирования, стирания, чтения и верификации микросхем FLASH-памяти 1636PP1 – 1636PP4 и 1636PP52. Программатор имеет разъемы для подключения к USB-порту компьютера и к печатной плате с микросхемой FLASH-памяти (питание осуществляется от USB-порта компьютера).

Для управления программатором используется программа ProgFLASH.

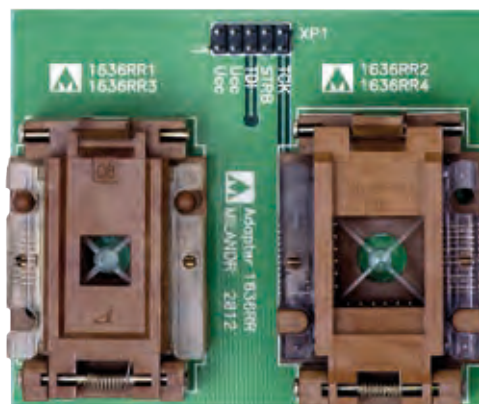
СОСТАВ КОМПЛЕКТА:

- внутрисхемный USB-программатор;
- диск с технической документацией и программным обеспечением.

Дополнительно к комплекту поставляется адаптер для программирования микросхем FLASH-памяти 1636PP1-1636PP4. Микросхемы устанавливаются в адаптер в «спутниках-держателях» (включены в комплектность адаптера).



M 1:1



Внутрисхемный USB-программатор

1636PP4Y

ПЗУ с электрическим перепрограммированием Flash-типа емкостью 16 Мбит (2М x 8)
с интерфейсом SPI



M 1:1

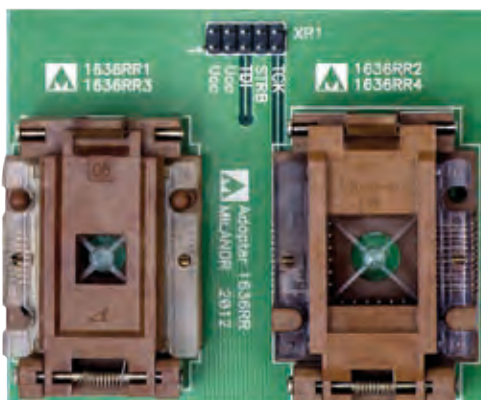


-60°C $\frac{3.0}{3.6}\text{V}$

55ns
 $t_{A(A)}$

FLASH

SPI



Внутрисхемный USB-программатор

ТУ ИЗДЕЛИЯ:

АЕНВ.431210.157ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 16 Мбит (2М x 8);
- восемь секторов по 2 Мбит (1024 страниц по 16 Кбит);
- наличие двух последовательных и параллельного интерфейсов;
- наличие последовательного интерфейса SPI;
- напряжение питания от 3,0 до 3,6 В;
- толерантность по уровню сигнала 5,0 В;
- ток потребления в режиме хранения не более 1 мА;
- время выборки по адресу не более 65 нс;
- динамический ток потребления не более 50 мА;
- режим пониженного энергопотребления;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 48-выводной металлокерамический корпус H16.48-1В.

Комплект для программирования микросхем серии 1636

Предназначен для программирования, стирания, чтения и верификации микросхем FLASH-памяти 1636PP1 – 1636PP4 и 1636PP52. Программатор имеет разъемы для подключения к USB-порту компьютера и к печатной плате с микросхемой FLASH-памяти (питание осуществляется от USB-порта компьютера).

Для управления программатором используется программа ProgFLASH.

СОСТАВ КОМПЛЕКТА:

- внутрисхемный USB-программатор;
- диск с технической документацией и программным обеспечением.

Дополнительно к комплекту поставляется адаптер для программирования микросхем FLASH-памяти 1636PP1-1636PP4. Микросхемы устанавливаются в адаптер в «спутниках-держателях» (включены в комплектность адаптера).

1636PP51Y / 1636PP52Y

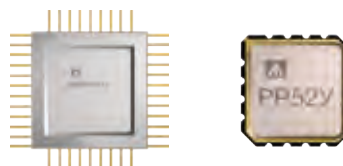
ПЗУ с электрическим перепрограммированием Flash-типа емкостью 1 Мбит (128К x 8)

ТУ ИЗДЕЛИЯ:

АЕНВ.431210.158ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- емкость ЭСППЗУ 1 Мбит (128К x 8);
- 2 сектора по 64 Кбайт (1636PP52Y);
- наличие параллельного интерфейса (1636PP51Y);
- наличие последовательного интерфейса SPI (1636PP52Y);
- частота работы SPI до 50 МГц (1636PP52Y);
- диапазон напряжения питания от 3,0 до 5,5 В;
- входные уровни совместимы с 3,3 В и 5,5 В;
- совместимость с уровнями КМОП схем;
- время выборки по адресу не более 55 нс (1636PP51);
- потребление в режиме хранения не более 1 мА для 1636PP51Y, не более 2 мА для 1636PP52Y;
- потребление в режиме чтения не более 50 мА для (1636PP51Y), 15 мА для (1636PP52Y);
- возможность стирания секторов и всей памяти;
- возможность записи побайтно (1636PP52Y);
- встроенная схема сброса при включении питания;
- режим страничной записи 256 байт;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 42-выводной металлокерамический корпус H14.42-1В (1636PP51Y);
- 16-выводной металлокерамический корпус 5119.16-А (1636PP52Y).



M 1:1

M 2:1



-60°
 $+125$ °C

$\frac{3.0}{5.5}$ V



Внутрисхемный USB-программатор

Состав комплекта для программирования микросхемы 1636PP51

- внутрисхемный USB-программатор;
- диск с технической документацией и программным обеспечением Prog 1636PP51

Состав комплекта для программирования микросхемы 1636PP52

- внутрисхемный USB-программатор для микросхем серии 1636;
- диск с технической документацией и программным обеспечением Prog 1636PP52

Дополнительно к комплекту поставляется адаптер для программирования микросхем FLASH-памяти 1636PP52.

Сравнительные характеристики микросхем памяти
серии 1636PPx

ПАРАМЕТРЫ (ХАРАКТЕРИСТИКИ)	1636PP1У		1636PP3У	1636PP2У		1636PP4У	1636PP5У (ПЕРСПЕКТИВНЫЕ РАЗРАБОТКИ)	
	1636PP1АУ	1636PP1БУ		1636PP2АУ	1636PP2БУ		1636PP51У	1636PP52У
Емкость (организация)	4 Мбит (512К x 8)		4 Мбит (512К x 8)	16 Мбит (2М x 8)		16 Мбит (2М x 8)	1 Мбит (128К x 8)	
Время выборки адреса tA(A), нс	50	50	50	55	55	55	65*	-
Время выборки адреса по сигналу CE tA(CE), нс	60	65	60	65	70	65	65*	-
Время выборки адреса по сигналу OE tA(OE), нс	50	50	50	55	55	55	65*	-
Динамический ток потребления, мА	40	40	40	50	50	50	40	40
Ток потребления в режиме хранения, мА	1	1	1	1	1	1	2	2
Параллельный интерфейс	1	1	1	1	1	1	1	-
Последовательный тестовый интерфейс	1	1	1	1	1	1	-	-
Интерфейс SPI	-	-	1	-	-	1	-	1
Напряжение питания, В	3,0 ... 3,6	3,0 ... 3,6	3,0 ... 3,6	3,0 ... 3,6	3,0 ... 3,6	3,0 ... 3,6	3,0 ... 5,5	3,0 ... 5,5
Диапазон рабочих температур, °С	-60 ... +125	-60 ... +125	-60 ... +125	-60 ... +125	-60 ... +125	-60 ... +125	-60 ... +125	-60 ... +125
Корпус	H14.42-1B	H14.42-1B	H14.42-1B	H16.48-1B	H16.48-1B	H16.48-1B	H14.42-1B	5119.16-A

* Параметр уточняется

1645PT2У

Радиационно стойкое однократно программируемое ПЗУ емкостью 256 Кбит

Микросхема представляет собой однократно электрически программируемое постоянное запоминающее устройство с произвольной выборкой с информационной емкостью 256К и организацией 32К слов по 8 бит, устойчивое к воздействию специальных факторов. Микросхема предназначена для использования в блоках и устройствах памяти общих и специальных вычислительных систем с большими потоками информации.

ТУ ИЗДЕЛИЯ:

АЕЯР.431210.883ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 256К (32К x 8);
- напряжение питания от 3,0 до 3,6 В;
- время выборки данных по адресу не более 100 нс;
- ток потребления в режиме хранения не более 5 мА;
- динамический ток потребления не более 50 мА;
- время программирования одного бита информации 2 мс;
- коэффициент программируемости не менее 0.8;
- микросхема совместима с микросхемами ТТЛ и КМОП типа;
- рабочий диапазон температур от минус 60 до +125 °С;
- 64-выводной металлокерамический корпус 5134.64-6.



M 1:1



-60°
+125 °C

3.0
3.6 V

100ns
t_{A(A)}

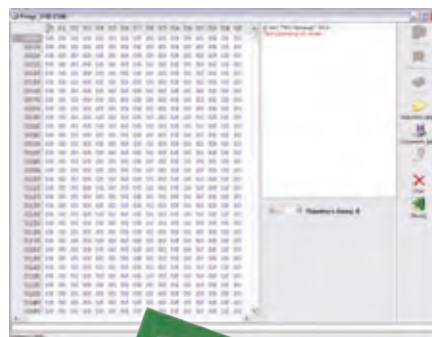
OTP

СОСТАВ КОМПЛЕКТА:

- USB-программатор;
- диск с технической документацией и программным обеспечением.

USB-ПРОГРАММАТОР

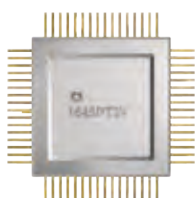
Микросхема поддерживается оригинальным программатором и прилагаемым к нему программным обеспечением Progr_OTP256K.



1645PT3У

Радиационно стойкое однократно программируемое ПЗУ емкостью 2 Мбит с перестраиваемой организацией 128Кх16 или 256Кх8

Микросхема представляет радиационно стойкое однократно программируемое ПЗУ емкостью 2 Мбит с перестраиваемой организацией 128Кх16 или 256Кх8. Микросхема предназначена для использования в блоках и устройствах памяти общих и специальных вычислительных систем с большими потоками информации.



M 1:1



3.0
5.5 V



100 нс
t_{A(Δ)}



ОТР

-60°
+125 °C

ТУ ИЗДЕЛИЯ:

АЕНВ.431210.090ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

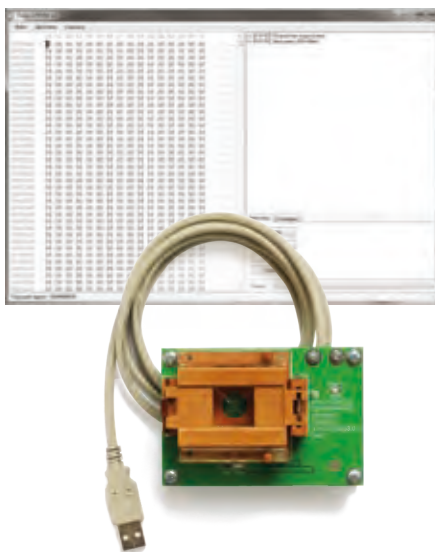
- информационная емкость 2 Мбит (128К x 16) или (256К x 8);
- напряжение питания от 3,0 до 5,5 В;
- время выборки данных по адресу не более 100 нс;
- ток потребления в режиме хранения не более 5 мА;
- динамический ток потребления не более 100 мА;
- коэффициент программируемости не менее 0,7;
- микросхема совместима с ТТЛ и КМОП микросхемами;
- рабочий диапазон температур от минус 60 до +125 °С;
- 64-выводной металлокерамический корпус 5134.64–6.

СОСТАВ КОМПЛЕКТА:

- USB-программатор;
- диск с технической документацией и программным обеспечением.

USB-ПРОГРАММАТОР

Микросхема поддерживается оригинальным программатором и прилагаемым к нему программным обеспечением Progr_OTP2M.



5576PC1У

ПЗУ с электрическим перепрограммированием Flash-типа емкостью 4 Мбит для конфигурирования ПЛИС

Конфигурационная схема для загрузки ПЛИС серии 5576XCxx, и ПЛИС фирмы Altera серий EPF10K50, EPF10K100, EPF10K200.

ОБЩИЕ ХАРАКТЕРИСТИКИ МИКРОСХЕМЫ:

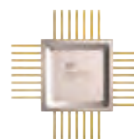
- информационная емкость 4 Мбит;
- напряжение питания от 3,0 до 3,6 В;
- интерфейс JTAG IEEE Std. 1149.1;
- период следования импульсов тактовых сигналов не более 30 нс;
- период следования импульсов тактовых сигналов на входе не менее 100 нс;
- ток потребления в режиме хранения не более 1 мА;
- динамический ток потребления в режиме конфигурирования не более 50 мА;
- рабочий диапазон температур от минус 60 до +125 °C;
- 28-выводной металлокерамический корпус H09.28-1В.

ХАРАКТЕРИСТИКИ КОНФИГУРАЦИОННОЙ СХЕМЫ:

- простой в применении 4-проводной конфигурационный интерфейс ПЛИС;
- Конфигурационная схема для загрузки ПЛИС 5576XC3Т и 5576XC4Т;
- поддержка режима конфигурирования passive serial (PS) и active serial (AS);
- низкое потребление в процессе конфигурирования и близкий к нулю ток в режиме хранения;
- толерантность выводов к напряжению +5 В;
- поддержка программного обеспечения Quartus II фирмы «Altera»;
- конфигурационное устройство включает перепрограммируемую память FLASH-типа:
 - гарантированное количество циклов стирания 100.000;
 - время сохранения данных 100 лет при температуре +85 °C;
 - внутрисхемное программирование (ISP) через IEEE Std. 1149.1 JTAG интерфейс;
- SP схема совместима с IEEE Std. 1532.
- поддерживает программирование объектных файлов (.pof) из Quartus II посредством USB Blaster, MasterBlasterTM, ByteBlasterTM II, EthernetBlaster или ByteBlasterMVTM загрузочного кабеля;
- вывод nINIT_CONF позволяет с помощью JTAG инструкции «INIT_CONF» инициировать процесс конфигурирования ПЛИС;
- встроенный регулятор напряжения +2,5 В (до 20 мА) для питания ядра;
- встроенная схема формирования высоковольтного напряжения программирования и стирания;
- встроенная схема сброса при включении питания с изменяемым временем задержки (2 мс или 100 мс) посредством вывода PORSEL;

ТУ ИЗДЕЛИЯ:

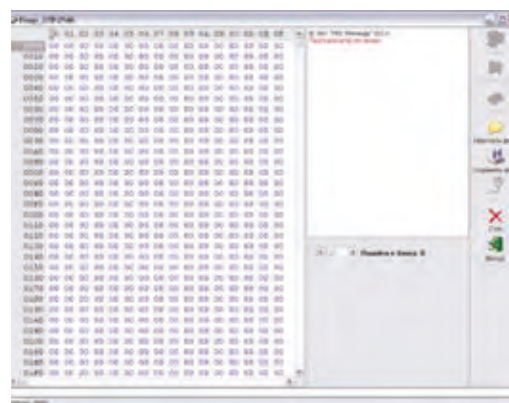
АЕЯР.431210.710ТУ



M 1:1



-60° C +125° C 3.0 V 3.6 V



- возможность выбора источника конфигурационного синхросигнала:
 - частота с вывода EXCLK до 33 МГц в режиме PS;
 - частота с внутреннего генератора 5 МГц в режиме PS;
 - частота с вывода DCLK ПЛИС в режиме AS;
- Технологический процесс 0.25 мкм.

5576PT1Y

Радиационно стойкое однократно программируемое ПЗУ емкостью 1 Мбит для конфигурирования ПЛИС

Конфигурационная схема для загрузки ПЛИС серии 5576XCxx и ПЛИС фирмы Altera серий EPF10K50, EPF10K100, EPF10K200.



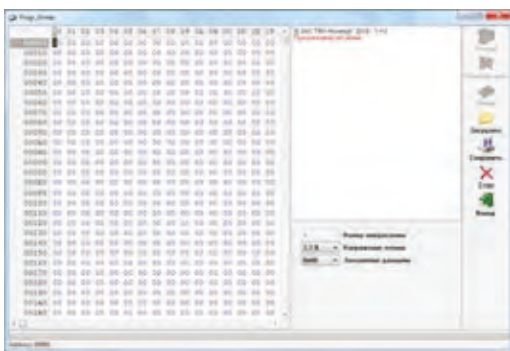
M 1:1



**-60°
+125° C**

**3.0
3.6 V**

ОТР



ТУ ИЗДЕЛИЯ:

АЕЯР.431210.878ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- информационная емкость 1 Мбит;
- напряжение питания от 3,0 до 3,6 В;
- ток потребления в режиме хранения не более 5 мА;
- динамический ток потребления не более 40 мА;
- стойкость к воздействию статического электричества не менее 2 кВ;
- время программирования одного бита информации 2 мс;
- коэффициент программируемости не менее 0.8;
- простой в применении 4-проводной конфигурационный интерфейс ПЛИС;
- поддержка режима конфигурирования passive serial (PS) и active serial (AS);
- поддержка программирования файлов в шестнадцатеричном формате (.hexout) и двоичном формате (.rbf) посредством внутрисхемного USB программатора;
- повышенная устойчивость к воздействию специальных факторов;
- рабочий диапазон температур от минус 60 до +125 °C;
- 64-выводной металлокерамический корпус 5134.64-6.

СОСТАВ КОМПЛЕКТА:

- внутрисхемный USB-программатор;
- адаптер для программирования (опционально);
- диск с технической документацией и программным обеспечением.

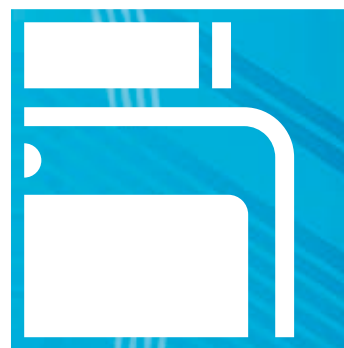
ВНУТРИСХЕМНЫЙ USB-ПРОГРАММАТОР

Предназначен для программирования, чтения и верификации микросхем 5576PT1Y, установленных, как в адаптере, так и непосредственно на плате заказчика (при наличии на плате предусмотренного интерфейса). Для программирования используется программное обеспечение Prog5576RT1U.



/03

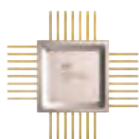
Интерфейсные микросхемы



Высоконадежные микросхемы,
позволяющие реализовать протоколы
CAN, RS-485/422/232, LIN, Ethernet, LVDS

5559ИН4У

Приемопередатчик интерфейса RS-232



М 1:1



-60°
 $+85^{\circ}$ C $\frac{3.0}{5.5}$ V

1 Мбит/с

RS-232

ТУ ИЗДЕЛИЯ:

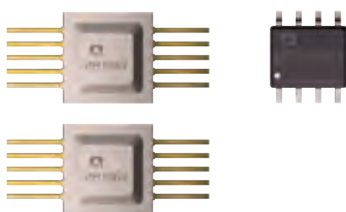
АЕЯР.431230.460ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- пять передатчиков КМОП – RS-232;
- три приемника RS-232 – КМОП (с дополнительным всегда активным выходом);
- максимальная скорость передачи данных до 1 Мбит/с;
- встроенная схема «charge pump»;
- напряжение питания от 3,0 до 5,5 В;
- ток потребления (без нагрузки) не более 2 мА;
- ток потребления в выключенном состоянии не более 10 мкА;
- входное сопротивление 5 кОм;
- диапазон максимальных входных напряжений от -25 до +25 В;
- выходное напряжение передатчика $\pm 5,0$ В;
- скорость нарастания выходного сигнала от 6 до 30 В/мкс (для скорости передачи данных до 250 кбит/с) и от 24 до 150 В/мкс (для скорости до 1 Мбит/с);
- рабочий температурный диапазон от минус 60 до +85 °С;
- 28-выводной металлокерамический корпус Н09.28-1В.

5559ИН10АУ / 5559ИН10БУ / К5559ИН10БСИ

Приемопередатчик интерфейса RS-485/RS-422



М 2:1



-60°
 $+125^{\circ}$ C $\frac{4.5}{5.5}$ V

RS-485

RS-422

500 Кбит/с
ИН10АУ

2500 Кбит/с
ИН10БУ

ТУ ИЗДЕЛИЯ:

АЕЯР.431230.645ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В;
- скорость передачи данных:
 - 5559ИН10АУ — до 500 Кб/с;
 - 5559ИН10БУ — до 2500 Кб/с;
- основные параметры соответствуют стандарту EIA/TIA-485;
- для микросхем типа А ограничение скорости нарастания/спада выходного сигнала передатчика для уменьшения уровня электромагнитных помех, а также отражений при неидеально согласованной шине;
- возможность параллельного включения до 256 эквивалентных приемопередатчиков на шине;
- отказоустойчивость к наличию короткого замыкания и обрыва на шине схемы приемника, что не требует использования внешних fail-safe резисторов;
- режим «горячей замены» (hot-swap), не допускающий ошибочных включений выхода передатчика и приемника при подаче питания;
- ток потребления не более 1,8 мА;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 8-выводной металлокерамический корпус Н02.8-1В;
- 8-выводной пластиковый корпус SO-8 для 5559ИН10БУ.

5559ИН14АУ / 5559ИН14БУ / 5559ИН14ВУ / К5559ИН14АСИ

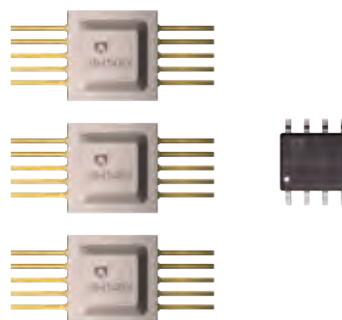
Приемопередатчик интерфейса CAN

ТУ ИЗДЕЛИЯ:

АЕЯР.431230.652ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В;
- соответствует стандарту ISO 11898-2;
- защита выходов передатчика $\pm 40\text{В}$ от короткого замыкания и перегрева для применения в 12/24В автомобильных и промышленных системах управления;
- входы TXD, SHDN и /SHDN совместимы с 3,3 В логическими уровнями;
- режим «ожидание», режим «выключено» (5559ИН14БУ и 5559ИН14ВУ);
- нормальный режим, максимальная скорость передачи данных до 1 Мбит/с;
- режим контроля скорости нарастания/спада выходного дифференциального напряжения передатчика для улучшения электромагнитной совместимости, скорость передачи данных от 40 до 500 Кб/с;
- быстродействующий дифференциальный приемник с диапазоном входного синфазного напряжения от -10 до +10 В;
- ток потребления в режиме «выключено»:
 - 10 мкА для 5559ИН14БУ,
 - 30 мкА для 5559ИН14ВУ;
- ток потребления в доминантном состоянии 60 мА;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 8-выводной металлокерамический корпус H02.8-1В;
- 8-выводной пластиковый корпус SO-8 (для 5559ИН14АУ).



M 2:1



-60° C
+125° C

1 Мбит/с

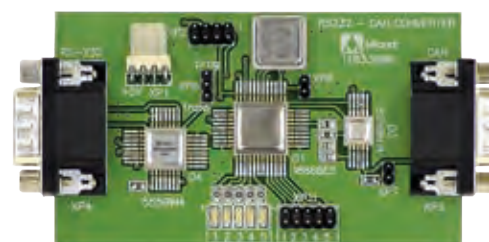
CAN 2.0b

Микросхема доступна в трех исполнениях:

- 5559ИН14АУ с выводом выхода источника опорного напряжения UREF;
- 5559ИН14БУ с выводом входа управления режимом «выключено» SHDN;
- 5559ИН14ВУ с инверсным выводом входа управления режимом «выключено» /SHDN.

Конвертер интерфейсов RS-232/CAN

Плата конвертера интерфейсов RS-232/CAN предназначена для организации взаимодействия между персональным компьютером и устройствами, поддерживающими протокол обмена данными CAN (проводные сети). Конвертер содержит микроконтроллер 1886BE5БУ, микросхемы приемопередатчиков 5559ИН14У и 5559ИН14АУ(БУ,ВУ).



Конвертер интерфейсов RS-422/CAN

Плата конвертера интерфейсов RS-422/CAN предназначена для организации взаимодействия между персональным компьютером и устройствами, поддерживающими протокол обмена данными CAN (проводные сети) и интерфейс RS-422. Конвертер содержит микроконтроллер 1886BE5БУ, микросхемы приемопередатчиков 5559ИН10БУ (5559ИН10АУ) и 5559ИН14АУ (БУ,ВУ).



5559ИН15У

Приемопередатчик интерфейса LIN



M 2:1



-60°C $+125^{\circ}\text{C}$ $\frac{5.0}{27.0}\text{V}$

20 Кбит/с



ТУ ИЗДЕЛИЯ:

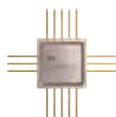
АЕЯР.431230.653ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 5 до 27 В;
- скорость передачи от 2,4 Кб/с до 20 Кб/с;
- соответствует спецификации LIN 2.1;
- ограничение скорости изменения выходного сигнала передатчика для уменьшения уровня электромагнитных помех;
- логические уровни интерфейса с контроллером совместимы с логическими уровнями 3,3 В и 5,0 В;
- интегрированный согласующий резистор 30 кОм для использования в роли ведомого узла LIN сети;
- схема защиты от перегрева;
- функция ограничения времени доминантного состояния;
- отсутствие влияния на линию передачи в режиме выключено;
- низкое потребление в режиме выключено;
- низкоскоростной режим работы передатчика со скоростью передачи 10,4 кбит/с, имеющий пониженный уровень электромагнитного излучения;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 8-выводной металлокерамический корпус H02.8-1В.

5559ИН19У

Двухканальный
LVDS-приемопередатчик



M 1:1



-60°C $+125^{\circ}\text{C}$ $\frac{3.0}{3.6}\text{V}$

400 Мбит/с



ТУ ИЗДЕЛИЯ:

АЕЯР.431230.740ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 3,0 до 3,6 В;
- скорость передачи до 400 Мбит/с;
- сигнал отключения передатчиков (выходы с «третьим» состоянием);
- встроенная защита входов приемника от электрического смещения;
- состояние высокого импеданса на выходах LVDS при выключении питания;
- соответствие стандарту TIA/EIA-644-A LVDS;
- совместима с НВТТЛ и НВКМОП уровнями;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 16-выводной металлокерамический корпус H02.16-1В.

5559ИН25У / 5559ИН26У/ 5559ИН27У

Комплект радиационно стойких микросхем приемопередатчика интерфейса RS-485

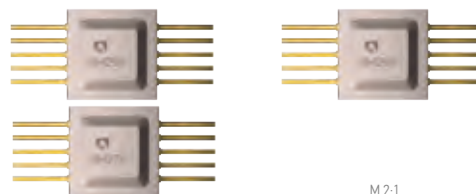
Микросхемы предназначены для использования в аппаратуре общего назначения в качестве приемопередатчика по стандарту RS-485 для организации полудуплексного канала связи по соответствующим стандартам. Микросхемы обеспечивают повышенную стойкость к воздействию специальных факторов.

ТУ ИЗДЕЛИЯ:

- АЕЯР.431230.869ТУ
- АЕЯР.431230.870ТУ
- АЕЯР.431230.871ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В;
- скорость передачи битов данных: до 500 Кб/с (5559ИН25У), до 2500 Кб/с (5559ИН26У), до 30 Мбит/с (5559ИН27У);
- рабочий диапазон температур от минус 60 до +125 °С;
- 8-выводной металлокерамический корпус НО2.8-1В.



М 2:1



5559ИН28У

Микросхема приемопередатчика по стандарту RS-485

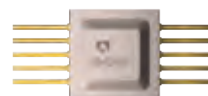
Микросхема предназначена для использования в аппаратуре специального назначения в качестве приемопередатчика по стандарту RS-485.

ТУ ИЗДЕЛИЯ:

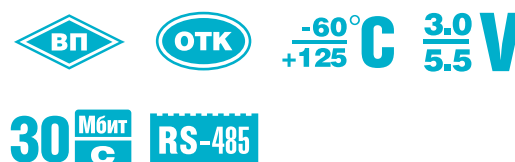
АЕЯР.431230.882ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 3,0 до 5,5 В;
- скорость передачи битов данных до 30 Мбит/с;
- синфазное напряжение шины данных от -7 до 12 В;
- ограничение скорости нарастания/спада выходного сигнала передатчика для уменьшения уровня электромагнитных помех, а также отражений при неидеально согласованной шине;
- возможность параллельного включения до 256 эквивалентных приемопередатчиков на шине;
- ток потребления не более 7 мА;
- защита от перегрева;
- защита от короткого замыкания;
- режим «горячей замены» (hot-swap), не допускающий ошибочных включений выхода передатчика и приемника при подаче питания;
- рабочий диапазон температур от минус 60 до +125 °С;
- 8-выводной металлокерамический корпус НО2.8-1В.



М 1:1



5559ИН32Т

Микросхема приемопередатчика интерфейса RS-485 для устройств высоковольтной гальванической развязки

Микросхема представляет собой однокристалльную пару преобразователей интерфейса RS-485 в аналоговый сигнал и обратно. Микросхема предназначена для преобразования передаваемого сигнала интерфейса RS-485 в дифференциальный импульсный сигнал, подаваемый на первичную обмотку внешнего трансформатора, а также преобразования принимаемого импульсного сигнала со вторичной обмотки трансформатора в выходной сигнал интерфейса RS-485. Используется для создания устройств высоковольтной гальванической развязки передаваемых сигналов с использованием внешнего импульсного трансформатора.



М 1:1



-60°C
 $+125^{\circ}\text{C}$ **4.5 V**
5.5 V

25 Мбит/с

RS-485

ТУ ИЗДЕЛИЯ:

АЕНВ.431280.023ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В;
- выходное напряжение дифференциальное на выводах Y, Z, U_{OD_TXD} 1,5- $U_{пит}$;
- ток потребления в состоянии «Выключено» I_{CCZ} не более 280 мкА;
- динамический ток потребления I_{OCC} не более 120 мА;
- скорость передачи битов данных V_{DR} не более 25 Мбит/с;
- рабочий диапазон температур от минус 60 до +125 °С;
- 20-выводной металлокерамический корпус 4119.28-11.

5559ИН33Т

Микросхема приемопередатчика интерфейса CAN для устройств высоковольтной гальванической развязки

Микросхема представляет собой однокристалльную пару преобразователей интерфейса CAN в аналоговый сигнал и обратно. Микросхема предназначена для преобразования передаваемого сигнала интерфейса CAN в дифференциальный импульсный сигнал, подаваемый на первичную обмотку внешнего трансформатора, а также преобразования принимаемого импульсного сигнала со вторичной обмотки трансформатора в выходной сигнал интерфейса CAN. Используется для создания устройств высоковольтной гальванической развязки передаваемых сигналов с использованием внешнего импульсного трансформатора.



М 1:1



-60°C
 $+125^{\circ}\text{C}$ **4.5 V**
5.5 V

10 Мбит/с

CAN
2.0b

ТУ ИЗДЕЛИЯ:

АЕНВ.431280.024ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В;
- входное напряжение дифференциальное высокого уровня U_{DH} на выводах CANH, CANL, (при CANH>CANL) 0,9–5,0 В;
- входное напряжение дифференциальное низкого уровня U_{DL} на выводах CANH, CANL, (при CANH>CANL) 0–0,5 В;
- ток потребления в состоянии «Выключено» I_{CCZ} не более 280 мкА;
- динамический ток потребления I_{OCC} не более 120 мА;
- скорость передачи битов данных V_{DR} не более 10 Мбит/с;
- рабочий диапазон температур от минус 60 до +125 °С;
- 20-выводной металлокерамический корпус 4119.28-11.

5559ИН34Т

Микросхема гальванической развязки логических сигналов

Микросхема представляет собой однокристалльную пару преобразователей логических сигналов (кодер-декодер) в аналоговый и обратно. Микросхема предназначена для создания устройств высоковольтной гальванической развязки передаваемых логических сигналов с использованием внешнего импульсного трансформатора. Она преобразовывает передаваемый логический сигнал в дифференциальный импульсный сигнал, подаваемый на первичную обмотку внешнего трансформатора, а также принимаемый сигнал вторичной обмотки трансформатора в выходной логический сигнал.

Использование микросхемы 5559ИН34Т совместно с микросхемами 5559ИН32Т и 5559ИН33Т дает возможность создавать гальванически развязанные дуплексные и полудуплексные приемопередатчики сигналов с преобразованием интерфейсов: логического в логический, логического в RS-485, логического в CAN.



М 1:1

ТУ ИЗДЕЛИЯ:

АЕНВ.431280.025ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В;
- выходное напряжение высокого уровня на выводе декодера Out U_{OH} не менее $0,7 \cdot U_{пит}$, В;
- выходное напряжение низкого уровня на выводе декодера Out U_{OL} не менее 0,4 В;
- ток потребления в состоянии «Выключено» I_{ccz} не более 280 мкА;
- динамический ток потребления $I_{ocс}$ не более 50 мА;
- скорость передачи битов данных V_{DR} не более 25 Мбит/с;
- рабочий диапазон температур от минус 60 до +125 °С;
- 20-выводной металлокерамический корпус 4119.28-11.



-60°
+125 °C

4.5
5.5 V

25 Мбит
с

01
DIGITAL

5559ИН32Т / 5559ИН33Т / 5559ИН34Т

Сравнительные характеристики микросхем приемопередатчиков интерфейса RS-485 (5559ИН32Т), CAN (5559ИН33Т) и гальванической развязки логических сигналов (5559ИН34Т)

Параметры (характеристики)	5559ИН32Т	5559ИН33Т	5559ИН34Т
ТУ изделия	АЕНВ.431280.023ТУ	АЕНВ.431280.024ТУ	АЕНВ.431280.025ТУ
Тип интерфейса	RS-485	CAN	-
Напряжение питания, В	4,5÷5,5		
Выходное напряжение дифференциальное на выходах Y, Z	от 1,5 В до U_{CC}	-	-
выходное напряжение высокого уровня на выводе OUT не менее, В	-	-	$0,7 \cdot U_{CC}$
Выходное напряжение низкого уровня на выводе OUT не более, В	-	-	0,4
Входное напряжение дифференциальное высокого уровня на выводах CANH, CANL (при CANH>CANL), В	-	0,9÷5,0	-
Входное напряжение дифференциальное низкого уровня на выводах CANH, CANL (при CANH>CANL), В	-	0÷0,5	-
Ток потребления в состоянии "Выключено" не более, мкА	280		
Динамический ток потребления не более, мА	120	120	50
Скорость передачи данных не более, Мбит/с	25	10	25
Рабочий диапазон температур	от -60 до +125°C		
Категории качества микросхем	ВП, ОТК		
Корпус микросхемы	4119.28-11 (20-выводной металлокерамический)		
Дополнительные опции	Защита от перегрева Защита от короткого замыкания		-

5572ИН1А(Б)У(1) / 5572ИН2А(Б)У

Комплект микросхем шинных формирователей выходных уровней

Микросхемы предназначены для сопряжения интерфейсных шин, имеющих разные уровни питающих напряжений, в широкой номенклатуре аппаратуры специального назначения.

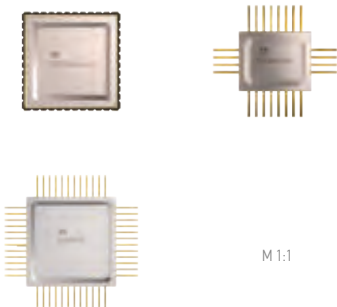
Микросхемы представляют собой двунаправленные формирователи выходных уровней с расширенным диапазоном питания от 1,65 до 5,5 В. Двухканальный (2 канала по 8 разрядов) формирователь имеет независимые напряжения питания для каждого канала.

ТУ ИЗДЕЛИЯ:

АЕЯР.431230.882ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- статический ток потребления (суммарный): для 5572ИН1А(Б)У, 5572ИН1А(Б)У1 не более 50 мкА; для 5572ИН2А(Б)У не более 30 мкА;
- рабочий диапазон температур от минус 60 до +125 °С;
- 48-выводной металлокерамический корпус Н16.48-1В (микросхема 5572ИН1У);
- 48-выводной металлокерамический корпус 5142.48-А (микросхема 5572ИН1У1);
- 24-выводной металлокерамический корпус Н06.24-1В (микросхема 5572ИН2У).



Наименование параметра	U _{cc} = 1,65 – 1,95 В	U _{cc} = 2,25 – 2,75 В	U _{cc} = 3,0 – 3,6 В	U _{cc} = 4,5 – 5,5 В
Выходное напряжение (высокого логического уровня), В	1,2	1,9	2,4	3,8
Выходное напряжение (низкого логического уровня), В	0,45	0,4	0,55	0,55
Входное напряжение (высокого логического уровня), В	1,5	1,7	2	U _{cc} • 0,7
Входное напряжение (низкого логического уровня), В	U _{cc} • 0,35	0,7	0,8	U _{cc} • 0,3
5572ИН1АУ, 5572ИН1АУ1, 5572ИН2АУ			Не менее	Не более
Выходной ток высокого/низкого уровня портов А и В, мА				
При U _{cc} =1,65–1,95 В	минус 4		4	
При U _{cc} =2,3–2,7 В	минус 8		8	
При U _{cc} =3,0–3,6 В	минус 16		16	
При U _{cc} =4,5–5,5 В	минус 24		24	
5572ИН1БУ, 5572ИН1БУ1, 5572ИН2БУ			Не менее	Не более
Выходной ток высокого/низкого уровня портов А и В, мА				
При U _{cc} =1,65–1,95 В	минус 2		2	
При U _{cc} =2,3–2,7 В	минус 4		4	
При U _{cc} =3,0–3,6 В	минус 8		8	
При U _{cc} =4,5–5,5 В	минус 12		12	

5600BB2Y

Четырехпортовый концентратор сетей по протоколу IEEE 802.3/Ethernet

Микросхема предназначена для построения на ее основе Ethernet 10Base-T концентратора промышленного исполнения. Микросхема функционирует как 4-портовый коммутатор по стандарту IEEE 802.3 10Base-T (витая пара). В состав микросхемы входит порт расширения для объединения нескольких микросхем с целью увеличения числа каналов и порт светодиодной индикации для отображения состояния сети (подключение канала, передача данных, блокировка канала, коллизии).



M 1:1



**-60°
+85 °C** **4.5
5.5 V**



ТУ ИЗДЕЛИЯ:

АЕЯР.431290.731ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

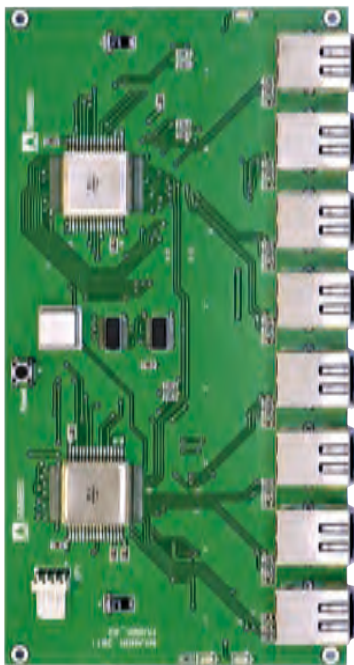
- напряжение питания от 4,5 до 5,5 В;
- 4 канала приема/передачи данных;
- протокол передачи данных IEEE 802.3 стандарта Ethernet 10Base-T;
- возможность увеличения количества портов с использованием порта расширения;
- порт светодиодной индикации состояния сети;
- встроенный синтезатор частоты (PLL);
- рабочий температурный диапазон от минус 60 до +85 °C;
- 64-выводной металлокерамический корпус H18.64-1В.

СОСТАВ КОМПЛЕКТА:

- демонстрационная плата HUB-4 или HUB-8;
- блок питания (5 В);
- диск с технической документацией и программным обеспечением.

ДЕМОНСТРАЦИОННАЯ ПЛАТА

Плата предназначена для ознакомления с работой микросхемы 5600BB2Y.



5600BV3T

Четырехпортовый коммутатор сетей протокола IEEE 802.3/Ethernet 10/100 Мбит/с

Коммутатор ЛВС предназначен для использования в устройствах локальной вычислительной сети на основе протоколов IEEE802.3/Ethernet для обеспечения коммутации оконечных устройств внутри сети на основе MAC адресов.

ТУ ИЗДЕЛИЯ:

АЕНВ.431290.084ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 3,0 до 3,6 В;
- протокол передачи данных IEEE 802.3/Ethernet 10/100 Мбит/с;
- 4 канала приема\передачи РНУ уровня;
- пятый дополнительный канал передачи MAC уровня;
- возможность использования канала MAC уровня в качестве канала коммутатора (при условии использования внешнего блока РНУ) или порта расширения (до двух микросхем, до 8-ми портов РНУ уровня);
- 16 Кбайт ОЗУ MAC адресов;
- 32 Кбайт ОЗУ принимаемых/передаваемых данных;
- динамический ток потребления, не более 400 мА;
- внешний осциллятор 25 МГц;
- рабочий температурный диапазон от минус 60 до +85 °С;
- 132-выводной металлокерамический корпус 4229.132-3.



М 1:2



**-60°
+85 °C**

**3.0
3.6 V**

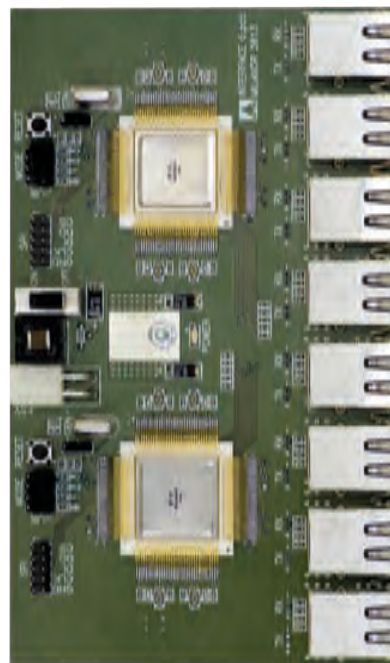
**10/100
ETHERNET
MAC + PHY**

СОСТАВ КОМПЛЕКТА:

- демонстрационная плата (SWITCH-8);
- блок питания (5 В);
- диск с технической документацией и программным обеспечением.

ДЕМОНСТРАЦИОННАЯ ПЛАТА

Плата предназначена для ознакомления с работой микросхемы 5600BV3T.



5600ВГ1У

Контроллер уровня звена данных по протоколу IEEE 802.3/Ethernet

Контроллер звена данных ЛВС предназначен для использования в устройствах локальной вычислительной сети на основе протоколов 10BASE-T IEEE802.3/Ethernet с применением специализированных вычислительных устройств и ПК и работы под контролем управляющего контроллера/устройства. Контроллер реализует прием и передачу данных с контролем ошибок.



M 1:1



**-60°
+85 °C**

**4.5
5.5 V**



ТУ ИЗДЕЛИЯ:

АЕЯР.431290.732ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В;
- физический (PHY) уровень протокола 10BASE-T IEEE802.3/Ethernet;
- уровень звена данных (MAC) протокола Ethernet 10BASE-T IEEE 802.3;
- буферы принимаемых и передаваемых сообщений общей емкостью 8 Кбайт;
- интерфейс сопряжения контроллера с управляющим устройством параллельный, 16-разрядный синхронный интерфейс с отдельными шинами адреса и данных;
- настройка параметров соединений в неавтоматическом режиме;
- индикация состояний соединения;
- рабочий температурный диапазон от минус 60 до +85 °C;
- 64-выводной металлокерамический корпус H18.64-1В.

2011BV014

Микросборка приемопередатчика сигналов цифрового логического интерфейса с гальванической развязкой

Микросборка предназначена для использования в аппаратуре специального назначения, в качестве приемопередатчика сигналов цифрового логического интерфейса. Микросборка может использоваться для создания устройств высоковольтной гальванической развязки.

ТУ ИЗДЕЛИЯ:

АЕЯР.431230.880ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ МИКРОСБОРКИ:

- напряжение питания от 4,5 до 5,5 В;
- ток потребления в состоянии пониженного энергопотребления не более 560 мкА;
- динамический ток потребления не более 100 мА;
- скорость передачи битов данных не более 25 Мбит/с;
- выходное напряжение высокого уровня на выходе «Out» не менее $0,7 \cdot U_{cc}$;
- выходное напряжение низкого уровня на выходе «Out» не более 0,4 В;
- рабочий диапазон температур от минус 60 до +85 °С;
- 20-выводной металлокерамический корпус 4140.20-1.

ДЕМОНСТРАЦИОННАЯ ПЛАТА

Плата предназначена для демонстрации функциональных возможностей микросборки приемопередатчика сигналов цифрового логического интерфейса.



M 1:1

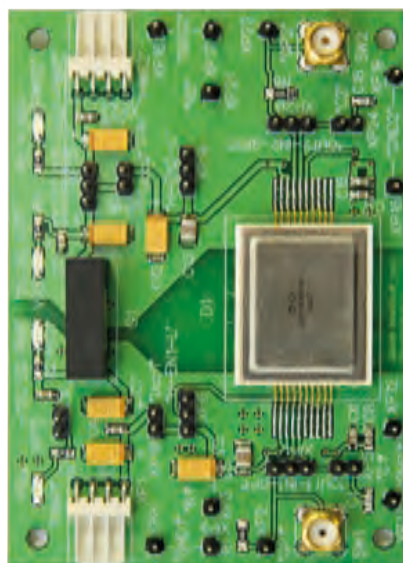


-60°
 $+85$ °C

$\frac{4.5}{5.5}$ V

25 Мбит
с

01
DIGITAL



2011BB024

Микросборка приемопередатчика сигналов цифрового интерфейса RS-485 с гальванической развязкой

Микросборка предназначена для использования в аппаратуре специального назначения в качестве приемопередатчика сигналов цифрового интерфейса RS-485. Микросборка может использоваться для создания устройств высоковольтной гальванической развязки.



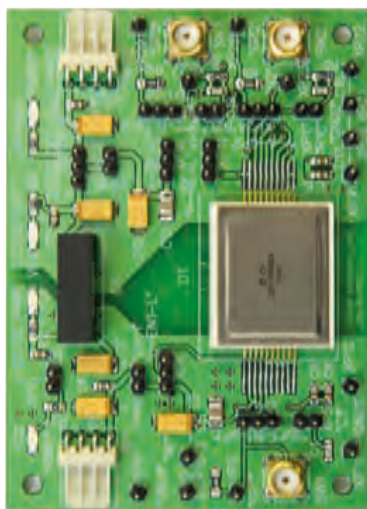
M 1:1



-60°
 $+85^{\circ}$ C $\frac{4.5}{5.5}$ V

25 Мбит/с

RS-485



ТУ ИЗДЕЛИЯ:

АЕЯР.431230.880ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ МИКРОСБОРКИ:

- напряжение питания от 4,5 до 5,5 В;
- выходное дифференциальное напряжение на выходах Y, Z передатчика RS-485 от 1,5 В до U_{cc} ;
- пороговое дифференциальное напряжение на входах А и В от минус 200 до минус 50 мВ;
- ток потребления в состоянии пониженного энергопотребления не более 560 мкА;
- динамический ток потребления не более 170 мА;
- скорость передачи битов данных не более 25 Мбит/с;
- выходное напряжение высокого уровня на выходе «Out» не менее $0,7 \cdot U_{cc}$;
- выходное напряжение низкого уровня на выходе «Out» не более 0,4 ;
- рабочий диапазон температур от минус 60 до +85 °С;
- 20-выводной металлокерамический корпус 4140.20-1.

ДЕМОНСТРАЦИОННАЯ ПЛАТА

Плата предназначена для демонстрации функциональных возможностей микросборки приемопередатчика сигналов цифрового интерфейса RS-485.

2011BV034

Микросборка приемопередатчика сигналов цифрового интерфейса CAN с гальванической развязкой

Микросборка предназначена для использования в аппаратуре специального назначения в качестве приемопередатчика сигналов цифрового интерфейса CAN. Микросборка может использоваться для создания устройств высоковольтной гальванической развязки.

ТУ ИЗДЕЛИЯ:

АЕЯР.431230.880ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ МИКРОСБОРКИ:

- напряжение питания от 4,5 до 5,5 В;
- выходное напряжение дифференциальное рецессивного состояния, на выводах CANH и CANL (без нагрузки) от минус 500 до 50 мВ;
- выходное напряжение дифференциальное доминантного состояния, UO_DIFF_DOM, на выводах CANH и CANL не менее $0,25 \cdot U_{CC}$;
- выходное напряжение высокого уровня, U_{OH} , на выходе OUT не менее $0,7 \cdot U_{CC}$;
- выходное напряжение низкого уровня U_{OL} , на выходе OUT не более 0,4 В;
- входное напряжение дифференциальное высокого уровня на выводах CANH, CANL при CANH > CANL от 0,9 до 5,0 В;
- входное напряжение дифференциальное низкого уровня на выводах CANH, CANL при CANH > CANL от 0 до 0,5 В;
- динамический ток потребления не более 170 мА;
- ток потребления в состоянии в состоянии пониженного энергопотребления не более 560 мкА;
- скорость передачи битов данных не более 10 Мбит/с;
- рабочий диапазон температур от минус 60 до +85 °С;
- 20-выводной металлокерамический корпус 4140.20-1.

ДЕМОНСТРАЦИОННАЯ ПЛАТА

Плата предназначена для демонстрации функциональных возможностей микросборки приемопередатчика сигналов цифрового интерфейса CAN.



M 1:1



-60°C $+85^{\circ}\text{C}$ 4.5V 5.5V

10 Мбит/с

CAN 2.0b





/04

Радиочастотные микросхемы



Высокоинтегрированные
энергоэффективные радиочастотные
микросхемы приемопередающих трактов

К1316ГМ1У

Генератор шумового сигнала в диапазоне 80–12000 Гц с выдачей аналогового сигнала заданной мощности на оконечное устройство

Совместная разработка с Центром безопасности информации (ЦБИ) — одной из ведущих компаний России, специализирующихся в области безопасности информационных технологий.

Микросхема предназначена для защиты технических средств от утечки информации по акустическим каналам, образованным за счет виброакустических и акустоэлектрических колебаний. Основной функцией микросхемы является детектирование виброакустических колебаний (функция акустомата) с выхода внешнего акустоэлектрического преобразователя (микрофона), генерация белого шума в диапазоне 88 Гц – 11280 Гц и выдача последнего на электроакустический преобразователь (динамик).



М 2:1



$\frac{-10}{+85}^{\circ}\text{C}$

$\frac{2.2}{3.7}\text{V}$



ТУ ИЗДЕЛИЯ:

АДКБ.431110.238ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания 2,2 – 3,7 В;
- тактовая частота 1 МГц;
- генератор синхросигнала — внутренний;
- программируемый уровень срабатывания акустомата;
- 7-полосный эквалайзер выходного сигнала, диапазон ослабления каждой полосы от 0 до -30 дБ с шагом 3 дБ;
- мониторинг цифровых отсчетов выходного сигнала, загрузка и выгрузка тестовых данных по интерфейсу SSI;
- принудительное включение/выключение генерации шума;
- возможность работы как с внешним источником белого шума, так и с внутренним;
- ручная и автоматическая регулировка уровня сигнала внешнего источника белого шума;
- возможность работы микросхемы в качестве генератора случайных чисел с выдачей последовательностей по интерфейсу SSI;
- протокол коммуникации для контроля и настройки — SPI;
- рабочий температурный диапазон от минус 10 до +85 °С;
- 48-выводной пластиковый корпус QFN48L.

1321ХД1У

Микросхема узкополосного приемника

Микросхема РЧ/ПЧ приёмника 1321ХД1У предназначена для построения устройств и систем узкополосной связи. Микросхема оцифровывает входные сигналы до 300 МГц с полосой пропускания до 100 кГц.

ТУ ИЗДЕЛИЯ:

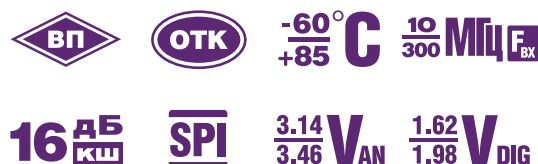
АЕЯР.431300.745ТУ

ОСНОВНЫЕ ХАРАКТЕРИСТИКИ:

- диапазон входных РЧ частот: 10 – 300 МГц;
- диапазон входных ПЧ частот: 1,625 – 3,125 МГц;
- полоса выходного сигнала 6,25 кГц 200 кГц;
- системный КШ в полосе ± 10 кГц: 16 дБ;
- динамический диапазон по входной мощности не менее 82 дБ;
- диапазон АРУ: 24 дБ (12 дБ — аналоговое АРУ, 12 дБ — цифровое АРУ);
- напряжение питания на аналоговых выводах от 3,14 до 3,46 В;
- напряжение питания на цифровых выводах от 1,62 до 1,98 В;
- диапазон опорной частоты от 1 МГц до 26 МГц;
- потребление в полнофункциональном режиме: 55 мА;
- потребление в режиме пониженного потребления: 10 мкА;
- рабочий температурный диапазон от минус 60 до +85 °С;
- 48-выводной металлокерамический корпус 5142.48-А.



М 1:1

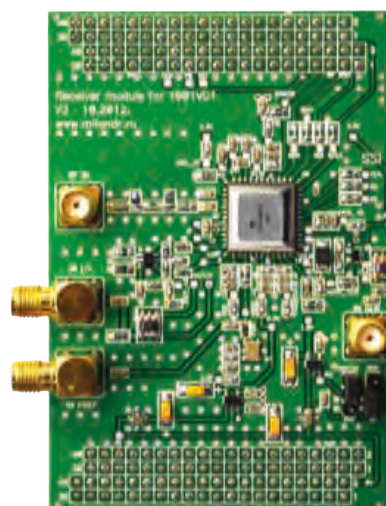


ОСНОВНЫЕ ОСОБЕННОСТИ УСТРОЙСТВА:

- подключение к демонстрационной плате для двухъядерного процессора 1901ВЦ1Т;
- для управления микросхемой приёмника 1321ХД1У используется 4-проводной SPI-интерфейс (реализован на 1901ВЦ1Т);
- для получения данных с микросхемы 1321ХД1У применяется последовательный SSI-интерфейс (реализован на 1901ВЦ1Т);
- возможность подачи на плату с внешних источников сигналов гетеродина (LO), тактовой (CLK) и опорной (FREF) частот;
- возможность чтения и записи в файл отсчётов I/Q-данных в 16-битном или 24-битном режимах посредством интерфейса RS-232.

Демонстрационная плата приёмника на основе микросхемы 1321ХД1У

Плата приёмника предназначена для ознакомления с работой микросхемы узкополосного приёмника 1321ХД1У.



1321ХД2У

Микросхема формирователя модулирующего сигнала

Микросхема передатчика 1321ХД2У создана для построения узкополосных систем связи основанных на фазовой манипуляции. Микросхема осуществляет критические цифровые обработки сигналов в составе систем цифрового радио.



М 1:1



-60°
 $+85^{\circ}$ C $\frac{3.0}{3.6} V_{AN}$

$\frac{1.62}{1.98} V_{DIG}$



ТУ ИЗДЕЛИЯ:

АЕЯР.431300.746ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания на аналоговых выводах от 3,0 до 3,6 В;
- напряжение питания на цифровых выводах от 1,62 до 1,98 В;
- динамический ток потребления не более 40 мА;
- статический ток потребления в состоянии «Выключено» не более 25 мкА;
- отношение сигнал/шум не менее 45 дБ;
- последовательный интерфейс SPI для программирования управляющих регистров микросхемы;
- последовательный интерфейс SSI для передачи битов или I/Q отсчетов в ЦАП формирователя модулирующего сигнала;
- последовательный интерфейс SSI для чтения I/Q отсчетов из АЦП корректирующего канала;
- рабочий температурный диапазон от минус 60 до +85 °С;
- 48-выводной металлокерамический корпус 5142.48-А.

ХАРАКТЕРИСТИКИ ДОПОЛНИТЕЛЬНОГО ЦАП:

- 8-ми битный ЦАП;
- задание шкалы выходного размаха через дополнительные выводы микросхемы.

ХАРАКТЕРИСТИКИ ДОПОЛНИТЕЛЬНОГО АЦП:

- 10-ти битный АЦП;
- задание шкалы входного размаха через дополнительные выводы микросхемы или внутренние опоры.

ХАРАКТЕРИСТИКИ PLL:

- автоматическая регулировка опорных токов;
- гибкая настройка токов ГУН, источников опорного тока.

ХАРАКТЕРИСТИКИ ПЕРЕДАЮЩЕГО ЦАП:

- отключаемый цифровой модулятор р /4-DQPSK или р /8-D8QPSK;
- программируемые фильтры с конечной импульсной характеристикой (КИХ-фильтр);
- программируемая скорость включения/выключения ЦАП;
- программируемая частота дискретизации ЦАП;
- настройка усиления, фазы и смещения;
- 2 сигма-дельта 14-разрядных ЦАП;
- программируемая частота дискретизации ЦАП.

ХАРАКТЕРИСТИКИ КОРРЕКТИРУЮЩЕГО АЦП:

- 2 сигма-дельта 16-разрядных АЦП;
- сглаживающий фильтр децимации с программируемой частотой дискретизации;
- настройка усиления.

1508AC015

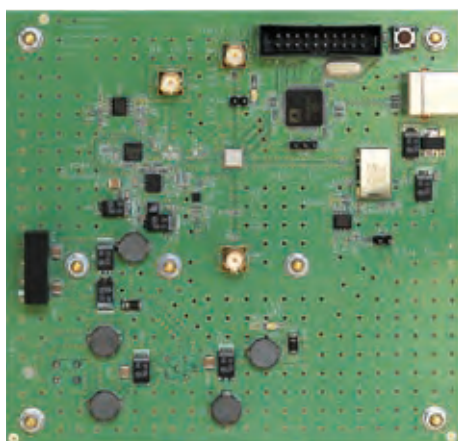
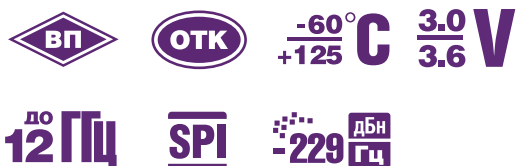
Синтезатор частоты с дробным коэффициентом деления и основной частотой до 12 ГГц

Микросхема предназначена для построения блоков генераторов сигнала на основе фазовой автоподстройки частоты:

- в базовых станциях GSM, PCS, DCS, CDMA стандартов;
- в системах передачи данных наземного и космического базирования;
- в радиолокации.



М 2:1



ТУ ИЗДЕЛИЯ:

АЕНВ.431230.245ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 3,0 до 3,6 В;
- основная частота до 12 ГГц;
- опорная частота до 250 МГц;
- программируемый прескалер 8/9, 4/5;
- частота фазового детектора в целочисленном режиме до 150 МГц;
- частота фазового детектора в дробном режиме до 70 МГц;
- шаг основной частоты не более 1,04 Гц (26 разрядный сигма-дельта модулятор);
- нормированный уровень фазовых шумов в целочисленном режиме минус 227 дБн/Гц;
- нормированный уровень фликкер фазовых шумов в целочисленном режиме не более минус 118 дБн/Гц;;
- встроенная функция «предотвращение проскальзывания циклов»;
- динамический ток потребления не более 130 мА;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 32-выводной металлокерамический корпус 5102.32-2К.

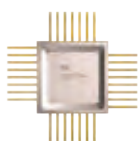
ДЕМОНСТРАЦИОННАЯ ПЛАТА

Предназначена для ознакомления с работой микросхемы 1508AC015, а также для получения практических навыков в ее использовании.

1508ПЛ7АУ

Цифровая часть синтезатора частоты, построенного на принципе ФАПЧ

Микросхема цифровой части синтезатора частоты, построенного на принципе фазовой автоподстройки частоты.



М 1:1



-60°
 $+85^{\circ}$ **С** $\frac{4.5}{5.5}$ **V**

35
1000 МГц

ТУ ИЗДЕЛИЯ:

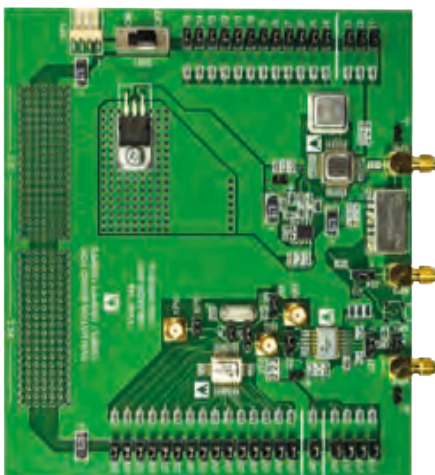
АЕЯР.431320.521ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ МИКРОСБОРКИ:

- напряжение питания от 4,5 до 5,5 В;
- диапазон рабочих частот от 35 МГц до 1 ГГц;
- диапазон опорных частот до 12 МГц;
- коэффициент деления входной частоты 64–4100;
- коэффициент деления опорной частоты 1–20;
- входное напряжение синтезируемой частоты не менее:
 - 0,8 В для 35–70 МГц,
 - 0,4 В для 70–750 МГц,
 - 0,8 В для 750–1000 МГц;
- температурный диапазон от минус 60 до +85 °С;
- 28-выводной металлокерамический корпус Н09.28-1В.

Демонстрационная плата для микросхем 1508ПЛ7АУ, 1508ПП1Т, 1508ПП2У

Плата предназначена для ознакомления с работой синтезатора частот 1508ПЛ7А и делителей высоких и низких частот 1508ПП1Т и 1508ПП2У. Функционально плата состоит из двух независимых схем с общим питанием: синтезатора частоты и делителей частоты.



1508ПЛ10АТ1 / 1508ПЛ10БТ1

Цифровая часть синтезатора частоты, построенного на принципе ФАПЧ

Микросхема цифровой части синтезатора частоты, построенного на принципе фазовой автоподстройки частоты.

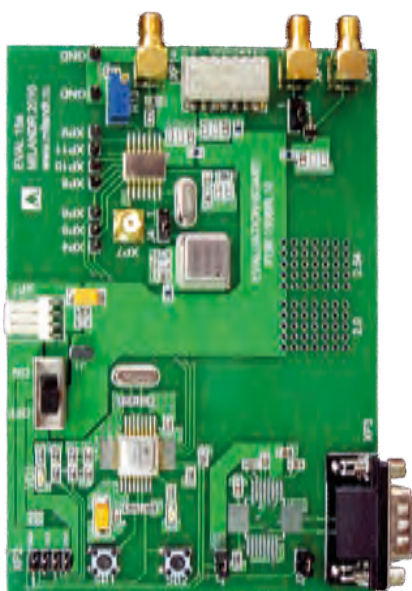


M 1:1



-60°C $+125^{\circ}\text{C}$ 4.5V 5.5V

$\frac{10}{1300}\text{ МГц}$



ТУ ИЗДЕЛИЯ:

АЕЯР.431320.624ТУ

ОБЛАСТЬ ПРИМЕНЕНИЯ

Цифровые синтезаторы частоты для переносного и стационарного радиооборудования, промышленных систем и т.д.

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 4,5 до 5,5 В;
- диапазон рабочих частот 10 МГц 1300 МГц;
- диапазон опорных частот:
 - 1508ПЛ10АТ1: до 15 МГц;
 - 1508ПЛ10БТ1: до 50 МГц;
- коэффициент деления входной частоты:
 - 1508ПЛ10АТ1: 240 – 65535;
 - 1508ПЛ10БТ1: 240 – 1048575;
- коэффициент деления опорной частоты:
 - 1508ПЛ10АТ1: 100, 200, 400, 500, 800, 1000, 1600, 2000;
 - 1508ПЛ10БТ1: 10, 20, 40, 50, 80, 100, 125, 160, 200, 250, 320, 400, 500, 625, 640, 800, 1000, 1250, 1280, 1600, 2000, 2500;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 14-выводной металлокерамический корпус 4105.14-16.

Демонстрационная плата для микросхем 1508ПЛ10БТ1 и 1886ВЕ71У

Демонстрационная плата предназначена для ознакомления с работой микросхемы 1508ПЛ10БТ1 и представляет собой синтезатор частот, который состоит из аналоговой части — синтезатора частоты на основе 1508ПЛ10БТ1 и цифровой, управляющей синтезатором, части на основе микроконтроллера 1886ВЕ71У. Управление синтезатором осуществляется двумя способами: без компьютера, двумя кнопками на плате, и компьютером — через интерфейс RS-232 с помощью прилагаемой программы. На плате установлен разъем для подключения программатора.

1508ПП1Т1

Микросхема высокочастотного делителя частоты

Область применения: цифровые синтезаторы частоты для переносного и стационарного радиооборудования, промышленных систем и т.д.

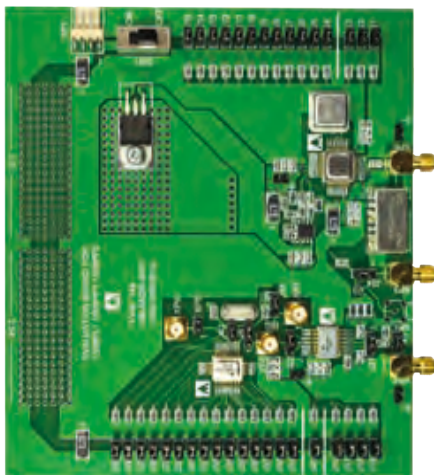


M 1:1



-60°
 $+125^{\circ}$ C $\frac{4.5}{5.5}$ V

$\frac{30}{1400}$ МГц



ТУ ИЗДЕЛИЯ:

АЕЯР.431320.625ТУ

ОБЛАСТЬ ПРИМЕНЕНИЯ

Цифровые синтезаторы частоты для переносного и стационарного радиооборудования, промышленных систем и т.д.

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- частота входного сигнала от 30 МГц до 1,4 ГГц;
- напряжение питания от 4,5 до 5,5 В;
- среднеквадратичное значение напряжения синусоидального сигнала по входу не менее 200 мВ;
- потребляемый ток не более 25 мА;
- допустимый ток нагрузки не более 3 мА;
- дифференциальный входной сигнал;
- 2 канала деления:
 - канал IN1 с коэффициентами: 10/11, 20/21, 40/41,
 - канал IN2 с коэффициентами: 2, 4, 8;
 Коэффициенты деления задаются 4-разрядным параллельным кодом. При выборе одного из каналов, другой отключается;
- Устойчивость к воздействию статического электричества с потенциалом не менее 500В;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 14-выводной металлокерамический корпус 4105.14-16.

Демонстрационная плата для микросхем 1508ПЛ7АУ, 1508ПП1Т1, 1508ПП2У

Плата предназначена для ознакомления с работой синтезатора частот 1508ПЛ7А и делителей высоких и низких частот 1508ПП1Т1 и 1508ПП2У. Функционально плата состоит из двух независимых схем с общим питанием: синтезатора частоты и делителей частоты.

1508ПП2У

Микросхема низкочастотного делителя частоты

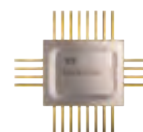
Область применения: цифровые синтезаторы частоты для переносного и стационарного радиооборудования, промышленных систем и т.д.

ТУ ИЗДЕЛИЯ:

АЕЯР.431320.626ТУ

ОБЛАСТЬ ПРИМЕНЕНИЯ

Цифровые синтезаторы частоты для переносного и стационарного радиооборудования, промышленных систем и т.д.



М 1:1

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- частота входного сигнала до 60 МГц;
- напряжение питания от 4,5 до 5,5 В;
- среднеквадратичное значение напряжения по входу не менее 200 мВ RMS;
- потребляемый ток не более 5 мА;
- выходной ток нагрузки 4 мА;
- сигналы асинхронной и синхронной предустановки;
- 15-разрядный коэффициент деления 2...32767, задается параллельно;
- 3 режима задания входного сигнала: режим кварцевого резонатора, режим усиления аналогового сигнала, режим цифрового сигнала;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 24-выводной металлокерамический корпус Н06.24-1В.



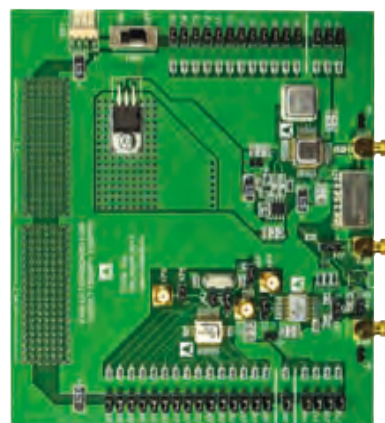
-60°
+125° C

4.5
5.5 V

до 60 МГц

Демонстрационная плата для микросхем 1508ПЛ7АУ, 1508ПП1Т1, 1508ПП2У

Плата предназначена для ознакомления с работой синтезатора частот 1508ПЛ7А и делителей высоких и низких частот 1508ПП1Т1 и 1508ПП2У. Функционально плата состоит из двух независимых схем с общим питанием: синтезатора частоты и делителей частоты.



1316ГН1Н4

Активная часть однократно программируемого термокомпенсированного кварцевого генератора

ТУ ИЗДЕЛИЯ:

АЕЯР.431110.884ТУ



ОБЩИЕ ХАРАКТЕРИСТИКИ:

- диапазон частоты кварцевого резонатора: 12–50 МГц;
- температурная нестабильность резонатора: $\leq \pm 30 \cdot 10^{-6}$;
- размеры кристалла: 2.34 x 1.51 мм;
- напряжение питания от 3,135 до 5,25 В;
- динамический ток потребления не более 8,075 мА;
- стабильность частоты в диапазоне температур:
 - от минус 60 до +85 °С: $\leq \pm 2 \cdot 10^{-6}$;
 - от минус 40 до +85 °С: $\leq \pm 1 \cdot 10^{-6}$;
- выходной сигнал: синусоидальный или импульсный;
- уровни импульсного сигнала: КМОП;
- рабочий диапазон температур от минус 60 до +85 °С;
- бескорпусное исполнение.



$\frac{-60}{+85}^{\circ}\text{C}$ $\frac{3.135}{5.25}\text{V}$

1316ГН2(21)Н4

Активная часть однократно программируемого кварцевого генератора

1316ГН21Н4 обладает лучшими шумовыми характеристиками по сравнению с 1316ГН2Н4.

ТУ ИЗДЕЛИЯ:

АЕЯР.431110.885ТУ



ОБЩИЕ ХАРАКТЕРИСТИКИ:

- диапазон частоты кварцевого резонатора: 18–24 МГц;
- размеры кристалла: 1.50 x 1.30 мм;
- напряжение питания: 1.8 В $\pm 10\%$, 2.5 В $\pm 10\%$, 3.3 В $\pm 10\%$;
- диапазон выходной частоты: 1–110 МГц, 1–166 МГц, 1–220 МГц;
- точность настройки частоты: $\pm 10 \cdot 10^{-6}$;
- ток потребления в рабочем режиме не более 20 мА; в выключенном состоянии не более 5 мкА;
- тип выходного сигнала: КМОП;
- рабочий диапазон температур от минус 60 до +85 °С;
- бескорпусное исполнение.



$\frac{-60}{+85}^{\circ}\text{C}$ $\frac{1.62}{1.98}\text{V}$

$\frac{2.25}{2.75}\text{V}$ $\frac{2.97}{3.63}\text{V}$

/05

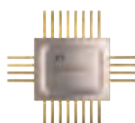
Микросхемы управления питанием



Высокоэффективные микросхемы
для децентрализованных
систем питания

1310ПН1У

Понижающий преобразователь напряжения



M 1:1

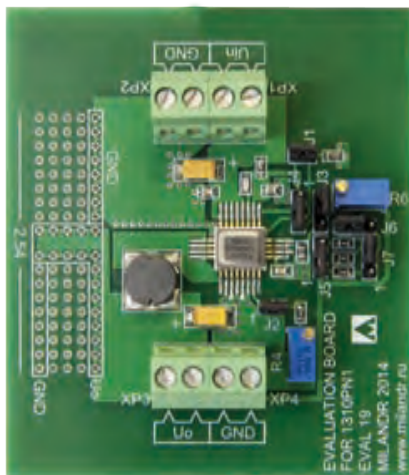


3%
ТОЧНОСТЬ



**-60°
+85 °C**

**3.0
5.5 V**



ТУ ИЗДЕЛИЯ:

АЕЯР.431320.670ТУ

ОБЛАСТЬ ПРИМЕНЕНИЯ

Источники электропитания для различного оборудования, например, для питания микроконтроллерных модулей и схем ввода/вывода, для персональных компьютеров и мобильных устройств, промышленных систем и медицинского оборудования и т.д.

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- выходная точность 3%;
- входное напряжение от 3,0 до 5,5 В;
- выходное напряжение: 3,3 В/2,5 В/1,2 В (фиксированное) от 1,2 В до $U_{вх}$ (регулируемое);
- ток нагрузки до 1,5 А;
- ток потребления холостого хода не более 400 мкА;
- обратная связь по току;
- рабочая частота: до 400 кГц;
- режим ШИМ и ЧИМ модуляции;
- регулируемый мягкий запуск схемы;
- 100% коэффициент заполнения;
- встроенная защита от короткого замыкания;
- встроенная тепловая защита;
- режим микропотребления;
- рабочий температурный диапазон от минус 60 до +85 °С;
- 24-выводной металлокерамический корпус Н06.24-1В.

Демонстрационная плата для схемы управления питанием 1310ПН1У

Плата предназначена для ознакомления с работой микросхемы понижающего преобразователя напряжения 1310ПН1У.

На плате размещены: микросхема 1310ПН1У, джамперы для установки режимов работы м/с 1310ПН1У, винтовые клеммники для подключения источника входного напряжения и нагрузки, подстроечный резистор для регулировки выходного напряжения преобразователя, подстроечный резистор для регулировки частоты коммутации преобразователя.

1309ЕСxx

Прецизионный источник опорного напряжения

Микросхема предназначена для применения в качестве источника опорного напряжения в системах обработки датчиков и сигналов, в качестве ИОН для АЦП, датчиков или схем питания.

ТУ ИЗДЕЛИЯ:

АЕНВ.431420.301 ТУ



М 1:1

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- входное напряжение от 3,0 В до 5,5 В;
- точность выходного напряжения до $\pm 0,1\%$ при нормальных условиях;
- температурный коэффициент — не более 20ppm/°C;
- нагрузочная способность — $\pm 10\text{mA}$;
- ток потребления не более 4мА;
- рабочий температурный диапазон от минус 60 до +125 °C;
- 8-выводной металлокерамический корпус Н02.8-1В;
- Размах выходного напряжения шумов в полосе (0,1 – 10) Гц — 3ppm/V;
- Коэффициент подавления помех питающего напряжения на частоте 1 кГц — 80 дБ.



-60°
+125 °C

0.1%
ТОЧНОСТЬ

3.0
5.5 V

НАИМЕНОВАНИЕ	1309ЕС015	1309ЕС025	1309ЕС035	1309ЕС045	1309ЕС055	1309ЕС065
Входное напряжение, В	от 3,0 до 5,5	от 3,0 до 5,5	от 3,1 до 5,5	от 3,6 до 5,5	от 3,9 до 5,5	от 4,7 до 5,5
Выходное напряжение номинальное, В	1,25	2,048	2,5	3,0	3,3	4,096

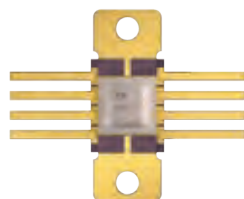
1309EP1T / 1309EN1.2T / 1309EN1.8T / 1309EN2.5T / 1309EN3.3T

Линейный регулятор напряжения с малым проходным падением напряжения и входным напряжением от 2,0 до 5,5 В

Микросхема 1309EP1T представляет собой регулятор напряжения, созданный для применения в устройствах, требующих сверхнизкого входного напряжения и сверхнизкого падения напряжения на регулирующем элементе, для токов до 2 А. Микросхема работает при входных напряжениях более 2,0 В с программируемым выходным напряжением от 1,0 В. Особенностью микросхемы 1309EP1T является ультранизкое падение напряжения на регулируемом элементе, что идеально подходит для устройств, в которых значение выходного напряжения очень близко к входному напряжению. Кроме того, у микросхемы 1309EP1T есть разрешающий вывод, предназначенный для выключения микросхемы и уменьшения потребления тока.

Микросхема 1309EP1T устойчива к изменениям входного напряжения, выходного тока и температур. Значения выходного напряжения устанавливаются с помощью внешнего резистивного делителя.

Микросхемы 1309EN1.2T, 1309EN1.8T, 1309EN2.5T, 1309EN3.3T представляют собой стабилизаторы напряжения фиксированной положительной полярности с выходным номинальным напряжением от 1,2 В до 3,3 В соответственно названию микросхем. Входное напряжение микросхемы от 2,0 до 5,5 В (нижняя граница зависит от выходного напряжения типонимала). По остальным параметрам микросхемы 1309ENxx аналогичны 1309EP1T.



M 1:1



-60°
+85 °C

2.0
5.5 V

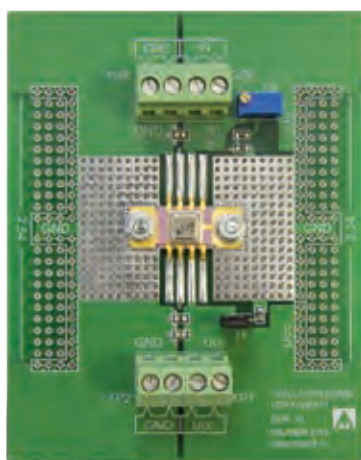
3%
ТОЧНОСТЬ

ТУ ИЗДЕЛИЯ:

АЕЯР.431420.668ТУ

ОБЛАСТЬ ПРИМЕНЕНИЯ

- сетевые платы;
- материнские/периферийные платы;
- промышленные устройства;
- устройства беспроводной связи;
- декодеры каналов кабельного телевидения;
- медицинское оборудование;
- ноутбуки;
- устройства, питающиеся от батарей.



ДЕМОНСТРАЦИОННАЯ ПЛАТА

Плата предназначена для ознакомления с работой микросхемы регулятора напряжения 1309EP1T.

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- выходная точность 3%;
- диапазон входного напряжения микросхем:
 - 1309EN1.2T от 2,0 до 5,5 В;
 - 1309EN1.8T от 2,6 до 5,5 В;
 - 1309EN2.5T от 3,3 до 5,5 В;
 - 1309EN3.3T от 4,1 до 5,5 В;
 - 1309EP1T от 2,0 до 5,5 В.;
- выходное напряжение:
 - 1,2; 1,8; 2,5; 3,3 В (фиксированное),
 - от 1,0 до 4,5 В (регулируемое);
- падение напряжения на регулирующем элементе (DropOut voltage) = 800 мВ при токе 2 А;
- ток потребления не более 3 мА;
- защита от короткого замыкания;
- режим микропотребления;
- рабочий температурный диапазон от минус 60 до +85 °С.
- 8-выводной металлокерамический корпус 4116.8-3.

/06

Микросхемы преобразователей



Широкая номенклатурная линейка
АЦП для телеметрии, промышленного
оборудования и радиолокации

1310НМ025

Микросхема двухканального 16 разрядного преобразователя для СКВТ, ЛДТ и сельсинов

Микросхема 1310НМ025 предназначена для измерения угла поворота вала датчиков типа сельсин и СКВТ (Синусно-Косинусный Вращающийся Трансформатор) и координат датчиков линейного перемещения — ЛДТ (Линейный Дифференциальный Трансформатор). Микросхема содержит программируемый генератор возбуждающего напряжения и два следящих контура, производящих вычисление угла поворота вала или перемещения сердечника ЛДТ.



M 1:1



-60°
+125 °C

3.0
5.5 V

ENCODER
EMU

СКВТ

ЛДТ

Сельсин

0V ВСТР.

SPI

10-16
РАЗРЯД.

ГЕНЕРАТОР
ОПОРНОГО СИГНАЛА
40 Гц
40 кГц

ТУ ИЗДЕЛИЯ:

АЕНВ.431320.302ТУ

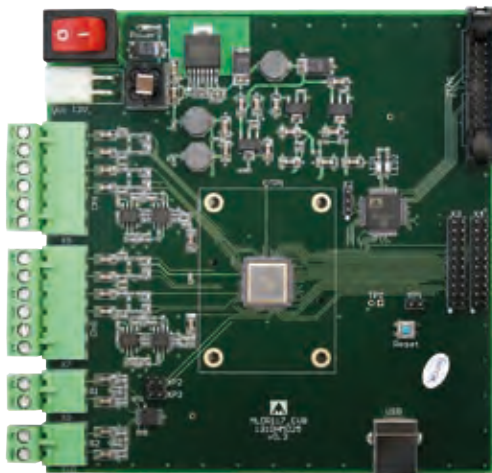
ОБЩИЕ ХАРАКТЕРИСТИКИ:

- двухканальный преобразователь угол-код / координата-код для использования вместе с датчиками типа СКВТ, ЛДТ, Сельсин и др.;
- частота возбуждения датчиков от 0 до 20 кГц;
- встроенный генератор опорного сигнала с частотой от 20 Гц до 20 кГц;
- разрядность от 8 до 16 бит, переключаемая в процессе измерений;
- максимальная скорость вращения вала датчиков до 20000 об./мин. (старт возможен при разрядности 12 бит);
- выдача информации в виде последовательного кода;
- эмуляция квадратурного энкодера;
- напряжение питания от 3,0 В до 5,5 В;
- стойкость к воздействию спец. факторов;
- рабочий температурный диапазон от минус 60 до +125 °C;
- 64-выводной металлокерамический корпус 5153.64-1.

ДЕМОНСТРАЦИОННАЯ ПЛАТА

Демонстрационная плата двухканального 10–16 разрядного преобразователя для СКВТ, ЛДТ и сельсинов на основе микросхемы 1310НМ025.

Плата предназначена для ознакомления с работой микросхемы 1310НМ025 – двухканального 10–16 разрядного преобразователя для СКВТ, ЛДТ и сельсинов.



1316ПП1АУ(БУ)

Интегрирующий 18-разрядный аналого-цифровой преобразователь напряжения в частоту и параллельный двоичный код

Микросхема прецизионного ПНЧ 1316ПП1А(Б)У предназначена для преобразования постоянного или медленно изменяющегося напряжения в частоту и в параллельный 12-разрядный цифровой код, формируемый 12-разрядным реверсивным счетчиком импульсов выходной частоты. Метод преобразования — интегрирующий, с внешним или внутренним конденсатором интегратора C_i и внутренним входным резистором интегратора R_{in} .

ТУ ИЗДЕЛИЯ:

АЕЯР.431320.712ТУ

ОБЛАСТЬ ПРИМЕНЕНИЯ

Микросхема необходима для организации инерционных систем сбора высокоточной информации и ее обработки.

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания положительное от 4,75 В до 5,25 В;
- напряжение питания отрицательное от минус 5,25 В до минус 4,75 В;
- встроенный 12-разрядный регистр, позволяющий получать 12-разрядный параллельный код на выходе микросхемы;
- частотный выход позволяющий получить 18-разрядный цифровой сигнал;
- погрешность коэффициента преобразования при входных напряжениях 2 UREF: для 1316ПП1АУ 0,3 % от полной шкалы, для 1316ПП1БУ 0,4 % от полной шкалы;
- скорость преобразования АЦП: 20, 10, 5 кГц/В;
- рабочий температурный диапазон от минус 60 до +85 °С;
- 48-выводной металлокерамический корпус Н16.48-1В.



M 1:1



-60°
+85 °С

4.75
5.25 V

18
РАЗРЯД.

5101HB015

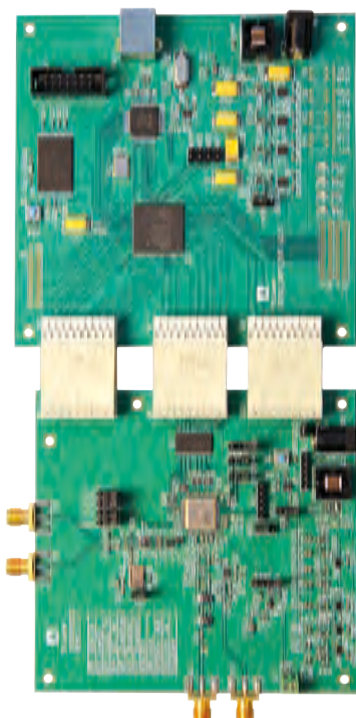
12/14-разрядный конвейерный АЦП

Микросхема быстродействующего малопотребляющего 12/14-разрядного АЦП конвейерного типа предназначена для преобразования дифференциального входного сигнала в цифровой код с КМОП или LVDS выходом. Для синхронизации считывания выходного кода ИС формирует выходной тактовый сигнал.

Областью применения микросхемы являются системы связи и радиолокации, медицинская аппаратура, системы обработки изображений, ультразвуковая техника и переносная аппаратура с батарейным питанием.



М 1:1



ТУ ИЗДЕЛИЯ:

АЕНВ.431320.152ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания аналоговой и цифровой части 1.8 В;
- частота выборки f_s от 15 до 125 Мвыб/с;
- низкая потребляемая мощность:
62 мВт при $f_s = 15$ МГц; 115 мВт при $f_s = 125$ МГц;
- разрядность выходного кода АЦП:
— режим 14–14 бит,
— режим 12–12 бит;
- выключенный режим с уменьшенным энергопотреблением;
- дифференциальный входной сигнал 2 В (п-п);
- полоса пропускания входного сигнала, 500 МГц;
- отношение сигнал/шум 69,9 дБ ($f_i = 10$ МГц, $f_s = 125$ МГц);
- дифференциальная нелинейность 0,3 ЕМР;
- интегральная нелинейность 3,0 ЕМР;
- внутренний или внешний источник опорного напряжения 1 В;
- КМОП или LVDS цифровой выход;
- управление через SPI порт;
- выход синфазного уровня для входного сигнала;
- выход тактовой частоты выходных данных;
- рабочий температурный диапазон от минус 60 до +85 °С;
- 52-выводной металлокерамический корпус МК5152.52-1.

Демонстрационный комплект для микросхемы 5101HB015

Демонстрационный комплект предназначен для ознакомления и оценки характеристик микросхемы АЦП 5101HB015. Комплект состоит из платы преобразователя и платы сбора данных. Плата преобразователя содержит микросхему 5101HB015 и необходимые элементы для обеспечения функционирования микросхемы в различных режимах работы. Плата сбора данных содержит ПЛИС и USB интерфейс и предназначена для сбора данных с АЦП и последующей передачи их на ПК.

Дополнительно может предоставляться плата для удобного подключения измерительной техники.

5101HA015

16-разрядный ЦАП

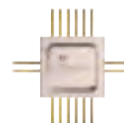
Микросхема представляет собой 16-разрядный ЦАП с малым энергопотреблением и выходом по напряжению и предназначена для использования в малопотребляющих переносных и бортовых системах управления и обработки данных, в том числе с батарейным питанием, системах цифровой подстройки усиления и смещения, программируемых источников напряжений и токов, программируемых аттенюаторах и генераторах частоты.

ТУ ИЗДЕЛИЯ:

АЕЯР.431320.990ТУ

ОБЛАСТЬ ПРИМЕНЕНИЯ

Микросхема необходима для организации инерционных систем сбора высокоточной информации и ее обработки. Предназначена для использования в малопотребляющих переносных и бортовых системах управления и обработки данных, в том числе с батарейным питанием, системах цифровой подстройки усиления и смещения, программируемых источников напряжений и токов, программируемых аттенюаторах и генераторах частоты.



M 1:1

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- напряжение питания от 3,9 до 5,25 В;
- статический ток потребления в режиме пониженного энергопотребления не более 1 мкА;
- динамический ток потребления не более 4 мА;
- универсальный последовательный трехпроводной
- интерфейс с тактовой частотой до 30 МГц совместимый со стандартами SPI®, QSPI™, MICROWIRE™ и DSP;
- время установления выходного напряжения не более 5 мкс;
- разрешающая способность, 16 разрядов;
- дифференциальная нелинейность ± 1 EMP;
- динамический ток потребления не более 4 мА;
- рабочий температурный диапазон от минус 60 до +100 °С;
- 16-выводной металлокерамический корпус H04.16-2В.





XP3

2.0

2.54

EVALU
FOR

1008DY
1-000MHz
• 032004

XP7

3

/07

Перспективные разработки



Разработка высоконадежных
интегральных микросхем
с принципиально новыми параметрами
и улучшенными характеристиками

1508MT015

Синтезатор частоты с дробным коэффициентом деления и встроенным генератором, управляемым напряжением

Микросхема предназначена для построения блоков генераторов сигнала на основе фазовой автоподстройки частоты: в базовых станциях GSM, PCS, DCS, CDMA стандартов; в системах передачи данных наземного и космического базирования в радиолокации. Микросхема также может быть применена как генератор стабильной тактовой частоты.

ТУ ИЗДЕЛИЯ:

АЕНВ.431230.569ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- диапазон выходных частот 23,5–6000 МГц;
- опорная частота до 200 МГц;
- частота фазового детектора в целочисленном режиме до 100 МГц;
- частота фазового детектора в дробном режиме до 50 МГц;
- фазовый шум ГУН (на выходной частоте 6 ГГц и отстройке 1 МГц) минус 125 дБн/Гц;
- нормированный уровень собственных шумов в целочисленном режиме минус 226 дБн/Гц;
- мультирежимный сигма-дельта модулятор;
- время калибровки ГУН не более 40 мкс;
- управление через SPI-интерфейс;
- напряжение питания от 3,0 до 3,6 В;
- динамический ток потребления не более 320 мА;
- встроенные функции «предотвращение проскальзывания циклов» и быстрого захвата частоты;
- рабочий температурный диапазон от минус 60 до +125 °С;
- 40-выводной металлокерамический корпус 5156.40-1НЗК (никель, золото, керамика).



M 1:1



-60° C
+125

3.0 V
3.6

23.5
6000 МГц

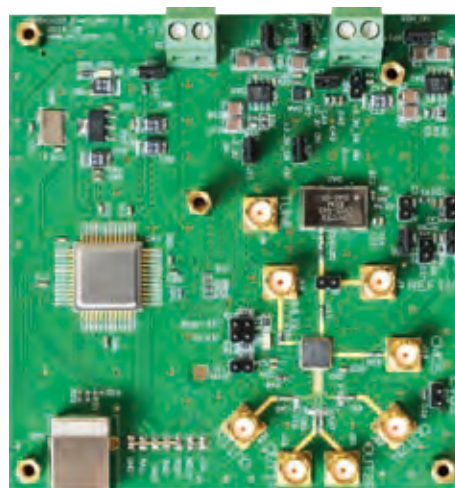
SPI

ГУН

-125
дБн/Гц

800
МГц

LVDS
READY



1923КХ014

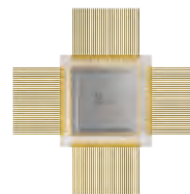
64-канальный цифровой коммутатор

Микросхема 1923КХ014 предназначена для обработки цифровых сигналов, поступающих по цифровым линиям связи, для применения в бортовой аппаратуре телеметрических систем КА, РН и РБ.

ТУ ИЗДЕЛИЯ: АЕНВ.431160.324ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- 12-разрядный АЦП с функцией цифрового компаратора;
- 8 аналоговых компараторов с выбором уровней компарирования;
- режим циклического преобразования АЦП для выбранных каналов;
- контроллер параллельной шины управления;
- контроллер интерфейса SPI;
- напряжение питания от 3,0 до 5,5 В;
- 8 8-канальных аналоговых мультиплексоров;
- источник опорного тока;
- встроенная однократно-программируемая память объемом 128х8 с ЕСС для хранения калибровочных и пользовательских настроек;
- температурный диапазон: -60...+125°C;
- 132-выводной металлокерамический корпус 4229.132-3.



М 1:2



-60°C
+125

3.0 V
5.5



1923НВ015

Преобразователь аналогового сигнала

Микросхема 1923НВ015 предназначена для обработки сигналов, поступающих с аналоговых датчиков, для применения в бортовой аппаратуре телеметрических систем КА, РН и РБ.

ТУ ИЗДЕЛИЯ: АЕНВ.431320.325ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- 16-разрядный АЦП, время преобразования не более 2 мс;
- интерфейс управления двумя аналоговыми коммутаторами;
- инструментальный усилитель;
- 4-х проводной последовательный интерфейс SPI;
- напряжение питания: от 3В до 5,5В;
- температурный диапазон: -60...+125°C;
- 48-выводной металлокерамический корпус 5142.48-А.



М 1:1



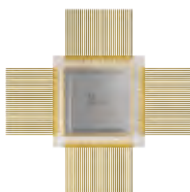
-60°C
+125

3.0 V
5.5



1923KH014, 1923KH015

Аналоговый коммутатор, для применения в бортовой аппаратуре телеметрических систем КА, РН и РБ



М 1:2



-60°
 $+125^{\circ}$ C $\frac{3.0}{5.5}$ V



ТУ ИЗДЕЛИЯ: АЕНВ.431160.326ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

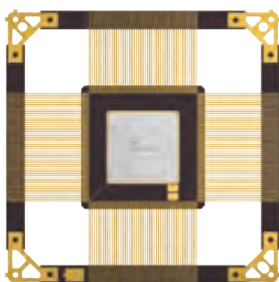
- напряжение питания аналоговых ключей от 7,0 до 16,5 В, от -16,5 до -7,0 В;
- логические уровни совместимы с TTL и CMOS
- диапазон напряжений питания аналоговых ключей: от +/-7 до +/-16,5 В;
- технологический процесс: 0,18 мкм;
- потребление в статическом режиме: 2 мА;
- количество аналоговых ключей 64 или 32;
- типовое сопротивление аналоговых ключей: 400 Ом;
- напряжение защиты аналоговых ключей: +/-23 В;
- отсутствие тиристорного эффекта;
- ключи выключаются при выключении питания;
- возможность реализации одной или двух секций;
- температурный диапазон: -60...+125°C.

ТИП КОРПУСА:

- 1923KH014, 64-канальный в 100-выводном металлокерамическом корпусе 4247.100-1;
- 1923KH015, 32-канальный в 48-выводном металлокерамическом корпусе 5133.48-4.

1923BK014

Микросхема 1923BK014 специализированный контроллер внешней памяти и набора периферии на базе микропроцессорного ядра ARM Cortex-M0 со встроенным вспомогательным микроконтроллерным ядром, для применения в бортовой аппаратуре телеметрических систем КА, РН и РБ для измерения, контроля, управления и диагностики.



М 1:2



-60°
 $+125^{\circ}$ C $\frac{3.0}{5.5}$ V



ТУ ИЗДЕЛИЯ:

АЕНВ.431290.327ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

- блок приемника и передатчика телеметрической информации по стандарту CCSDS;
- встроенный приемопередатчик SpaceWire;
- SPI, UART, CAN, CCSDS;
- часы реального времени;
- блок сторожевого таймера;
- до 160 выводов портов общего назначения;
- 32 Кбайт ОЗУ памяти данных с ECC;
- 32 Кбайт ОЗУ памяти программ с ECC;
- напряжение питания от 3,0 до 5,5 В;
- температурный диапазон: -60...+125°C.

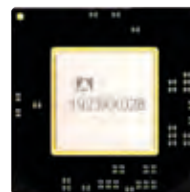
ТИП КОРПУСА:

- 1923BK014 – 240-выводной металлокерамический корпус 4245.240-6.01.

1923KX028

Шестнадцатипортовый коммутатор сетей протокола IEEE 802.3/Ethernet 10/100/1000 Мбит/с

Коммутатор предназначен для использования в устройствах локальной вычислительной сети на основе протокола IEEE802.3 Ethernet для обеспечения коммутации оконечных устройств внутри сети на основе MAC адресов.



M 1:1



**-60°
+85° C**

ТУ ИЗДЕЛИЯ:

АЕНВ.431240.329ТУ

ОБЩИЕ ХАРАКТЕРИСТИКИ:

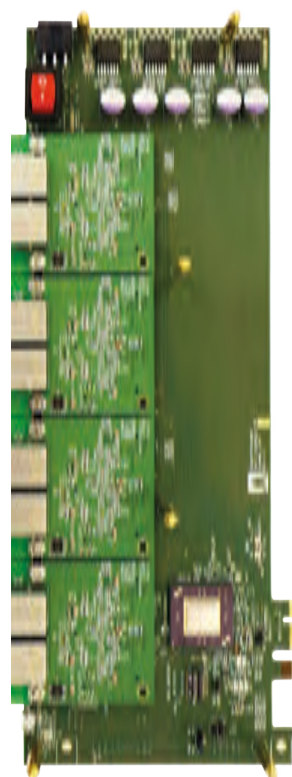
- напряжение питания $(3,3 \pm 0,3)$ В и $1,1 \text{ В} \pm 10 \%$;
- потребляемая мощность 5 Вт;
- скорость передачи данных 10/100/1000 Мбит/с;
- поддержка Jumbo пакетов до 9216 байт;
- Ethernet коммутируемый канал, включающий MAC ядро совместимое с Ethernet 1 Гбит в соответствии с IEEE 802.3 с поддержкой jumbo пакетов, VLAN меток и управлением потоками (flow control) 16;
- QoS совместимая с IEEE 802.1p, 1;
- VLAN совместимая с IEEE 802.1Q, 1;
- интерфейс PCI express версии 2.0 (End Point, x1, 5 Гбит/с) со встроенным PHY трансивером для подключения хост-процессора 1;
- интерфейс SPI master для начальной инициализации из внешнего накопителя / SPI slave для управления хост-системой 1;
- порт SGMII для подключения Ethernet PHY 11;
- порт MII/GMII/SGMII для подключения Ethernet PHY 5;
- два MDIO интерфейса со скоростью обмена от 2,5 до 12 Мбит/с;
- общая память пакетов, 1 Мбайт;
- корпус МК 8303.576-1;
- рабочий диапазон температуры минус 60 до + 85оС;
- демонстрационная плата в разработке.

КОМПЛЕКТ ДЕМОНСТРАЦИОННОЙ ПЛАТЫ

Комплект предназначен для ознакомления с микросхемой 1923KX028, а также исследования её работы. Микросхема 1923KX028 представляет собой 16-ти портовый коммутатор сетей Ethernet 10/100/1000. Она предназначена для построения различного рода сетевых устройств, функционирующих по технологии Ethernet.

СОСТАВ КОМПЛЕКТА:

- демонстрационная плата для микросхемы 1923KX028;
- блок питания 12 В;
- кабель удлинительный PCI-E x1 (PCIe riser);
- переходник питания для видеокарт 2big → 6pin;
- кабель USB 2.0 AM → micro-B 1.8м;
- диск с технической документацией;
- драйвер для ОС Linux.



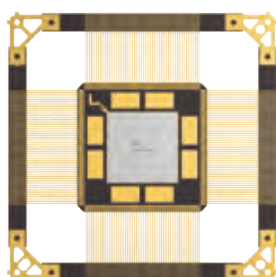
ДЕМОНСТРАЦИОННАЯ ПЛАТА СОДЕРЖИТ:

- 1923KX028 (коммутатор интерфейса Ethernet 10/100/1000);
- 1986BE92 (32-битный микроконтроллер на базе ядра ARM Cortex-M3);
- PCI-Express x1, стандарт 2.0 (5 ГТ/с);
- 2 интерфейса SMI (MDIO);
- 8 мезонинных плат с Ethernet PHY трансиверами (2 канала Ethernet на каждой плате);
- USB интерфейс для конфигурирования;
- термодатчик.

1967BH044

32-разрядный сигнальный процессор с плавающей точкой со статической суперскалярной архитектурой и периферией

Микросхема предназначена для использования в аппаратуре специального назначения в системах связи, радиолокации и других областях, использующих обработку сигнала. Широкий набор периферийных интерфейсных блоков, а также наличие высокоскоростных LVDS-портов позволяет использовать процессор в качестве центрального вычислительного процессора цифровой обработки сигналов.



М 1:2



ТУ ИЗДЕЛИЯ:

АЕНВ.431280.089ТУ

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ХАРАКТЕРИСТИКИ:

- совместимость с системой команд ADSP-TS201;
- рабочая частота ядра до 250 МГц;
- производительность до 3,6 GFLOPS (до 12 FP инструкций за один такт);
- встроенная ОЗУ 12 Мбит (SRAM);
- частота внешней системной шины — 80 МГц;
- разрядность внешней системной шины — 32 бит;
- пропускная способность внутренней памяти — 16,8 ГБайт/с;
- пропускная способность внешней шины — 320 МБайт/с;
- 2 высокоскоростных двунаправленных LVDS порта передачи данных с пропускной способностью до 600 МБайт/с каждый;
- 2 контроллера интерфейса UART;
- 6 контроллеров интерфейса SPI;
- 2 контроллера интерфейса SSI;
- контроллер интерфейса видеокамеры;
- контроллер интерфейса ЖКИ;
- 2 контроллера интерфейса МКИО (МКПД) (с резервными каналами);
- 4 контроллера интерфейса ARINC-429 (с резервными каналами);
- напряжение питания ввода/вывода от 3,0 до 3,6 В;
- рабочий температурный диапазон от минус 60 до +105 °С;
- 256-выводной металлокерамический корпус 4244.256-3.

Отладочный комплект для 32-разрядного процессора цифровой обработки сигналов 1967BH044

Комплект предназначен для ознакомления с функциональными возможностями процессора, обучению программированию с помощью примеров программ и отладки собственных проектов.

СОСТАВ КОМПЛЕКТА:

- демонстрационно-отладочная плата с микросхемой 1967BH044;
- кабель DVI-D Dual Link;
- блок питания 5В;
- диск с документацией, схематехническими файлами и исходными кодами программ;
- техническая поддержка в процессе использования.

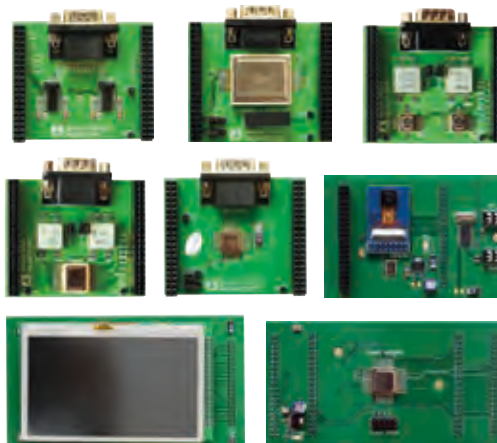
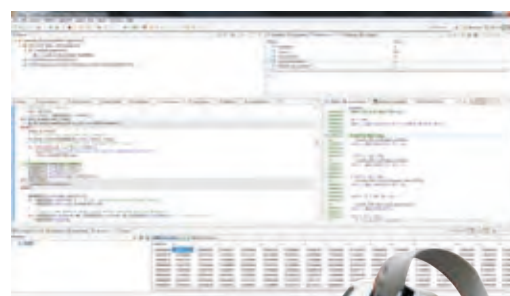
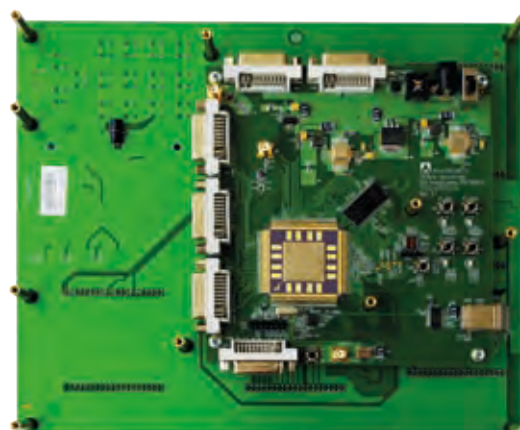
ДОПОЛНИТЕЛЬНЫЕ МОДУЛИ:

- сенсорный экран;
- модуль камеры;
- модуль flash-памяти;
- модуль интерфейса ARINC-429 (ГОСТ 18977-79);
- МКИО на основе 5559ИН67Т;
- МКИО на основе 5559ИН13У2;
- модуль интерфейса RS-232;
- модуль интерфейса RS-422 с гальванической развязкой.

ОСОБЕННОСТИ ВЫБОРА СРЕДЫ РАЗРАБОТКИ И ОТЛАДЧИКА:

Отдельно от отладочного комплекта поставляется комплекс разработки и отладки для процессоров 1967BH028 и 1967BH044, включающий среду разработки и эмулятор производства АО «ПКК Миландр»:

- кроссплатформенная среда CM-Lynx — поддержка ОС Windows, Linux;
- ассемблер и компилятор C/C++;
- собственный программный комплекс для компиляции и генерации исполняемого машинного кода (tool chain);
- платформа Eclipse;
- программный симулятор;
- аппаратный отладчик;
- поддержка отладки многопроцессорной системы;
- связь с Matlab для PIL (Process-In-Loop) симуляции и отладки алгоритмов;
- утилиты для формирования загрузочного образа и прошивки ПЗУ;
- набор программных библиотек;
- встроенная RTOS;
- возможность работы со средой разработки VisualDSP++ (Analog Devices, Inc.) и эмуляторами ADZS-USB-ICE и ADZS-HPUSB-ICE.

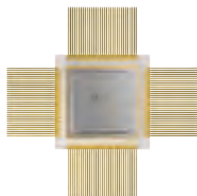


Осуществляется техническая поддержка изделий от стадии тестирования до стадии выпуска конечной аппаратуры заказчика.

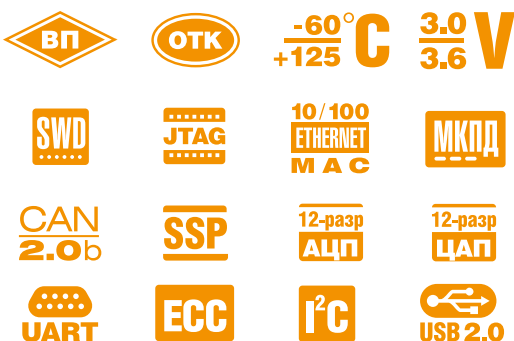
ОКР «ЭЛЕКТРОСИЛА»

Двухъядерный микроконтроллер на базе процессорного ядра ARM Cortex-M4F

Специализированный микроконтроллер предназначен для управления электродвигателями.



M 1:2



ПЕРИФЕРИЙНЫЕ БЛОКИ:

- контроллер EthernetMAC 10/100 Мбит/с;
- контроллер МКПД в режимах КШ, ОУ, Монитор;
- контроллеры интерфейсов: 2xCAN, 2xSSP, 2xIIC, 4xUART, 1xUSB;
- 2 блока контроллера DMA;
- часы реального времени RTC;
- сторожевой таймер WDG;
- 4 таймера общего назначения с функцией ШИМ;
- до 96 выводов портов общего назначения;
- 3 контроллера АЦП;
- 6 аналоговых 12-разрядных АЦП;
- 9 независимых блоков ШИМ;
- 4 модуля захвата с функциями ШИМ;
- блок аппаратных вычислений тригонометрических функций;
- 4 аналоговых компараторов;
- 4 цифро-аналоговых преобразователя;
- 2 модуля квадратурных декодеров.

ТУ ИЗДЕЛИЯ:

в проекте

ЯДРО:

- 2 ядра ARM Cortex-M4F;
- максимальная тактовая частота ядер до 200 МГц (уточняется);
- поддержка на уровне ядра операций ЦОС;
- аппаратное выполнение операций с плавающей запятой;
- блок аппаратной защиты регионов памяти;
- блок отладки с поддержкой трассы инструкций ETM и интерфейсами JTAG SWD.

ПИТАНИЕ:

- основное питание от 3,0 до 3,6 В;
- встроенный импульсный преобразователь питания цифровой части (уточняется);
- батарейный домен, с автоматическим переключением на питание от батарейки;
- встроенные регуляторы питания батарейного домена;
- аппаратный детектор снижения и превышения допустимого уровня питания;
- изолированные от помех питания для АЦП и ЦАП.

ТАКОВЫЕ ЧАСТОТЫ:

- встроенные высоконадежные RC генераторы HSI (~8 МГц) и LSI (~40 КГц);
- внешние генераторы HSE0 и HSE1 от 1 до 30 МГц в режиме резонатора;
- внешний часовой генератор LSE в батарейном домене;
- 3 блока PLL умножения тактовых частот до 200 МГц (уточняется);
- блоки аппаратной защиты от снижения/увеличения частоты тактирования.

ПАМЯТЬ:

- 256 Кбайт ОЗУ памяти данных с ECC (SEC-DED) (уточняется);
- 1 Мбайт памяти программ с ECC (SEC-DED) (уточняется);
- контроллер внешней системной шины с последовательной/параллельной организацией с ECC (SEC-DED).

132-выводной металлокерамический корпус 4229.132-3.

/08

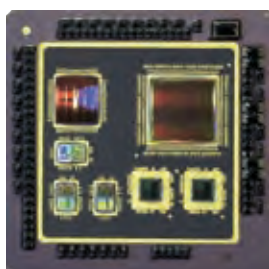
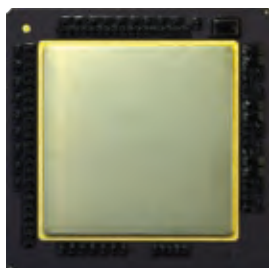
Радиоэлектронная аппаратура



Разработка различных узлов и модулей
для устройств и аппаратно-программных
комплексов с применением собственной
элементной базы и программного обеспечения

Микросборка «Осведомленность»

Платформа для устройств приема и обработки сигналов систем связи, радиолокации и управления



ИНФОРМАЦИЯ ДЛЯ ЗАКАЗА:

- Микросборка с приемкой «ОТК»: «Система в корпусе» захвата данных (СЗД) ТСКЯ.431281.008
- Микросборка с приемкой «ВП»: 9018ВК016, АЕНВ.431290.536

ХАРАКТЕРИСТИКИ:

- тактовая частота ядра DSP-процессора до 200 МГц;
- два 8-разрядных передающих LVDS LINK-порта;
- тактовая частота LINK-портов до 200 МГц;
- два канала АЦП,
- 14-битный АЦП;
- частота выборок АЦП от 15 до 125 МГц;
- внутренняя FLASH-память 16 Мбит (2М x 8);
- время доступа по чтению FLASH-памяти 60 нс;
- встроенные контроллеры: 2 UART, 5 SPI, 2 SSI, LCD-контроллер, VideoCam, 2 канала Манчестер, 4 канала ARINC-429, 2 канала GPS;
- напряжение питания 3.3 (±5%) или 5.0 (±5%) В;
- потребляемая мощность не более 2 Вт;
- диапазон температур от минус 60 до +85 °С;
- тип корпуса CPGA, 352 вывода;
- габаритные размеры 51х51 мм.

СОСТАВ:

- 1967ВН04 — цифровой процессор обработки сигналов с СФ-блоками;
- 5101НВ01 — аналого-цифровой преобразователь;
- 1310ПН1 — преобразователи постоянного напряжения;
- 1309ЕН1.8 — линейный регулятор напряжения;
- 1636РР4 — flash-память;
- пассивные компоненты.

СРЕДЫ ПРОЕКТИРОВАНИЯ:

- CM-Lynx (АО «ПКК Миландр»);
- VisualDSP (Analog Devices).

ДЕМОНСТРАЦИОННО-ОТЛАДОЧНАЯ ПЛАТА

Предназначена для ознакомления с работой многокристальной сборки «ОСВЕДОМЛЕННОСТЬ», а также для получения практических навыков в ее использовании.



Микросборка «Флип-Чип»

Кластер четырех высокопроизводительных сигнальных процессоров для построения систем обработки сигналов, систем радиолокаций, радиозондирования и систем обработки изображений

ИНФОРМАЦИЯ ДЛЯ ЗАКАЗА:

- Микросборка с приемкой «ОТК»: «Система в корпусе» обработки данных (СОД) ТСКЯ.431281.007
- Микросборка с приемкой «ВП»: Модуль цифровой обработки сигналов MBM-03 ТСКЯ.431281.011

ХАРАКТЕРИСТИКИ:

- 4 высокопроизводительных DSP-процессора;
- расширение до 8 DSP-процессоров в кластере;
- тактовая частота ядра DSP-процессора до 450 МГц;
- четыре 4-разрядных приемопередающих LVDS LINK-портов;
- тактовая частота LINK-портов до 450 МГц;
- внешняя шина: DSP 32 бита адреса, 64 бита данных;
- объем внутренней FLASH-памяти 16 Мбит (2М x 8);
- время доступа по чтению FLASH-памяти 60 нс;
- напряжение питания 1.0 В (ядро), 2.7 В (LINK), 3.3 В (FLASH);
- потребляемая мощность до 15 Вт;
- диапазон рабочих температур от минус 60 до +105 °С;
- тип корпуса CPGA, 1024 вывода;
- габаритные размеры 42x42 мм.

СОСТАВ:

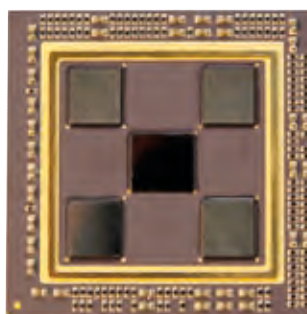
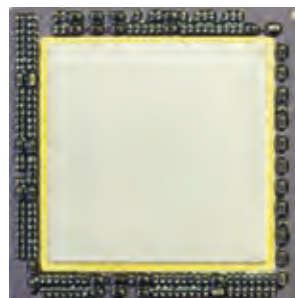
- 1967BH02 — цифровой процессор обработки сигналов;
- 1636PP4 — flash-память;
- пассивные компоненты.

СРЕДЫ ПРОЕКТИРОВАНИЯ:

- CM-Lynx (АО «ПКК Миландр»);
- VisualDSP (Analog Devices).

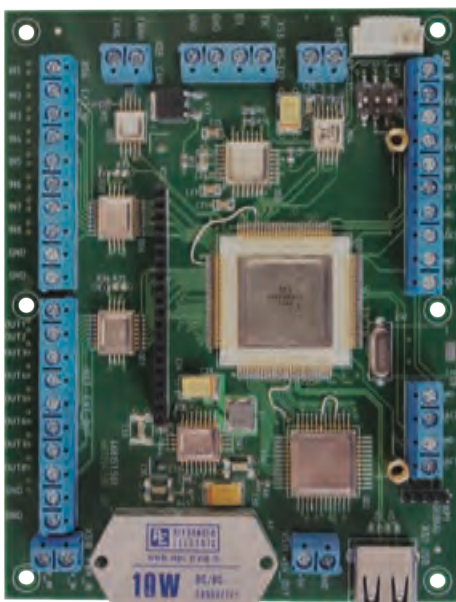
ДЕМОНСТРАЦИОННО-ОТЛАДОЧНЫЕ ПЛАТЫ

Предназначены для ознакомления с работой многокристалльных сборок «Флип-Чип», а также для получения практических навыков в ее использовании.



Микропроцессорный вычислительный модуль МВМ-01

ТУ ИЗДЕЛИЯ: ТСКЯ.469575.011



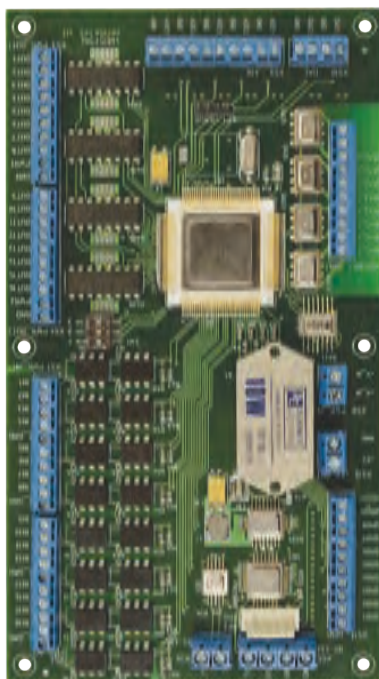
Универсальный модуль предназначен для построения цифровых систем сбора, обработки и отображения различной информации на экране ЖКИ

ХАРАКТЕРИСТИКИ:

- вычислительное ядро – 32-разрядный RISC-микроконтроллер (ИМС 1986BE91Т);
- FLASH-память, Мбит – 2 (1636PP2У);
- 1 канал интерфейса RS-232 (5559ИН4У);
- 1 канал интерфейса RS-485 (5559ИН28У);
- 1 канал обмена данными по протоколу CAN v2.0B (5559ИН14БУ);
- 8 каналов цифровых входов (5572ИН2АУ);
- 8 каналов цифровых выходов (5572ИН2АУ);
- 2 канала ЦАП, 12 Бит (0÷3,3 В) (интегрирован в 1986BE91Т);
- 5 каналов АЦП, 12 Бит (0÷3,3 В) (интегрирован в 1986BE91Т);
- 1 интерфейс USB 2.0 (интегрирован в 1986BE91Т);
- рабочий температурный диапазон — минус 50... +60 С;
- потребляемая мощность — не более 2 Вт;
- напряжение питания — $24 \pm 10\%$ В;
- импульсный преобразователь напряжения с 27В на 5В с гальванической развязкой;
- габаритные размеры — 130x100x12 мм;
- масса — $200 \pm 5\%$ г.

Микропроцессорный модуль расширения МВМ-02

ТУ ИЗДЕЛИЯ: ТСКЯ.469575.012



Модуль предназначен для построения цифровых систем сбора, обработки различной информации с внешних датчиков, а также управления двигателями постоянного тока, шаговыми двигателями, обмотками реле и мощными транзисторами.

ХАРАКТЕРИСТИКИ:

- вычислительное ядро – 32-разрядный RISC-микроконтроллер (ИМС 1986BE91Т);
- 1 канал интерфейса RS-232 (5559ИН4У);
- 1 канал интерфейса RS-485 (5559ИН28У);
- 16 каналов оптоизолированных цифровых входов;
- 16 каналов силовых выходов, включающий в себя микросхемы токовых переключателей;
- 4 канала типа «сухой контакт»;
- 8 каналов входов/выходов порта общего назначения;
- 2 канала ЦАП, 12 Бит (0÷3,3 В) (интегрирован в 1986BE91Т);
- 5 каналов АЦП, 12 Бит (0÷3,3 В) (интегрирован в 1986BE91Т);
- рабочий температурный диапазон — минус 50... +60 С;
- потребляемая мощность — не более 2 Вт;
- напряжение питания — $24 \pm 10\%$ В;
- импульсный преобразователь напряжения с 27 В на 5 В с гальванической развязкой;
- габаритные размеры — 130x180x12 мм;
- масса — $300 \pm 5\%$ г.

Интегрированный модуль цифровой обработки сигналов

Высокопроизводительный многокластерный модуль цифровой обработки сигналов предназначен для параллельной обработки сигналов радиолокационных систем и широкополосной радиосвязи, систем телеметрии и радиозондирования

ТУ ИЗДЕЛИЯ: ТСКЯ.466216.001

ХАРАКТЕРИСТИКИ:

- расширение до 5 кластеров;
- 4 высокопроизводительных DSP-процессора в кластере;
- суммарная производительность модуля 96 Гфлопс;
- DSP-процессор 1967BH028 (аналог ADSP-TS201);
- тактовая частота DSP-процессоров 450 МГц;
- тактовая частота LINK-портов до 450 МГц;
- четыре 4-разрядных приемопередающих LVDS LINK-портов;
- скорость обмена между DSP-процессорами в кластере не менее 100 Мбайт/с;
- скорость обмена между кластерами не менее 25 Мбайт/с;
- внешние интерфейсы PCI-Express, Ethernet 10/100;
- поддерживаемые операционные системы OS Linux, OS Windows 7;
- рабочее напряжение 22–30 В постоянного тока;
- потребляемая мощность до 150 Вт;
- диапазон рабочих температур от минус 40 до +60 °С;
- масса не более 3,2 кг;
- габаритные размеры 300x175x74 мм.

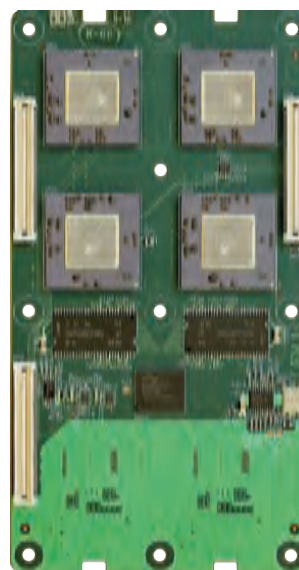
СРЕДЫ ПРОЕКТИРОВАНИЯ:

- CM-Lynx (АО «ПКК Миландр»);
- VisualDSP (Analog Devices).

ОБЛАСТИ ПРИМЕНЕНИЯ:

- системы управления транспортными, авиационно-космическими и энергетическими комплексами;
- цифровая обработка изображений, речевых сигналов в реальном времени;
- системы дистанционного зондирования атмосферы;
- измерительная аппаратура;
- другие технические средства.

Возможны различные конструктивные модификации по требованию заказчика.



Гетерогенный PLC/RF модем

Оборудования для получения и передачи данных по различным каналам связи

Предназначен для организации сбора информации со счетчиков электрической энергии, устройств сбора и передачи данных (УСПД), а также для систем управления и средств измерений, не связанных с ЖКХ, где требуется достоверная доставка сообщений и данных между узлами системы, шифрование посредством RF и/или PLC сети.



Вариант 1.
Корпусное исполнение
Комплект отладочный для PLC/RF модема
ТСКЯ.468998.034



Вариант 2.
Бескорпусное исполнение
Модуль PLC.G3/RF868
ТСКЯ.465635.002



Вариант 3.
Бескорпусное исполнение
PLC/RF модем связи
ТСКЯ.465635.005

ХАРАКТЕРИСТИКИ:

PLC МОДЕМ:

- частотный диапазон работы: CENELEC A (35кГц – 91кГц) / CENELEC B (98кГц – 122кГц);
- модуляция — OFDM;
- стандарт — G3-PLC;
- скорость передачи — до 40 кБит/с;
- виды модуляции — BPSK, QPSK, 8PSK.

RF МОДЕМ:

- частота несущей — 868 МГц;
- вид модуляции — 2-FSK, 4-FSK;
- скорость передачи — до 50 кБит/с.

СОСТАВ ПОСТАВКИ (МОДУЛЬ):

- гетерогенный PLC/RF модем;
- демонстрационная плата (для отладки системы);
- комплект кабелей.

СРЕДЫ ПРОЕКТИРОВАНИЯ:

- CM-Lynx (АО «ПКК Миландр»);
- VisualDSP (Analog Devices).

Модуль можно использовать без коррекций, подключив через UART к своей хост-системе, или разработать систему, используя поставляемые модули связи в своем проекте (в этом случае функционал модема расширяется под конкретные требования).



Устройство сбора и передачи данных MILAN RF

Квартирный радиомодуль предназначен для автономного и автоматизированного сбора данных от устройств учёта энергоресурсов и датчиков обнаружения аварийных ситуаций, имеющих импульсный выход

ТУ ИЗДЕЛИЯ:

УСПД MILAN RF 02 - ТСКЯ.411169.001-01.xx

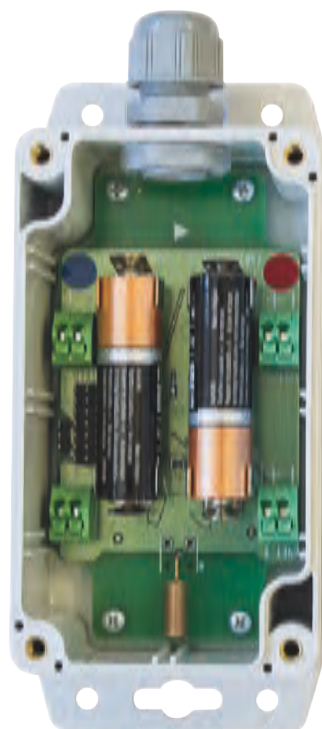
УСПД MILAN RF 04В - ТСКЯ.411169.001-10.xx

УСПД MILAN RF 04С - ТСКЯ.411169.001-11.xx

УСПД MILAN RF 16 - ТСКЯ.411169.001-20xx

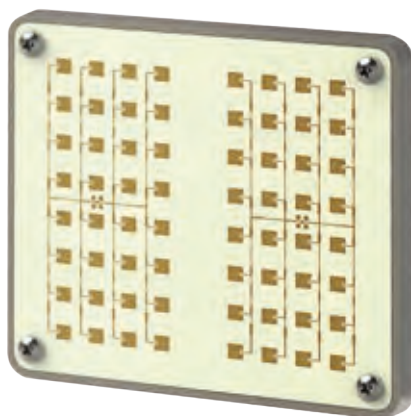
ХАРАКТЕРИСТИКИ:

- 4 входа данных:
 - 2 счетных входа (для приборов учета энергоресурсов: воды, газа, тепла и т.д.);
 - 2 аварийных входа (для датчиков протечки воды, внешнего магнитного воздействия и т.д.);
- возможность подключать устройства с выходами импульсного типа (герконовый, логический или транзисторный);
- связь с внешними устройствами — радиоканал на частоте 868 МГц;
- чувствительность радиочасти на уровне — 100 дБм;
- хранение данных в энергонезависимой памяти (защита от сбоев питания);
- питание — 2 батареи типа «АА» или аналог;
- срок службы (средний) на одном комплекте питания — 6 лет;
- ток потребления в основном режиме работы — не более 7 мкА;
- контроль источников питания (индикация о необходимости замены);
- класс защиты корпуса от проникновения внешних твёрдых предметов, пыли и воды — IP68;
- допустимая температура окружающей среды от -10°C до +50°C.



СВЧ приемопередатчик «Обзор 24»

«Обзор 24» представляет собой 24ГГц высокочувствительный приемопередающий сенсор, предназначенный для построения различных систем мониторинга дорожного движения, модулей определения дистанция/скорость, сенсоров движения и т.п.



ХАРАКТЕРИСТИКИ:

- рабочий диапазон частот 24.05 – 24.25 ГГц;
- КСВН в рабочем диапазоне частот $\leq 1,6$;
- коэффициент усиления антенны 17 дБи;
- K_u (МШУ) 16 дБ;
- напряжение потребления 4,5-10В;
- габаритные размеры 78 × 66 мм;
- вес 100 г.

АНТЕННАЯ РЕШЕТКА:

Диаграмма направленности в азимутальной плоскости

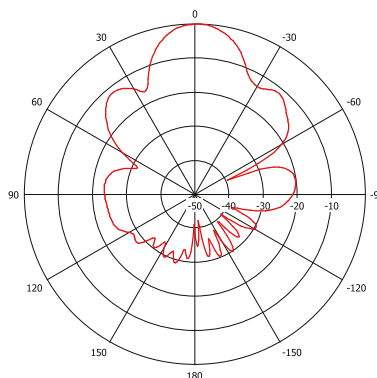
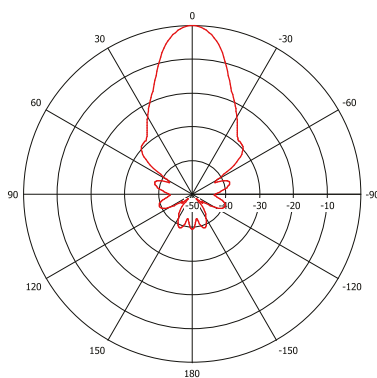


Диаграмма направленности в угломестной плоскости



Акустический тензометр «ТМА-01»

Предназначен для измерения двuosных механических напряжений в элементах металлоконструкции, деталях и изделиях под воздействием нагрузок и определения степени накопления усталостных повреждений в металле

КОМПЛЕКТАЦИЯ ПРИБОРА:

- **Пьезопреобразователь ППА-0301**
генерирует и принимает акустические импульсы.
- **Блок измерительный ТМА-01**
принимает сигнал с ППА-0301, выполняет его низкоуровневую цифровую обработку и передает сигнал на портативный компьютер по беспроводному интерфейсу Wi-Fi.
- **Портативный компьютер с ПО**
обеспечивает точное определение периода повторения импульсов, вычисление значений механических напряжений и хранение результатов измерений в памяти.
- **Зарядное устройство**
обеспечивает работу от сети измерительного блока и зарядку его встроенного аккумулятора.



ХАРАКТЕРИСТИКИ:

- измерение механических напряжений металла в упругой области в диапазоне $-0,8$ до $+0,8$ от условного предела текучести ($\sigma_{0,2}$);
- погрешность измерений механических напряжений в пределах $\pm 8\%$;
- рабочий диапазон частот от 1 до 10 МГц;
- диапазон толщин металла при измерении от 3 до 160 мм;
- количество подключаемых внешних датчиков до 8 шт (опционально);
- связь с портативным компьютером Wi-Fi / Ethernet;
- непрерывная работа от встроенных аккумуляторов 9 часов.

НОРМАТИВНЫЕ ДОКУМЕНТЫ:

- **ГОСТ Р 56664-2015**
«Контроль неразрушающий. Определение напряженного состояния изделий машиностроения методами акусто-упругости. Общие требования»;
- **ГОСТ Р 52731-2007**
«Контроль неразрушающий. Акустический метод контроля механических напряжений. Общие требования»;
- **ГОСТ Р 55043-2012**
«Контроль неразрушающий. Определение коэффициентов упруго-акустической связи. Общие требования»;
- **ГОСТ Р 55725-2013**
«Контроль неразрушающий. Преобразователи ультразвуковые пьезоэлектрические. Общие технические требования».

Криптофлеш

Криптографический USB накопитель-считыватель FLASH-карт предназначен для криптографической защиты информации, записываемой на FLASH-карты памяти (microSD, microSDHC), с обеспечением защиты от попыток несанкционированного доступа. Реализован на микроконтроллере K1886BE3QI



УСТРОЙСТВО ПОЗВОЛЯЕТ ОБЕСПЕЧИТЬ:

- защищенное хранение информации на FLASH-картах;
- защищенный перенос информации между различными персональными компьютерами, оснащенными данным устройством, посредством сменных FLASH-карт памяти.

ОСНОВНЫЕ ПАРАМЕТРЫ И ХАРАКТЕРИСТИКИ:

- энергонезависимое хранение зашифрованной информации на FLASH-карте памяти;
- криптографическая защита осуществляется по алгоритму шифрования ГОСТ 28147-89 с длиной ключа до 55 бит;
- встроенное ПО для идентификации пользователя в ОС Windows9x/ 2000/XP/Vista/7/8;
- защита от несанкционированного доступа к зашифрованной информации с помощью пароля доступа;
- устройство является стандартным съемным дисковым накопителем;
- обмен данными с ПК: интерфейсы USB 2.0 или USB 1.1 (в режиме «Full Speed» скорость обмена до 12 Мбит/с);
- скорость шифрования/расшифровывания записываемых/считываемых данных до 300 Кбайт/с;
- объем используемых FLASH-карт до 32 Гбайт.

/09

Образование



Информационно-образовательные курсы

Центр образования компании «Миландр»
предлагает пройти информационно-образовательный курс

«Программирование микроконтроллеров»

на основе микросхем серии 1986BE9х разработки и производства компании «Миландр»

Курс посвящен изучению основ программирования 32-разрядных микроконтроллеров серии 1986BE9х разработки и производства компании «Миландр» в среде Keil μ Vision. Объем курса составляет 40 академических часов (полная рабочая неделя, 8 академических часов в день). Предназначен для работников инженерно-технических специальностей, аспирантов и студентов технических высших учебных заведений очной и заочной формы обучения. Предполагается наличие базовых знаний программирования на языке Си.

В тематический план курса входят разделы, покрывающие практически все области работы с микроконтроллерами: установка и настройка среды программирования, конфигурация программных проектов, настройка системы тактирования, интеграция в проект операционной системы реального времени, использование портов ввода-вывода общего назначения, аппаратных таймеров, системных прерываний, аналого-цифрового и цифро-аналогового преобразователей, прямого доступа к памяти, интерфейсов передачи данных: UART, I2C, SPI, CAN. В завершение каждого раздела предусмотрен ряд задач различной сложности для контроля освоения.

По окончании обучения каждому участнику вручается именной сертификат, подтверждающий успешное прохождение курса с указанием его объема и учебной тематики.



Информационно-образовательные проекты компании «Миландр» направлены на совершенствование структуры инженерной подготовки и повышение качества кадрового потенциала специалистов инженерно-технического профиля. Многолетний опыт работы в микроэлектронной индустрии и тесное сотрудничество с более 50 ведущими техническими университетами России позволяют компании поддерживать актуальность и эффективность образовательных процессов, а развитая обратная связь с нашими партнерами и потребителями — постоянно совершенствовать методическую систему. Мы всегда ориентируемся на современные тенденции и стремимся к тому, чтобы работа на нашем оборудовании проходила для Вас максимально эффективно.

По вопросам прохождения курса просим обращаться по адресу:
education@milandr.ru

Контактные лица:



Кузнецов Михаил Викторович,
Руководитель
+7 (495) 981-54-33, доб. 111



Владимиров Леонид Леонидович,
Инженер-аналитик, преподаватель курса
«Программирование микроконтроллеров»
+7 (495) 981-54-33, доб. 351

Контакты

Адреса и телефоны головного офиса и филиалов компании в других городах

г. Зеленоград

Группа компаний «Миландр»

Адрес: 124498, г. Москва, Зеленоград, Георгиевский проспект, дом 5

Проезд: авт. № 2, 2К, 3, 8, 9, 11, 19, 29, 31, 32 до ост. «МИЭТ»

Телефоны: +7 (495) 981-54-33 (отдел продаж 8:30–17:00)

Факс: +7 (495) 981-54-36

г. Нижний Новгород

АО «ПКК Миландр» (филиал)

Адрес: 603005, г. Нижний Новгород,

ул. Ульянова, д. 10^А

Телефон: +7 (831) 469-02-42

Факс: +7 (831) 469-02-32

E-mail: nn@milandr.ru

г. Екатеринбург

АО «ПКК Миландр» (филиал)

Адрес: 620014, г. Екатеринбург, БЦ «Суворов»,

ул. Радищева 6^А, офис 604

Телефон: +7 (343) 287-35-34

E-mail: ekb@milur.ru

Техническая поддержка:

E-mail: support@milandr.ru

Skype: support.milandr

Телефон: +7 (495) 221-13-55 (10:00–18:00)

info@milandr.ru

www.milandr.ru

